

略語（本号で使った主な略語）

AFM	Atomic Force Microscope	原子間力顕微鏡
BPF	Blade Passing Frequency	翼通過周波数
BSD	Boot-Strap-Diode	
CAE	Computer Aided Engineering	コンピュータ支援解析システム
CFD	Computational Fluid Dynamics	数値流体力学
DB	Dangling Bond	未結合手
DIBL	Drain Induced Barrier Lowering	
EMC	Electromagnetic Compatibility	電磁両立性
FDM	Finite Difference Method	有限差分法
FWD	Free Wheeling Diode	
IEMOS	Implantation and Epitaxial Metal Oxide Semiconductor	
IGBT	Insulated Gate Bipolar Transistor	絶縁ゲート型バイポーラトランジスタ
IPM	Intelligent Power Module	
JFET	Junction Field-Effect Transistor	接合形電界効果トランジスタ
JTE	Junction Termination Extension	
LES	Large Eddy Simulation	
LHD	Latin Hypercube Design	ラテン超方格法
LISN	Line Impedance Stabilization Network	疑似電源回路網
MOSFET	Metal-Oxide-Semiconductor Field-Effect Transistor	
PCS	Power Conditioning Sub-system	パワーコンディショナ
PiN	P-intrinsic-N	
PM モータ	Permanent Magnet Motor	永久磁石形同期電動機
PSO	Particle Swarm Optimization	粒子群最適化法
RANS	Reynolds Averaged Navier Stokes	
RBF	Radical Basis Function	放射基底関数
SBD	Schottky Barrier Diode	
TEM	Transmission Electron Microscope	透過型電子顕微鏡
TLM	Transfer Length Method	伝送長法
UPS	Uninterruptible Power System	無停電電源装置
XPS	X-ray Photoelectron Spectroscopy	X線光電子分光法

商標（本号に記載した主な商標または登録商標）

BACnet	American Society of Heating, Refrigerating and Air-Conditioning Engineers (ASHRAE) の商標または登録商標
CC-Link	CC-Link 協会の商標または登録商標
DeviceNet	ODVA (Open DeviceNet Vendor Association, Inc.) の商標または登録商標
Excel	米国 Microsoft Corporation の商標または登録商標
FLOW-3D	米国 Flow Science Inc. の商標または登録商標
LonWorks	米国 Echelon Corporation の商標または登録商標
Materials Studio	ダッソー・システムズ株式会社の商標または登録商標
METASYS	ジョンソンコントロールズの商標または登録商標
MODBUS	フランス Schneider Automation, Inc. の商標または登録商標
PROFIBUS-DP	PROFIBUS User Organization の商標または登録商標
SenTaurus	米国 Synopsys, Inc. の商標または登録商標

その他の会社名、製品名は、それぞれの会社の商標または登録商標である。

訂正：富士電機技報. 2015, vol.88, no.4, p.252, 左側 5 行目.

(正)

SiC-SBD は Si-FWD と比較して、ドリフト層が低抵抗であるため、過渡オン電圧が低い。

(誤)

SiC-SBD は SiC-FWD と比較して、ドリフト層が低抵抗であるため、過渡オン電圧が低い。

訂正：富士電機技報. 2015, vol.88, no.4, p.288.

(正)

図2 矢印の向き（中央やや上）
reset →, fb →

(誤)

図2 矢印の向き（中央やや上）
reset ←, fb ←

訂正：富士電機技報. 2015, vol.88, no.4, p.289.

(正) Rcs の接続

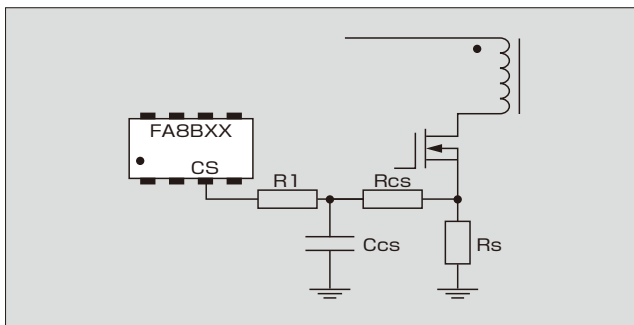


図6 CS 端子の回路構成例

(誤) Rcs の接続

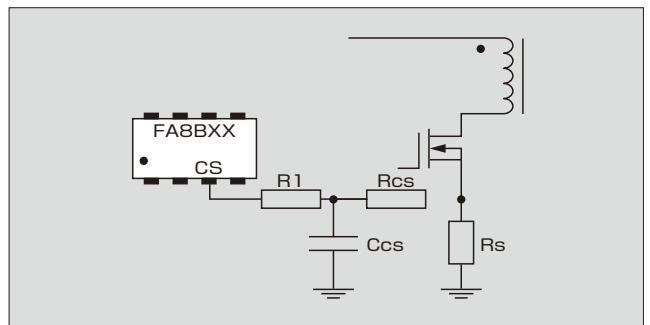


図6 CS 端子の回路構成例

訂正：富士電機技報. 2015, vol.88, no.4, p.295, 左側 18 行目.

(正)

このときの入出力条件は入力電圧 200 V, 出力 53.5 V, R_g は 2Ω である。

(誤)

このときの入出力条件は入力電圧 100 V, 出力 50 V, R_g は 2Ω である。