

トランジダイン制御系の最適化理論

三橋 成生* 井上 達夫**
Shigetaka Mitsuhashi Tatsuo Inoue

Optimum Adjusting Theory for TRASIDYN Control System

Synopsis

Recently, Fuji Electric Co., Ltd. has newly developed and standardized various kinds of transistorized control devices (TRASIDYN control devices), i.e. regulator, operational amplifier and phase shifter for mercury-arc rectifier or SCR, etc., which should be used in place of old magnetic amplifiers.

As the TRASIDYN regulator has a complete PI or PID characteristic because of rapid response and high gain property of transistor, it is easy to obtain the optimum characteristic of any control system.

In this paper, we relate the method for the mathematical calculation of optimum adjusting for general control system.

I. まえがき

自動制御系の最適化という問題は制御理論の最もむずかしい問題で、調節器のPID特性を設定するための手法として、従来種々の手法が用いられているが、最も多く用いられているのは、ボード線図による手法である。

この方法は複雑な数学的手法を用いることなく、結果が直観的に掌握できるので非常に有利な方法といふことができる。特に制御対象の特性を設計段階において正確に掌握できず、実際の装置の試験時にカットアンドトライによって最適化を図ろうとする場合には特に有利な方法である。

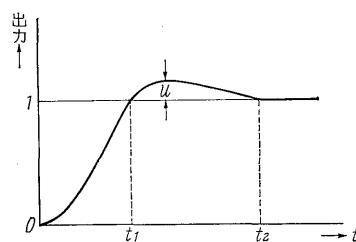
今回開発されたトランジダイン制御方式とは、トランジスタ化された調節器、演算器などを用いて構成される制御方式の総称であり、各調節器は従来の磁気增幅器のようにそれ自身の時間遅れが問題となることもなく、また増幅度もはるかに高いので、ほぼ完全なPID調節器と考えることができる。したがってかかる調節器を用いて構成された自動制御系は、その制御対象となる各機器の特性の多少の変化は制御系の大きなループゲインのために、ほとんど問題なく補償され、動特性ならびに静特性の計画値と実際の結果とがよく一致することになり、設計段階における理論的解析が容易に行なえるようになった。

以下最適化の数学的手法による一方法を述べ、その結果として調節器のPID定数を決定するための簡単な計算式を導出しようと思う。この計算式によればボード線図によることなく直ちにPID調節器の最適値が決定できるわけである。

解析のはじめに制御対象に含まれる各種時間遅れに、小さい時間遅れと、大きい時間遅れの概念を導入して考察を進めるにすることにする。たとえば水銀整流器の点弧時のむだ時間などは小さい時間遅れに属するもので、直流電動機の電機子回路の時定数、界磁の時定数などは大きな時間遅れに属するものである。

II. 制御系の指令値変化に対する最適化

一般に入力指令値のインディシャル変化に対する制御量の応答は第1図のような形状をもつ。ここに u はゆき過ぎ量、 t_1 は立ち上り時間、 t_2 は整定時間である。制御系の調節に当たってはいかなる種類の外乱に対しても指令値と実際値とができるだけ広く一致していることが要求される。すなわち指令値のインディシャル変化によって生ずる制御量の偏差がより急速に、より正確に除去されるほど制御系の動特性は良好なものということができる。この良好な動特性の要求を満たすために、線形偏差面積あるいは2乗偏差面積を最小にするような条件によって、いわゆる線形最適調整、2乗最適調整をうる。これらの最適調整は一般に強過ぎたり、あるいは弱過ぎる制動効果を与えることはよく知られていることである。これに対し最適の制御系は



第1図 インディシャル応答の一般波形
Fig. 1. Normal form of initial response

* 電機技術部
** 東京工場

上記の制御系の開ループ周波数特性をボード線図で表わすと第3図のようになり、

$$\text{しゃ断周波数 } \omega_c = \frac{1}{2} \sum_1^m t_\mu$$

$$\text{制動係数 } \zeta = \frac{1}{\sqrt{2}} = 0.707$$

となっていることがわかる。

式(38)の条件を式(34)に代入すると

$$G_c(j\omega) = \frac{1}{1 + j\omega 2 \sum_1^m t_\mu + (j\omega)^2 \cdot 2 (\sum_1^m t_\mu)^2} \quad \dots (39)$$

となる。この伝達関数のインディシャル応答は

$$f(t) = 1 - e^{-\frac{1}{2\sum t_\mu} t} \left(\cos \frac{t}{2\sum t_\mu} + \sin \frac{t}{2\sum t_\mu} \right) \quad \dots (40)$$

となることは明らかで式(40)より

$$\text{ゆき過ぎ量 } u \doteq 4\%$$

$$\text{立ち上り時間 } t_1 \doteq 4.7 \sum t_\mu$$

$$\text{整定時間 } t_2 \doteq 10 \sum t_\mu$$

となることが確認される。

2. m 個の小さい時定数と 2 個の大きい時定数を有する制御対象に対する調節器最適定数の決定

m 個の小さい時定数 t_μ ($\mu = 1, 2, \dots, m$) と二つの大きい時定数 T_1, T_2 を有し、かつ増幅度 V なる制御対象の伝達関数は次式で表わされる。

$$G_s(j\omega) = \frac{V}{(1 + j\omega T_1)(1 + j\omega T_2) \prod_1^m (1 + j\omega t_\mu)} \quad \dots (41)$$

これに対する PID 調節器の伝達関数を

$$G_R(j\omega) = \frac{(1 + j\omega \tau_1)(1 + j\omega \tau_2)}{j\omega T_i} \quad \dots (42)$$

で表わし、 $\tau_1 = T_1, \tau_2 = T_2$ と選ぶ。

この場合は制御系の開ループ伝達関数 $G_0(j\omega)$ は

$$G_0(j\omega) = \frac{V}{j\omega T_i \prod_1^m (1 + j\omega t_\mu)} \quad \dots (43)$$

となり、この式は前記式(29)と一致するので、この最適化条件としては

$$\tau_1 = T_1 \quad \dots (44)$$

$$\tau_2 = T_2 \quad \dots (45)$$

$$T_i = 2V \sum_1^m t_\mu \quad \dots (46)$$

であることは直ちに推定できる。

この場合の過渡応答の特性も式(40)で表わされた形となることは明らかである。

III. 制御対象の入力側への外乱に対する最適化

前節では閉ループの入力指令に対する最適化の条件を求めたが、本節では制御系の内部外乱、すなわち制御対象の入力側に加えられる外乱に対する最適化を考えてみよう。

制御対象の入力側への外乱に対する閉ループ周波数伝達関数は

$$G_d(j\omega) = \frac{G_c(j\omega)}{G_R(j\omega)} \quad \dots (47)$$

となる。PI 調節器の場合は

$$\frac{1}{G_R(j\omega)} = \frac{j\omega T_i}{(1 + j\omega)} \quad \dots (48)$$

となることは式(28)より明らかである。式(48)における調節器の時定数 τ が式(47)の閉ループ特性の外乱による擾乱の継続時間を決定すると考えられるので、前節でのべたように $\tau = T$ と設定すれば外乱に基づく制御量の擾乱の継続時間が相当長くなる。したがってこのような外乱に対する最適化の条件は自から指令値変化に対するそれと変えなければならない。すなわち $\tau < T$ と選べば負荷外乱に対して良好な擾乱の回復特性をもった制御系を構成することができる。

いま n 個の大きい時定数 T_ν ($\nu = 1, 2, \dots, n$) と m 個の小さい時定数 t_μ ($\mu = 1, 2, \dots, m$) よりなり、かつ増幅度 V を有する制御対象を考えると、その伝達関数は

$$G_s(j\omega) = \frac{V}{\prod_1^n (1 + j\omega T_\nu) \prod_1^m (1 + j\omega t_\mu)} \quad \dots (49)$$

となる。これを補償すべき調節器の伝達関数を

$$G_R = \frac{\prod_1^n (1 + j\omega \tau_\nu)}{j\omega T_i'} \quad \dots (50)$$

とすると、この系の過渡応答特性を論ずる際に問題となるしゃ断周波数 ω_c は一般に $1/T_\nu$ より相当高い点となるので、問題とすべき周波数帯域では $j\omega T_\nu \gg 1$ となり

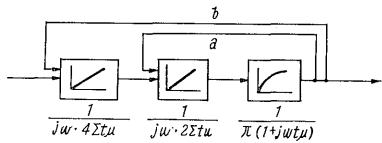
$$\frac{1}{(1 + j\omega T_\nu)} \doteq \frac{1}{j\omega T_\nu} \quad \dots (51)$$

と近似することができる。

したがって開ループ周波数特性 $G_0(j\omega)$ は式(49)(50)より、式(51)の条件を加えると

$$G_0(j\omega)$$

$$= \frac{V \prod_1^n (1 + j\omega \tau_\nu)}{j\omega T_i' \cdot (j\omega)^n \prod_1^n T_\nu \cdot \prod_1^m (1 + j\omega t_\mu)} \quad \dots (52)$$



第7図 多重ループ系
Fig. 7. Multiple loop system

式(89), (90)は近似的に第7図に示す多重ループを有する系の閉ループ特性を示す特性式である。

第7図においてマイナループaの閉ループ特性はI調節器 $1/j\omega$ 2 $\sum_1^m t_\mu$ によって補償され、総おくれ $2 \sum_1^m t_\mu$ を有するものであると考えると、閉ループbの特性は第2のI調節器 $1/j\omega$ 4 $\sum_1^m t_\mu$ を直列接続することにより入力値に対して行き過ぎ量4%の過度応答を示す最適化を行なうことができる。したがって式(82)のインディシャル応答において43%のゆき過ぎ量を生ずるのは、分母多項式の減衰特性によるものではなく、分子多項式 $P=1+j\omega$ 4 $\sum_1^m t_\mu$ の位相進み特性によるものと考えることができる。したがってこのPの微分効果の影響を除去するためには、 $4 \sum_1^m t_\mu$ 、すなわち τ と同一の時定数の一次遅れを有する一次遅れフィルタを通して入力指令値を加えるようすれば、入力指令値のインディシャル応答は、ゆき過ぎ量4%の応答を示すことになるとともに、負荷外乱に対しては回復の早い応答が得られることがある。

次に式(89)に対する上記の関係を考えてみる。

式(89)の分母多項式は

第1表 最適化条件の表
Table 1. List of optimum adjusting

制御対象 $G_S(j\omega)$	調節器 $G_R(j\omega)$	入力指令に対する最適条件	外乱に対する最適条件
$\frac{V}{(1+j\omega T) \prod_1^m (1+j\omega t_\mu)}$	$\frac{1+j\omega\tau}{j\omega T i'}$	$\tau = T$ $T_{i'} = 2V \sum_1^m t_\mu$	$\tau = 4 \sum_1^m t_\mu$ $T_{i'} = 8V \frac{\left(\sum_1^m t_\mu\right)^2}{T}$ $T > \tau$
$\frac{V}{(1+j\omega T_1)(1+j\omega T_2) \prod_1^m (1+j\omega t_\mu)}$	$\frac{(1+j\omega \tau_1)(1+j\omega \tau_2)}{j\omega T i'}$	$\tau_1 = T_1$ $\tau_2 = T_2$ $T_{i'} = 2V \sum_1^m t_\mu$	$\tau_1 = \tau_2 = 8 \sum_1^m t_\mu$ $T_{i'} = 128V \frac{\left(\sum_1^m t_\mu\right)^3}{T_1 T_2}$

となりこの式による入力指令値のインディシャル応答は前記式⑥の場合と同様、ゆき過ぎ量 4 % の応答を示すことになる。

次に分子多項式 $(1+j\omega 8 \sum_1^m t_\mu)^2$ を考えてみる。

しゃ断周波数 ω_c 付近では $\omega_c 8 \sum_1^m t_\mu > 1$ なる関係があるので、鏡像定理から

$$(1+j\omega 8 \sum_1^m t_\mu)^2 \doteq (1+j\omega 4 \sum_1^m t_\mu) \dots \dots \dots \quad (93)$$

と近似することができるので、式(89)のインディシャル応答は式(82)のそれとほぼ類似の特性を示すことがわかる。したがって入力指令値に対する補償フィルタとしてはやはり、 $4 \sum_{\mu=1}^m t_\mu$ の時定数を有する一次遅れフィルタをそう入すればよい。

第1表は上記最適化の条件をまとめて表示したものである。

IV. 多重ループシステム

多重ループシステムとは、制御対象に多くの時間遅れ要素が存在する場合に、その一つあるいは二つずつを一つの PI あるいは PID 調節器を以てマイナループを作り、マイナループの閉ループ特性を上記の最適化の条件を用いて最適化し、それ自身の周波数特性を改善する方式である。すなわち最も内側のマイナループの最適化により新たに得られる総時間遅れをその外側の制御ループに対する小さい時定数と考えて、外側ループの調節器の最適化を図ることにより系全体の最適化を容易に行なうことができる。

この多重ループシステムの実例は別の論文の応用例を参照願えれば充分理解頼えるものと思う。

また一つのマイナループの外側のループの指令値、す



*本誌に記載されている会社名および製品名は、それぞれの会社が所有する商標または登録商標である場合があります。