ISSN 0367-3332

富士時報

FUJI ELECTRIC JOURNAL

12

1990 VOL.63

統合化制御システム特集

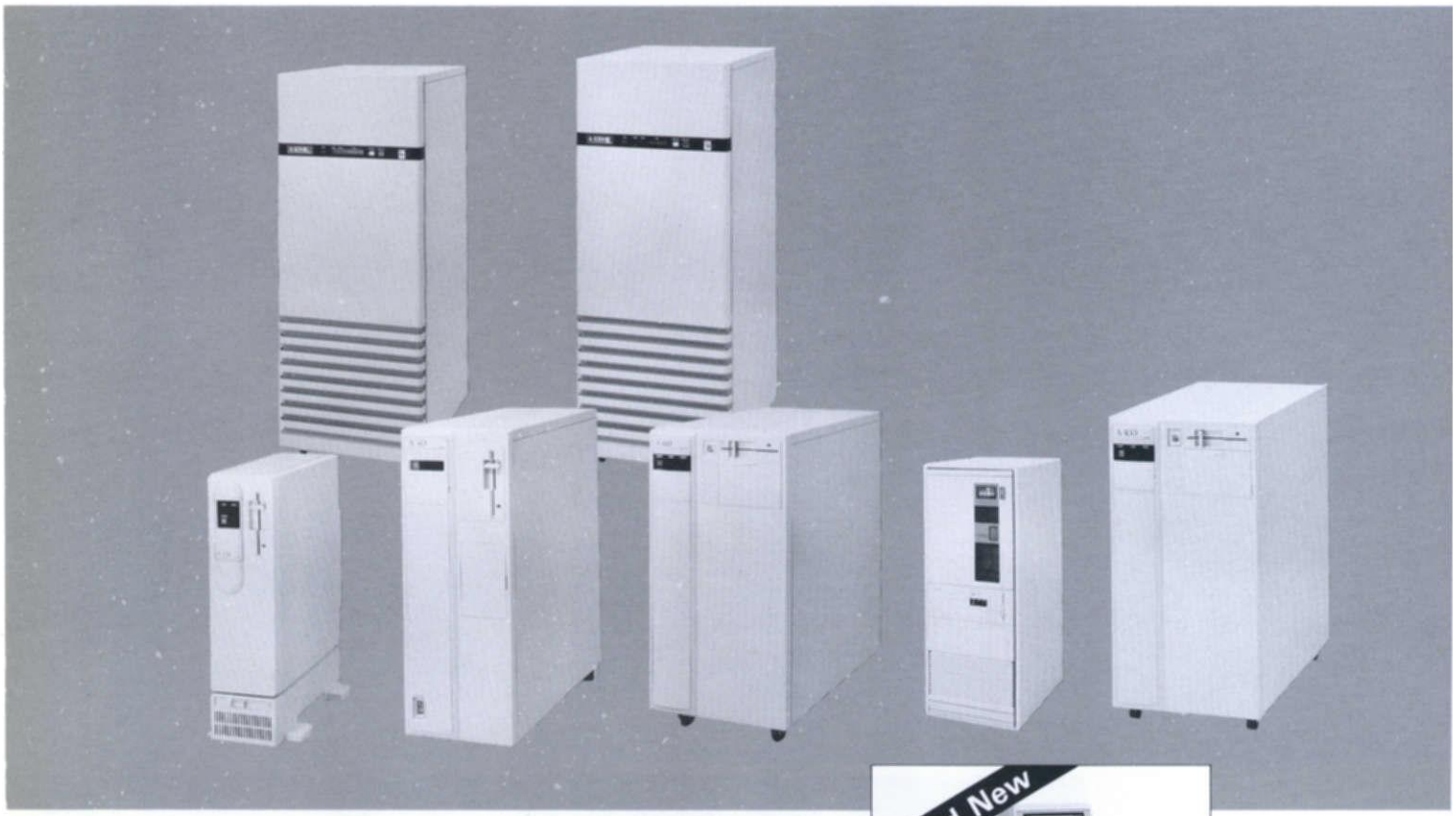
FUJI ELECTRIC

エネルギーとエレクトロニクスの**富士電機**

統合化制御システムを支える強力なミニコンピュータ

FUJI ELECTRIC

A（エース）ファミリー



今回新たにAstation, A-100, A-100HR をラインアップに加え，強力なコンピューティングパワーで様々なニーズにお応えします。

Astation

A-100

■主なハードウェアの仕様

項目		A－50S	A－50	A－60	A－80	A－100
中央処理装置	プロセッサ	68020(16.7MHz)	68020(16.7MHz)	68030(20MHz)	68030(25MHz)	68040(25MHz)
	論理アドレス	1 GB				
	割込み	7 レベル				
	キャッシュメモリ	16kB		32kB	64kB	
	浮動小数点演算	標準(68881)		標準(68882)	標準(68882,HSA)	標準
メモリ容量		2 ～14MB	2 ～26MB	4 ～52MB	8 ～56MB/64MB	
基本ディスク容量		67MB/134MB		330MB		330MB/670MB
スロット数	フロアスタンド	5(1)*1	6(2)*1	14(3)*1+6*2		
	ラックマウント	――	13(2)*1	14(3)*1+6*2		
インタフェース切換機		――				
バス転送速度		6MB/s		6MB/s×2*2		
諸機能		標準(タイマ，カレンダ，自動運転)				
RAS機能		標準(診断ポート，自己診断，メモリパトロール診断)				

＊1：( )内メモリ専用　＊2：FSbus×(6MB/s)およびスロット数6はオプション

■基本ソフト　SX/A

お問合せ先：情報処理推進センター企画部　電話（03）375－7041

＊本誌に記載されている会社名および製品名は，それぞれの会社が所有する
商標または登録商標である場合があります。