

PROGRESSIOデータシート (端子ブロック編)

端子ブロック

■ 概 要

端子ブロックは、入出力モジュールの正面に実装して、ケーブル接続の端子台として使用します。入出力モジュールにコネクタケーブルを接続して信号を取り出す場合は、フィールド接続仕様編を参照して下さい。

- ・端子ブロックと入出力モジュールの接続は、専用コネクタとMILコネクタ仕様がありますので、それぞれに対応したものを使用します。

■ 仕 様

形名	用途	端子の形状	接続点数	接続モジュール名
ATES01	アナログ用	押し締め端子	16点 または 入出力各8点	AAII01, AAIV01, AAIV02, AAIO01, AAIO02, AAOV01
ATES02	熱電対/mV用		16点	AAIS01
ATES03	測温抵抗体/すべり抵抗用		12点	AAIS02
ATES05	デジタル出力用		32点	ADOT02
ATES06	デジタル用, リレー出力用	押し締め端子 (専用コネクタ)	16点	ADIV05, ADIV06, ARL001
ATES07	デジタル用		32点	ADIV01, ADOT01
ATES08	デジタル入力用	押し締め端子	32点	ADIV02
ATES09	アナログ/パルス(絶縁)用		8点	AAII05, AAIO05, APLI01
ATED01	アナログ用二重化	二重化 押し締め端子	16点	AAII01, AAIV01, AAIV02, AAOV01, AAIO01, AAIO02
ATED02	熱電対/mV用二重化		16点	AAIS01
ATED03	測温抵抗体/すべり抵抗用二重化		12点	AAIS02
ATED05	デジタル出力用二重化		32点	ADOT02
ATED08	デジタル入力用二重化		32点	ADIV02
ATED09	アナログ/パルス(絶縁)用二重化		8点	AAII05, AAIO05, APLI01

■ 外部配線図

フィールド接続編(PI0-06-CNN)を参照してください。

形名および仕様コード

シングル,押し締め端子ブロック

形 名	共通形名	個別形名	記 事	接続モジュール名
	CHA	ATES01	アナログ用 押し締め端子ブロック (16点)	AAII01, AAIIV01, AAIIV02, AAIO01, AAIO02, AAOV01
		ATES02	熱電対/mV用 押し締め端子ブロック (16点)	AAIS01
		ATES03	測温抵抗体/すべり抵抗用 押し締め 端子ブロック(12点)	AAIS02
		ATES05	ディジタル出力用 押し締め端子プロ ック (32点,50pin MIL規格準拠コネク タ接続)	ADOT02
		ATES08	ディジタル入力用 押し締め端子プロ ック (32点,50pin MIL規格準拠コネク タ接続)	ADIV02
		ATES09	アナログ個別絶縁用押し締め端子ブ ロック (AAI105,APLI01: 8 点 ,AAI005: 入力 4 点,出力 4 点)	AAII05, AAI005, APLI01
基本仕様コード		-0	サージアブソーバなし	
		-1	サージアブソーバ付き	
		00	基本仕様	
		10	G 3 対応形	

形 名	共通形名	個別形名	記 事	接続モジュール名
	CHA	ATES06	ディジタル用 押し締め端子ブロック (16点,専用コネクタ)	ADIV05, ADIV06, ARL001
基本仕様コード		-0	サージアブソーバなし	
		10	100V-120V AC入力(ADIV05)用	
		20	200V-240V AC入力(ADIV06)用	
		30	リレー出力(ARL001)用	

形 名	共通形名	個別形名	記 事	接続モジュール名
	CHA	ATES07	ディジタル用 押し締め端子ブロック (32点,専用コネクタ)	ADIV01, ADOT01
基本仕様コード		-0	サージアブソーバなし	
		00	基本仕様	

二重化,押し締め端子ブロック

形 名	共通形名	個別形名	記 事	接続モジュール名
	CHA	ATED01	アナログ用二重化 押し締め端子ブロック(16点)	AAII01, AAIV01, AAIV02, AAOV01, AAIO01, AAIO02
		ATED02	熱電対/mV用二重化 押し締め端子ブロック(16点)	AAIS01
		ATED03	測温抵抗体/すべり抵抗用二重化 押し締め端子ブロック(12点)	AAIS02
		ATED05	ディジタル出力用二重化 押し締め端子ブロック (32点,50pin MIL規格準拠コネクタ接続)	ADOT02
		ATED08	ディジタル入力用二重化 押し締め端子ブロック (32点,50pin MIL規格準拠コネクタ接続)	ADIV02
		ATED09	アナログ個別絶縁用二重化 押し締め端子ブロック (AAII05, APLI01 : 8点, AAIO05 : 入力4点, 出力4点)	AAII05, AAIO05, APLI01
基本仕様コード		-0	サージアブソーバなし	
		-1	サージアブソーバ付き	
		00	基本仕様	
		10	G 3 対応形	

 安全に関するご注意

* この製品をご使用の際には、事前に取扱説明書を必ずお読みください。

富士電機株式会社

● 特約店

(03)5435-7111 〒141-0032 東京都品川区大崎1-11-2
(ゲートシティ大崎イーストタワー)

環境システム事業部

本資料の内容は製品改良などのために変更することがありますのでご了承下さい。

2000.10.10