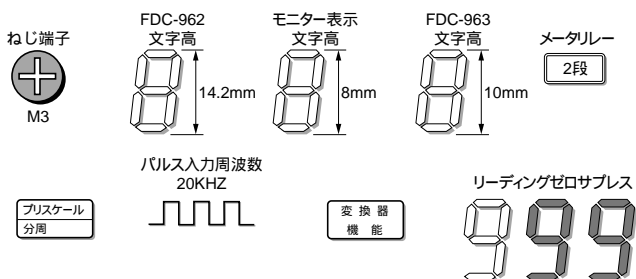


特長

富士デジタルパネルメータの豊富なラインナップの中で、インバーターのパルス出力端子に取付けることができる唯一の機種です。



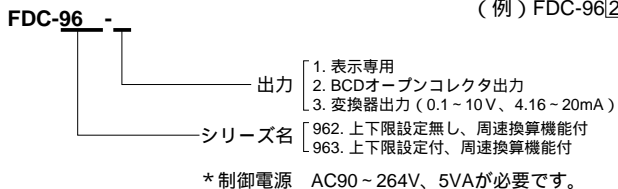
形式

形式コード	表示桁数	周速用換算機能	比較機能 設定段数	設定桁数
FDC-962	6	有	無	無
FDC-963	6	有	2	6

形式説明

(御注文のとき 内に記号を記入してください)

(例) FDC-962-1

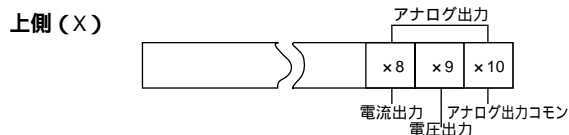


* 制御電源 AC90 ~ 264V、5VAが必要です。

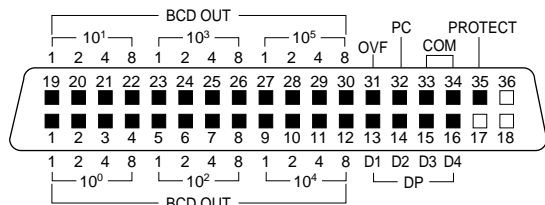
注)アナログ出力、BCD出力は、いずれか一方のみ可能

商品コード : WD6962 -

アナログ出力端子図



B.C.D出力端子接続図



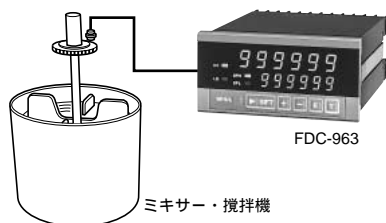
適合プラグアンフェノール57-30360 (DDK社製)

注) コネクタは添付されておりません。

注意 は空き端子ですが、中継端子として使用しないでください。

ミキサー、攪拌機のスピード表示に

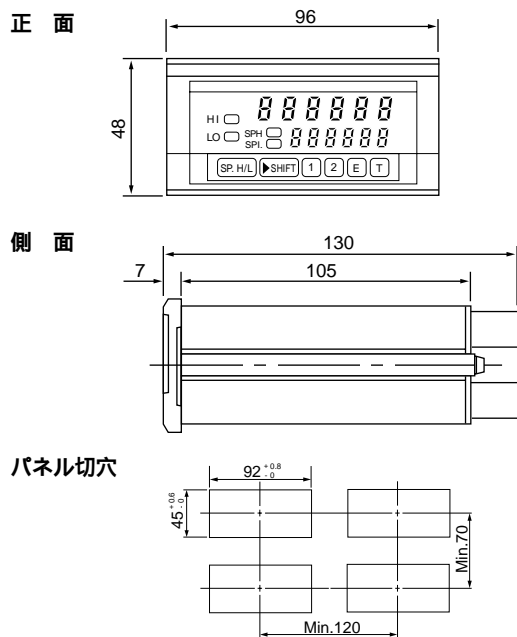
攪拌機の回転数を近接センサで検出し、デジタルパネルメータで換算表示します。



希望小売価格: 32,800円 ~ 58,800円

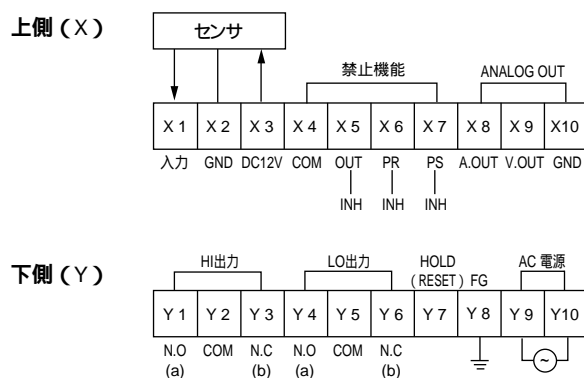
48 mm × 96 mm サイズ

外形寸法図(単位 : mm)



パネル板厚0.8 ~ 5.0mm

端子接続図(FDC-963)



注1) 禁止機能OUT (出力リレー)、PR上下限 (設定値)、PS (スケラ)
 注2) FDC962の場合は、X5、X6、Y1 ~ Y6まではNC (無接続) となります。
 またアナログ出力仕様を選択しない場合は、X8 ~ X10までNCとなります。
 注3) パルス出力がNPN出力型のみ接続可能です。
 PNP出力型は、接続しても表示をおこなうことができません。

一般仕様

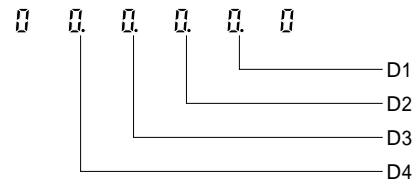
形式	FDC-962・963
表示桁数表	6桁
表示範囲	0.0001 ~ 999999
表示	LED (発光ダイオード数字素子) 計測値表示 (赤), 設定値表示 (緑) 計測値表示文字高さ14.2mm (FDC-962) 10mm (AC-963), 設定値表示, 8.0mm (FDC-963)
零表示	リーディングゼロサプレス
小数点	小数点以下第4位迄任意位置設定可能 (実位置小数点)
測定時間基準器	水晶発振器 (2MHz)
測定方式	周期演算方式
サンプリング時間	0.5秒 ~ 10秒工場出荷時は10秒 (入力パルス間隔により自動設定)
表示更新時間	サンプリング毎, または1 ~ 99秒毎の任意設定可能 (但し設定出力変化時は, 即更新する)
入力信号	NPNオープンコレクタ, または無電圧接点
入力電圧レベル	電圧入力 "H" 3.5V ~ 30V ; "L" 0 ~ 1.9V, マグネチックセンサ (±0.6V ~ ±17V入力周波数による)
入力周波数	0.1Hz ~ 20kHz
最小パルス幅	25 μsec, Duty50%
入力インピーダンス	オープンコレクタ入力6k Ω マグネチックセンサ入力3k Ω
計測精度	±0.008%rdg ± 1digit (PS = 1.0000, PPR = 1)
スケアラ	PS (プリスケール) 0.0001 ~ 100 PPR (分周) 1/1 ~ 1/9999 (PS, PPR同時使用可, 前面スイッチにより設定)
表示ホールド機能	HOLD端子とCOM (X4) を短絡することにより, 計測結果をホールドします。(標準品)
表示リセット機能 (オプション)	オプションにより上記の表示ホールド機能のかわりに, リセット機能が働き計測結果及び表示を強制的にゼロ にすることもできます。
オーバーフロー検出	サンプリング毎に検出し, 計測値整数部が6桁を超え たら (-----) を表示する。
禁止機能	キープロテクト (設定/パラメータ変更禁止) 比較出力禁止
メモリー	スケール値, 設定値, 表示更新時間をEEPROMにて データ保持10年間 (書換回数10000回)
センサ用電源	DC12V ± 10%, 100mA (MAX) ただしアナログ出力付きは50mA (MAX)
適用検出器	ロータリーエンコーダ, 近接スイッチ, 光電センサ, マグネチックセンサ
出力	1) BCD並列オープンコレクタ出力 2) アナログ出力 電圧出力 0.1 ~ 10V 1k Ω 以上 電流出力 4.16 ~ 20mA 500 Ω 以下
使用温度範囲	0 ~ 50
使用湿度範囲	45 ~ 85%RH (但し結露しないこと)
電源	AC90V ~ 264V (50/60Hz) フリー電源
消費電力	約5VA (FDC-962-1タイプ)
外形寸法	96mm (W) × 48mm (H) × 130mm (D) 金属ケースDINサイズ
質量	約450g
付属品	ねじ端子コネクタ, 取扱説明書
耐電圧	電源端子/外部端子間 AC2000V 1分間
絶縁抵抗	上記端子間 DC500V, 100M Ω 以上

比較部(FDC-963)

形式	FDC-963
制御方式	マイクロコンピュータ
設定範囲	上, 下限0 ~ 999999
設定方式	桁シフト方式 前面スイッチにて設定 "SP.H/L" スイッチ にて上限 (SPH), 下限 (SPL) 切換 (緑色LED点灯)
比較条件	HI出力 ・ 上限値 > 計測値の時N.CとCOMが導通 ・ 上限値 計測値の時N.OとCOMが導通 HI (赤色LED点灯) LO出力 ・ 下限値 < 計測値の時N.CとCOMが導通 ・ 下限値 計測値の時N.OとCOMが導通 LO (赤色LED点灯)
比較リレー接点出力	HI, LOトランスファ接点 接点容量 AC 250V 0.5A 抵抗負荷 DC 30V 2A 抵抗負荷

BCD出力

形式	FDC-962・963
データ出力	パラレルオープンコレクタ負論理
データ点数	(1 - 2 - 4 - 8) × 6桁 + 小数点位置表示 (4bit) + PC + OVf (合計30bit)
出力タイミング	約5msec ~ 20msec毎にPCを出力しPC出力時には 全データは確定
PC出力時間	2msec ± 30%
オーバレンジ出力 (OVf)	計測値整数部が6桁を超えた場合OVf出力はアクティブ (ON) となる。この場合 計測値は不定。
出力定格	各出力共DC30V, 20mA (MAX) 出力飽和電圧 (Vcesat) 0.75V (TYP) 20mA
小数点位置出力	D1 ~ D4の位置に対応して オープンコレクタ負論理出力



注) 1. 表示更新時間及びプリスケール/分周表示, または設定変更時の全出力は不定
2. PROTECT (35番) は誘導性負荷駆動時の逆起電力をクランプする出力クランプダイオード
の共通端子です。

アナログ出力(F/V変換方式)

アナログ出力信号は入力信号を直接変換した信号であり, アナログ出力にプリスケール機能は働きません。

形式	FDC-962・963		
電圧出力	0.1 ~ 10V 1k Ω 以上		
電流出力	4.16 ~ 20mA 500 Ω 以下 (同時使用は不可)		
精度	±0.5%FS		
出力リップル	20mVp-p以下		
	入力周波数範囲	電圧出力	電流出力
	20Hz ~ 200Hz	1 ~ 10V	5.6 ~ 20mA
	20Hz ~ 2KHz	0.1 ~ 10V	4.16 ~ 20mA
	200Hz ~ 20KHz	0.1 ~ 10V	4.16 ~ 20mA

(スイッチ切換)