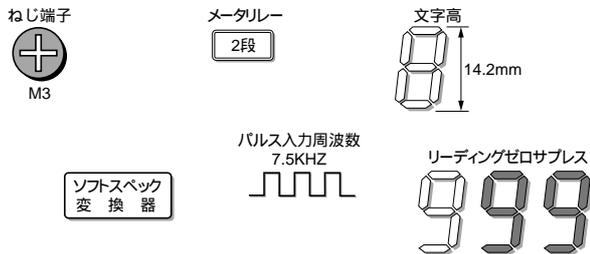


特長

パルス信号を入力して積算指示をおこなうことができるデジタルパネルメータです。積算同期パルス出力端子をもっているため、パルス信号の転送用途にもご使用できます。



希望小売価格: 47,500円 ~ 80,500円

パルス入力タイプ

入力部仕様

レンジ	測定周波数範囲	最小パルス幅	入力電圧レベル	入力インピーダンス
C1-H	30Hz ~ 7.5kHz	67μs	-	1.2k (12Vプルアップ)
C1-L	0.02Hz ~ 30Hz	17ms		
C2-H	30Hz ~ 7.5kHz	67μs	L: 0 ~ 4V	約10k
C2-L	0.02Hz ~ 30Hz	17ms	H: 6 ~ 30V	

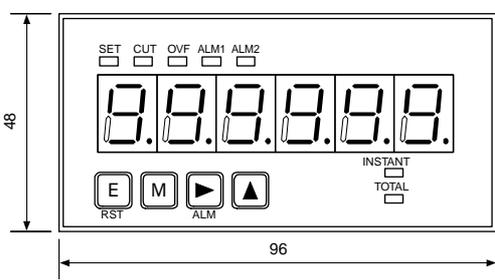
アナログ入力タイプ

入力部仕様

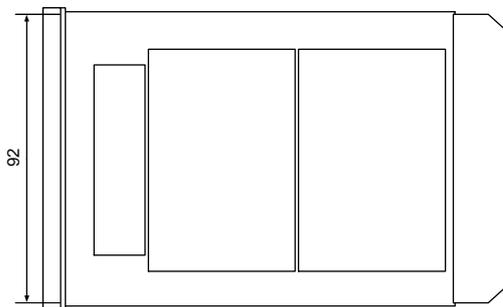
レンジ	測定周波数範囲	入力インピーダンス	最大許容入力
1 ~ 5V	オフセット: 0固定 フルスケール: 20 ~ 20000	約1m	250V
0 ~ 10V			
4 ~ 20mA			

外形寸法図〔単位: mm〕

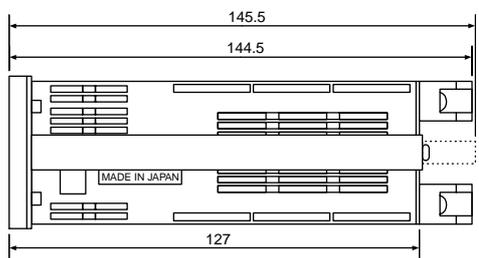
正面



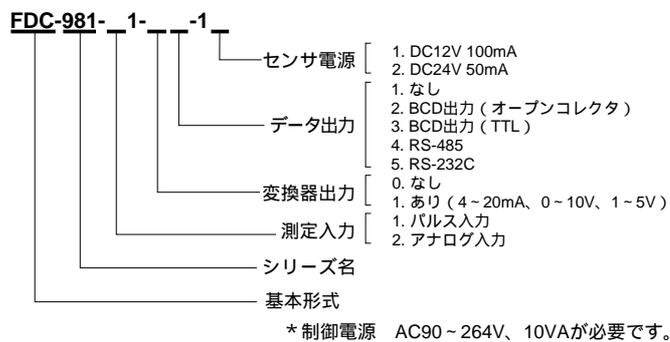
上面



側面

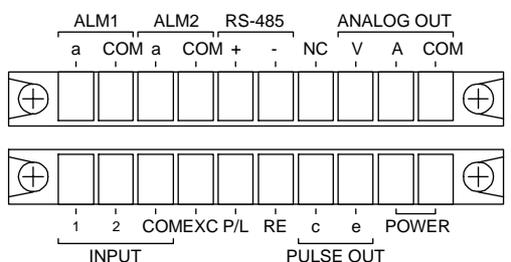


形式説明

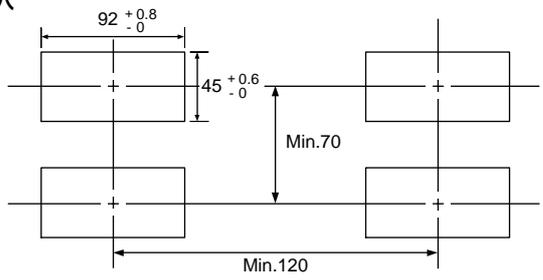


商品コード: WD6981-11

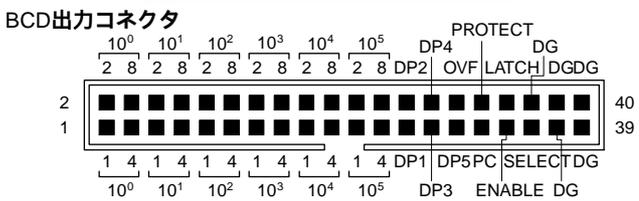
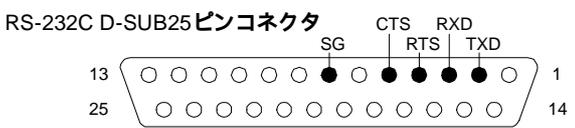
入出力ねじ端子接続図



パネル切穴



パネル板厚 0.8 ~ 3.2mm



共通仕様

形式	WD6281
表示	赤色LED数字素子 文字高8mm
ゼロ表示	リーディングゼロサプレス
小数点	各桁任意設定
リセット	前面スイッチ,外部制御端子
センサ電源	DC12V 50mA(非絶縁) 電源が12V以下では不安定
使用温湿度範囲	0 ~ 50 ,35 ~ 85%RH(非結露)
電源電圧	DC9 ~ 30V(入力回路と非絶縁)
消費電力	約1.2W
外形寸法	48mm(W)×24mm(H)×88mm(D)
質量	約70g
耐電圧	端子/ケース間:DC 500V 1分間
絶縁抵抗	端子/ケース間:DC 500V 100M 以上
付属品	コネクタ×1,取り付けバンド×1 フレーム×1,パッキン×1 単位シール×1,取扱説明書×1

形式	FDC-981
表示	7セグメントLED(発光ダイオード数字素子) 高さ14.2mm(赤)
カットオフ	入力周波数の0 ~ 20%の範囲で任意設定
リセット	前面スイッチ,外部制御端子,通信機能(オプション)により積算値及び積算パルス初期値クリア
ポーズ/ラッチ機能	外部制御端子又は通信機能(オプション)により有効 (ただし,外部制御端子による制御は,選択された何れかの機能に対してのみ有効)
センサ電源	DC24V 50mA 又はDC12V 100mA
耐電圧	電源端子/入力端子,各出力端子,ケース間:AC1500V 1分間 入力端子/各出力端子,ケース間:DC500V 1分間
絶縁抵抗	DC500V 100M 以上
使用温湿度範囲	0 ~ 50 ,35 ~ 85% RH
保存温湿度範囲	-10 ~ 70 ,60%以下
電源電圧	AC90 ~ 264V(50Hz/60Hz)
消費電力	約10VA
外形寸法	96mm(W)×48mm(H)×145.5mm(D)

測定部仕様

パルス入力タイプ

瞬時値測定

形式	WD6281
表示	99999
表示周期	0.1 ~ 99.9秒
瞬時パルス換算値	1 × 10 ⁻⁹ ~ 9999
表示単位時間	/h(毎時),/m(毎分),/s(毎秒)
確度	±(0.05% of FS + 1 digit) 23 ± 5 35 ~ 85%RH
オートゼロ時間	入力停止後0.1 ~ 99.9秒
移動平均	0 ~ 19回
最下位桁表示	OFF(通常),ゼロ固定,0または5表示

形式	FDC-981
桁数	0 ~ 999999表示(リーディングゼロサプレス付)
動作方式	周期演算方式
表示周期	2回/秒,1回/秒,0.2回/秒の何れかを選択
瞬時パルス換算値	0.000001 ~ 1000の範囲で任意設定
表示単位時間	/h(時間),/m(分),/s(秒)の何れかを選択
確度	±(0.05% of rdg + 1 digit)
オーバー表示	OL表示
小数点	各桁任意設定(外部制御不可)

積算値測定

形式	WD6281
桁数	0 ~ 99999表示
積算パルス係数	1 × 10 ⁻⁹ ~ 9999
オーバー表示	99999でフラッシング エンドレスでカウントup ×10ランポイント減でカウントup

形式	FDC-981
桁数	0 ~ 999999表示(リーディングゼロサプレス付)
積算パルス係数	0.000000001 ~ 10の範囲で任意設定
積算パルス初期値	0 ~ 999999の範囲で任意設定
オーバー表示	0.0.0.0.0.0.0でフラッシングまたはOVFランプを点灯し,0よりカウントUP
小数点	各桁任意設定(外部制御不可)

アナログ入力タイプ

瞬時値測定

形式	FDC-981
桁数	0 ~ 20000表示(リーディングゼロサプレス付)
動作方式	V/F変換方式
表示周期	2回/秒,1回/秒,0.2回/秒の何れかを選択
確度	±(0.2% of SPAN + 1 digit)
オーバー表示	OL表示
小数点	各桁任意設定(外部制御不可)

積算値測定

形式	FDC-981
桁数	0 ~ 999999表示(リーディングゼロサプレス付)
積算パルス初期値	0 ~ 999999の範囲で任意設定
確度	±(0.2% of SPAN + 1 digit)
オーバー表示	0.0.0.0.0.0.0でフラッシング,またはOVFランプを点灯し,0よりカウントUP
小数点	各桁任意設定(外部制御不可)

出力仕様

形式	WD6281
制御方式	マイクロコンピュータ
動作	瞬時警報出力(2段) 積算バッチ出力(2段) 積算同期パルス出力
出力方式	NPNオープンコレクタ出力
出力定格	DC30V 100mA(抵抗負荷)

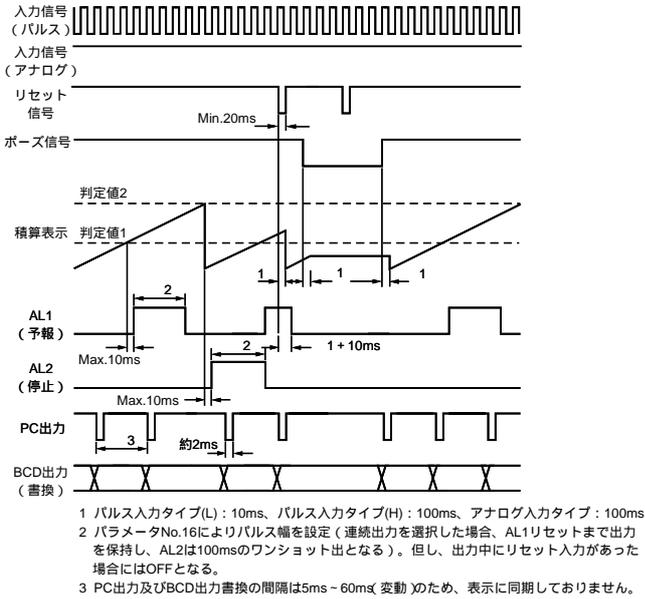
積算同期パルス出力

形式	FDC-981
出力方式	NPNオープンコレクタ
出力定格	最大印加電圧:30V,最大コレクタ電流20mA
パルス係数	1/1,1/10,1/100の何れかを選択
パルス幅	50ms 1ms 50µsの何れかを選択

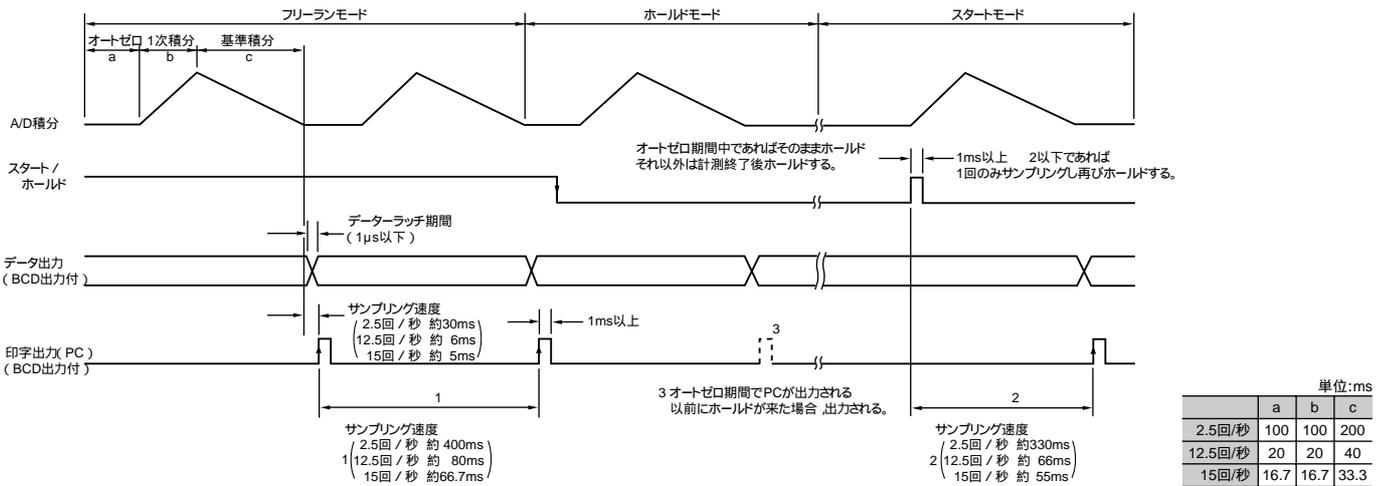
タイミングチャート

FDC-981

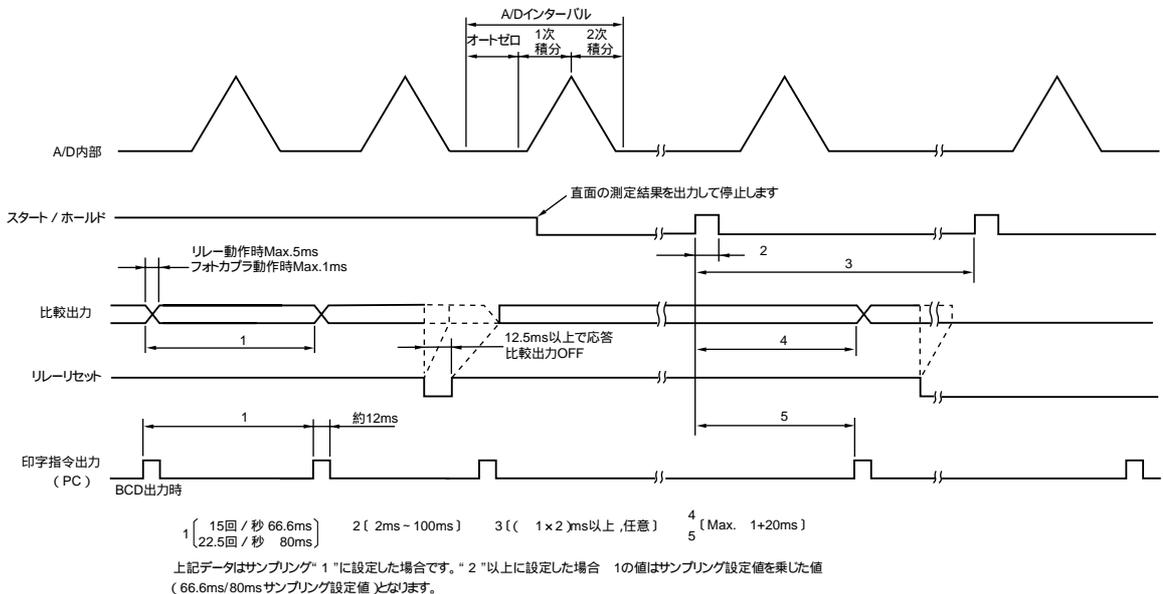
積算測定(オートリセットあり)のタイミングチャート



FDP-202・F3000シリーズ



FDM-749



単位表示タイミングチャート