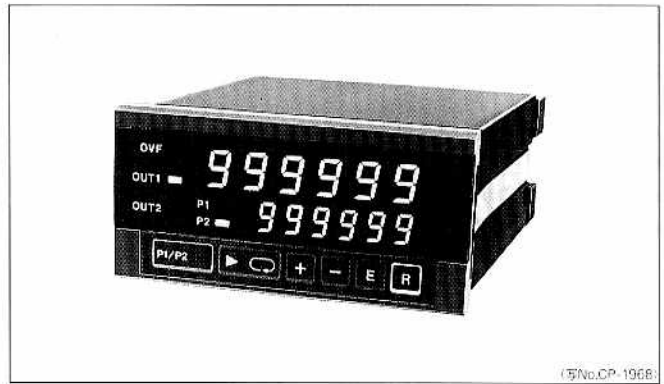


富士リバーシブルプリセットカウンタ

1段プリセットのFDC-971形と
2段プリセットのFDC-972形を用意
プリスケアラ、分周機能、BCD出力付

- 2相(90度位相差)入力,および個別入力(ディップスイッチ切換)による,加減算カウンタ
- 前面シートスイッチによる設定,および設定値のモニタが可能
- EEPROMによるバックアップ機能付
- 入力禁止,フロントリセット禁止,設定値変更禁止,プリスケアラ値変更禁止機能付
- プリスケアラ、分周機能およびBCD出力(TTL…正論理)付



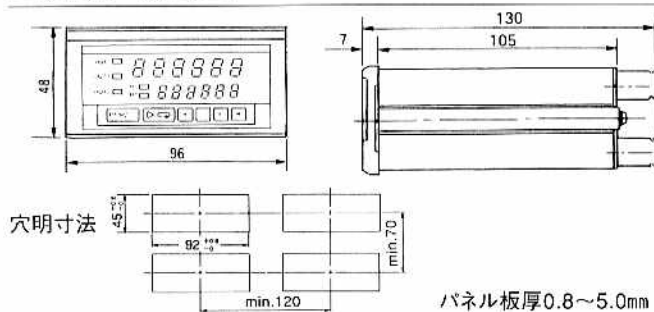
(写真No. CP-196B)

■一般仕様

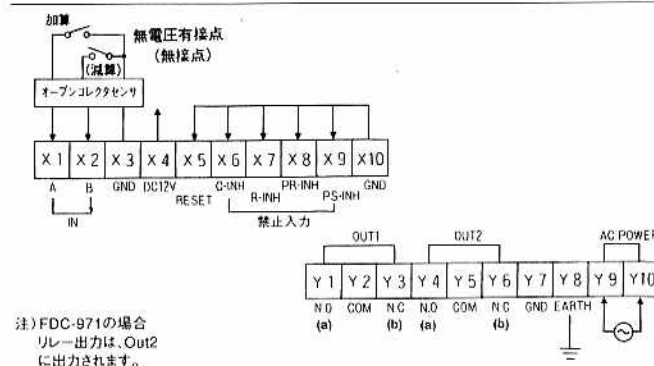
計数入力	90度位相差入力または加算、減算個別入力 入力信号:NPNオープンコレクタまたは無電圧接点 電圧レベル:H=10~30V L=0~2V
最高計数速度	有接点:25cps 無接点:10kcps(ただしプリスケアラ付は6kcps)
最小パルス幅	有接点:20ms 無接点:50μs
入力インピーダンス	1kΩ
最大計数値	±999999
表示	LED数字素子 測定表示部,文字高さ10.0mm(赤) モニター部,文字高さ8.0mm(緑)
零表示	リレーゼロサプレッス
外部制御	リセット,各禁止機能,プリスケアラ,分周 オーバーラン/オートリセット切換
センサ用電源	DC12V
使用温度・湿度	0~50℃,85%RH以下(非結露)
電源	AC90V~132V AC180V~264V(内部ジャンパー線切換)
消費電力	約4.5VA(AC100V使用時)
外形寸法	48mm(H)×96mm(W)×130mm(D)(DINサイズ)
質量	600g
耐電圧	電源端子/アース(E)GND,リレー出力間 各AC1500V 1分間
絶縁抵抗	上記の各端子間 DC500V 100MΩ以上
出力(オプション)	BDC(オープンコレクタ…負論理)

※三菱電機(株)製インバータをご使用の場合はお問い合わせください。

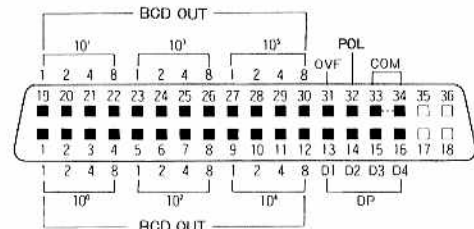
■外形寸法図



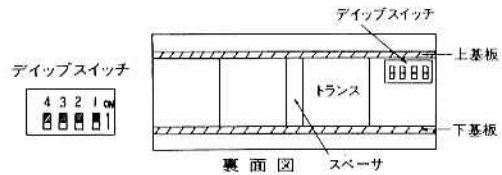
■入出力端子接続図 (FDC-972)



■BCD出力コネクタ接続図



■ディップスイッチの位置と機能



ディップスイッチ	1	2	3	4
ON	有接点	加算・減算 個別入力	自己保存	オーバーラン
OFF	無接点	90°位相差 入力	0.1sec ワンショット	オートリセット

■形式説明

(ご注文の際□内に記号をご記入ください)

