

# Sシリーズ 富士トランスデューサ

## リミッタ

富士Sトランスデューサ(リミッタ)は、入力と出力の関係は直流絶縁トランスデューサですが、上限および下限設定値を超えないよう出力を制限します。

### 特長

- 補助電源はAC85～264V、DC24Vを選定でき、入・出力回路を絶縁しています。

### 用途

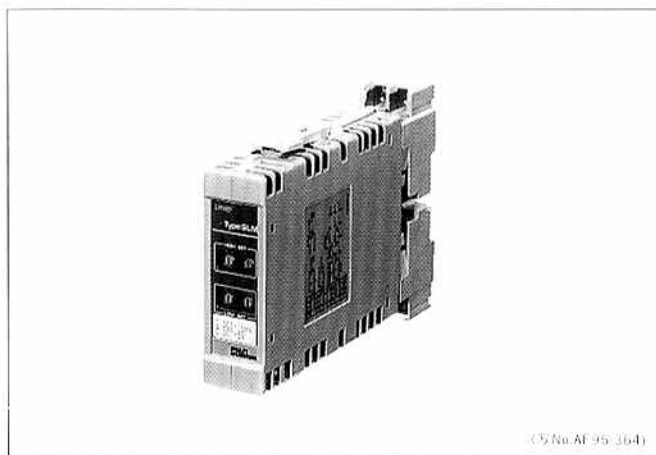
- コンピュータ、テレメータのオーバー入力防止
- 各種制御弁の全閉防止
- 制御装置の最高・最低回転速度の保持

### 仕様

形式	SLM	
絶縁方式	フォトカプラ絶縁	
基準精度	±0.5%	
温度特性	±0.025%/℃	
応答時間	0.5s以下(±10%)	
絶縁抵抗	100MΩ以上(DC500V)	
耐電圧	入力-出力	AC500V(1分間)
	入力-電源	AC1500V(1分間)
	出力-電源	AC1500V(1分間)
周囲温度・湿度	-10℃～+50℃, 90%RH以下(結露しないこと)	
補助電源	DC	24V±10%
	消費電流	約100mA
補助電源	AC	85～264V, 50/60Hz
	消費電力	約3VA
最小設定分解能	1%	
設定範囲	上限	0～99%
	下限	0～99%
ただしL側<H側とする		
入力信号 (入力インピーダンス)	電圧 (DC)	0～10mV, 0～100mV, 0～1V, 0～5V (1MΩ以上)(1MΩ以上)(1MΩ以上)(1MΩ以上)
	電流 (DC)	0～10V, 1～5V (1MΩ以上)(1MΩ以上)
出力信号 (負荷抵抗)	電圧 (DC)	4～20mA, 10～50mA (250Ω)(100Ω)
	電流 (DC)	0～10mV, 0～100mV, 0～1V, 0～5V (10kΩ以上)(100kΩ以上)(1kΩ以上)(5kΩ以上)
出力信号 (負荷抵抗)	電圧 (DC)	0～10V, 1～5V (10kΩ以上)(5kΩ以上)
	電流 (DC)	0～1mA, 0～5mA, 0～10mA, 0～16mA (15kΩ以下)(3kΩ以下)(1.5kΩ以下)(900Ω以下)
出力信号 (負荷抵抗)	電圧 (DC)	0～20mA, 1～5mA, 2～10mA, 4～20mA (750Ω以下)(3kΩ以下)(1.5kΩ以下)(750Ω以下)
	電流 (DC)	
質量	約180g	

### 製作可能範囲

- 入力 0～10mV…0～10V
- 出力 0～10mV…0～10V
- 0～1mA…0～50mA
- 0～1mA…0～20mA



(写真 No. AF 95-304)

### 形式(商品コード)説明

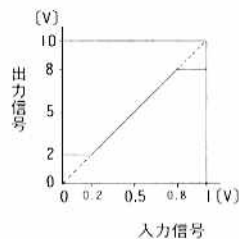
(WT1LM-□□□□1)

SLM-□□□□1

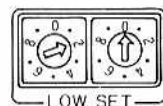
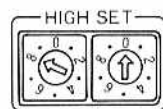
設計順位	補助電源	0	AC85～264V, 50/60Hz
		3	DC24V±10%
入力信号	10	DC0～10mV	
	11	DC0～100mV	
	12	DC0～1V	
	13	DC0～5V	
	14	DC0～10V	
	15	DC1～5V	
	16	DC4～20mA	
	17	DC10～50mA	
	22	DC0～20mA	
	ZZ	特殊	
	出力信号	A	DC1～5V
		B	DC0～5V
		C	DC0～10V
D		DC0～1V	
E		DC0～10mV	
F		DC0～100mV	
H		DC4～20mA	
J		DC0～1mA	
K	DC0～5mA		
L	DC0～10mA		
M	DC0～16mA		
P	DC0～20mA		
R	DC1～5mA		
T	DC2～10mA		
Z	特殊		

### 設定と入出力関係

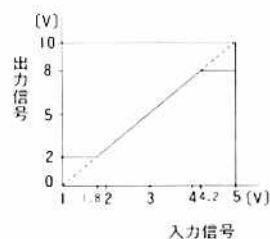
例1) 入力信号DC0～1V L設定20%  
出力信号DC0～10V H設定80%



上・下限設定用ロータリースイッチ  
設定例:  
上限80%, 下限20%



例2) 入力信号DC1～5V L設定20%  
出力信号DC0～10V H設定80%



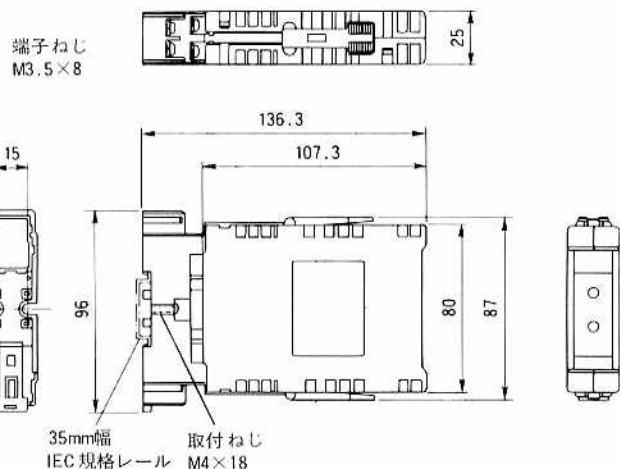
(注) 入・出力の関係について。  
リミッタは、入力に対し99%までの値を出力します。  
例、入力20mAの最大出力値は、19.8mAです。  
出力20mAを出したい場合は、  
入力20.2mAの品を特注品で製作する必要があります。

# L, Sシリーズ 富士トランスデューサ

## 外形寸法図

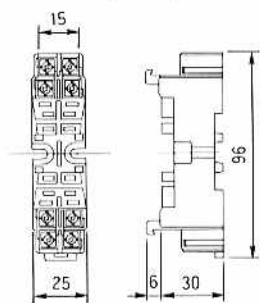
### L, Sシリーズ

- ソケット取付, IECレール取付

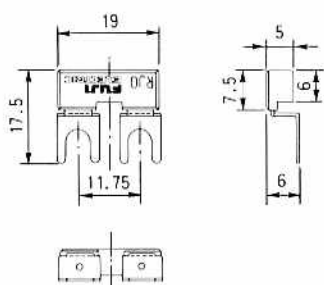


## Sシリーズ部品

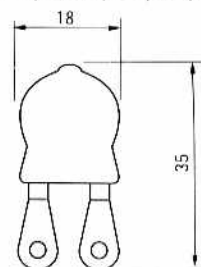
- ソケット (SK08)



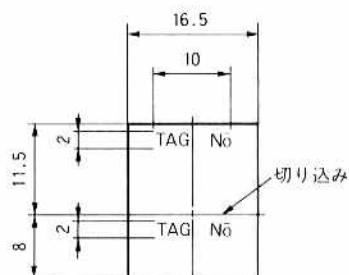
- 測温抵抗ブロック (RJC)



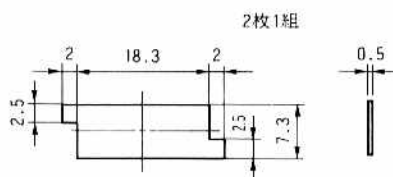
- ダイオードブロック (DID)



- タグシール (TAG)

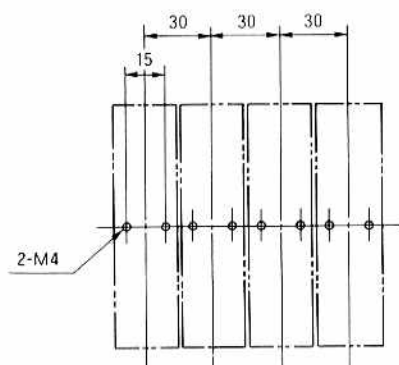


- 端子カバー (COV)



## 取付寸法

### Sシリーズ



(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。  
電解コンデンサの寿命は、周囲温度によって大きく変わりますので通気性を保つために各トランスデューサ間は最低でも1mm以上空けていただくようお願いします。

## 取付方法

### L, Sシリーズ

#### ソケット取付

図1のように本体ソケットをパネルまたは壁に直接取付けます。取付寸法は、取付寸法図をご参照ください。

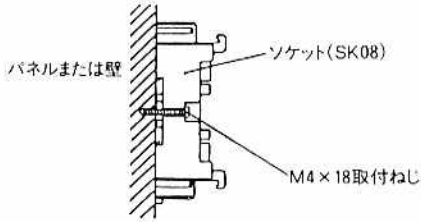


図 1

#### IECレール取付

ソケットを取付ける場合、図2のようにソケット底部にあるIECレール用溝の上部にレールをはめ込み、下部のスライダーにて固定します。本体の取付けは、図3のようになります。上下のフックが完全に噛み合うまで押し込んでください。

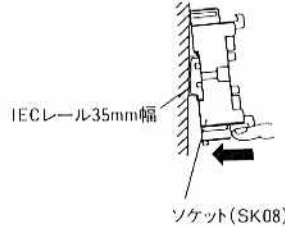


図 2

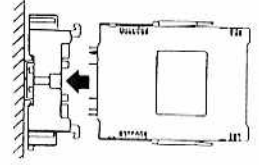


図 3

#### 取はずし方法

ソケットをはずす場合は図4のようにスライダの角穴に(-)ドライバーを差し込み矢印の方向に引きながらソケット下部を手前に引いてください。

(注意) 本体を取りはずす場合は、図5のように本体上下のフックを同時に広げたまま、まっすぐ手前に引き抜いてください。フックを十分に広げないまま引き抜こうとすると、ソケットを破損する事がありますのでご注意ください。

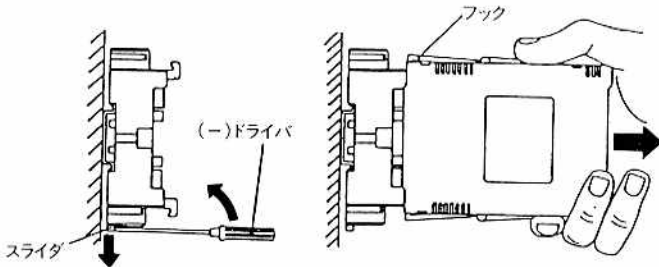
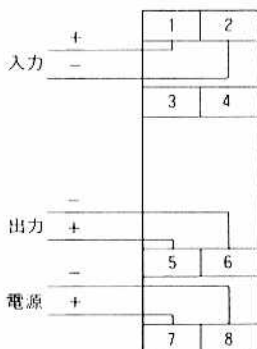


図 4

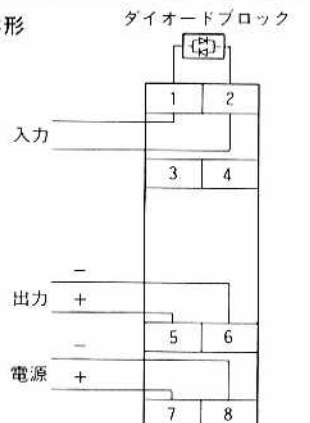
図 5

## 外部接続図

### LDC形

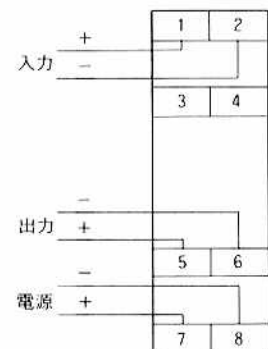


### SAC, LAC形



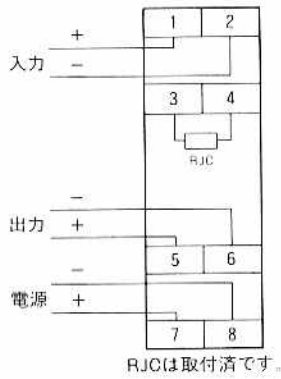
ダイオードブロックはSAC, LACの電流入力のみを取付済です。

### SDC, SRV, STG形 SMD, SML, SMR形

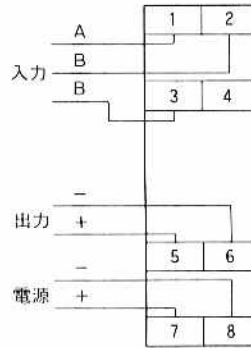


# L, Sシリーズ 富士トランスデューサ

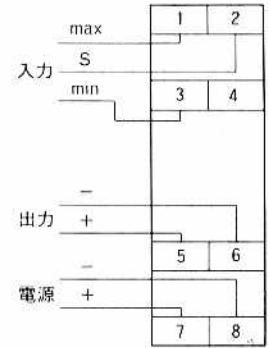
STC, SMT形



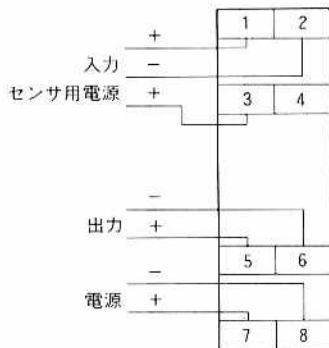
SMP形



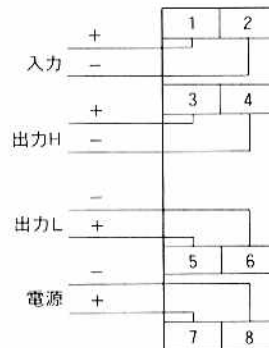
SPM形



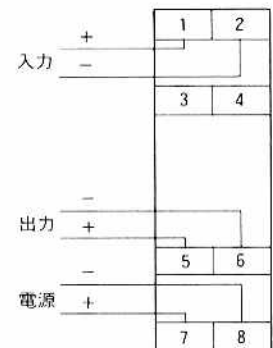
SSP形



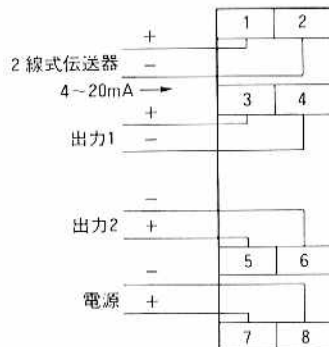
SAS形



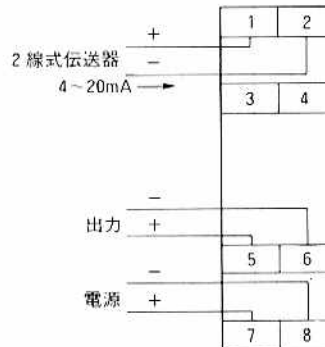
SHS, SDP, SLM形



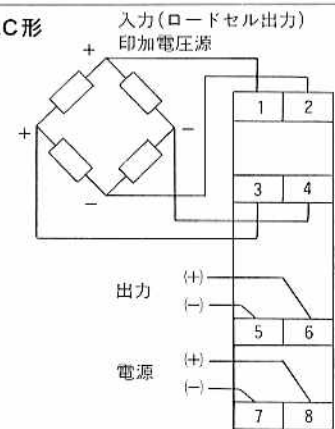
SDB形



SDY形

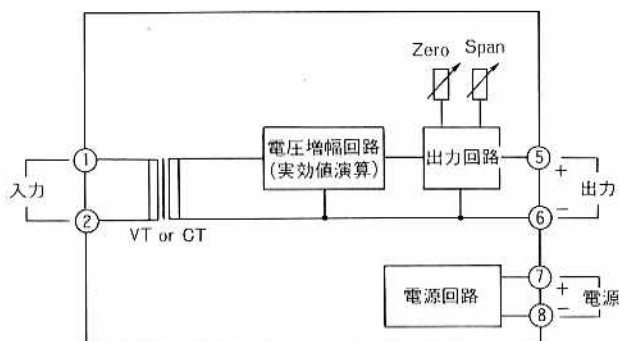


SLC形

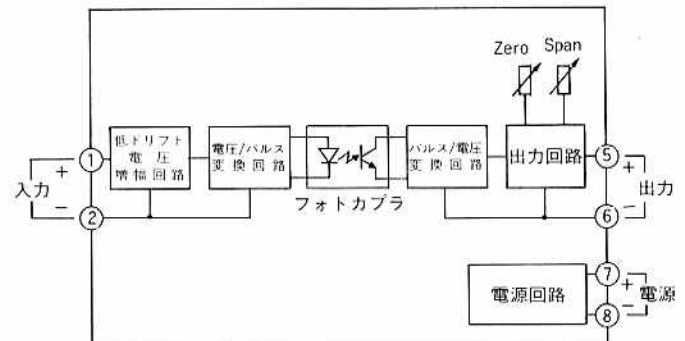


## ブロック図

SAC, LAC形

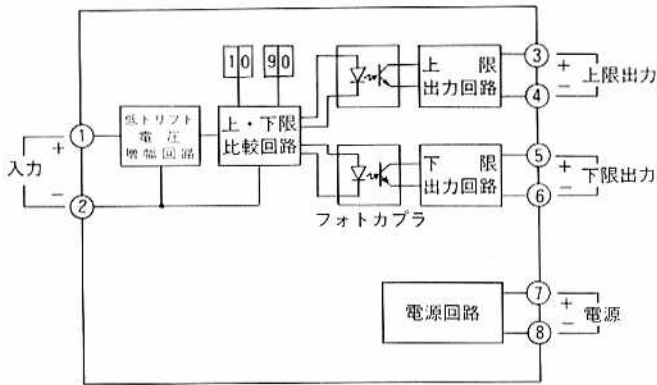


SDC, LDC, SRV, SHS形

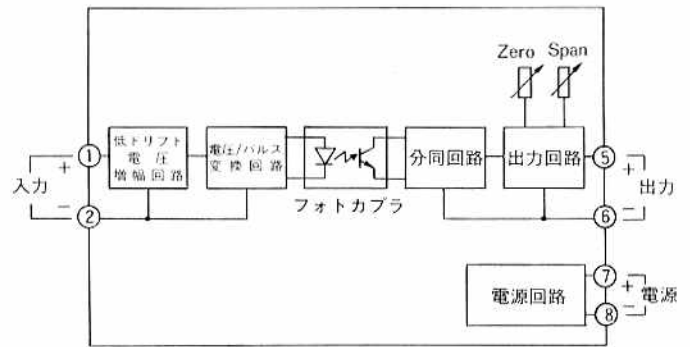


# L, Sシリーズ 富士トランスデューサ

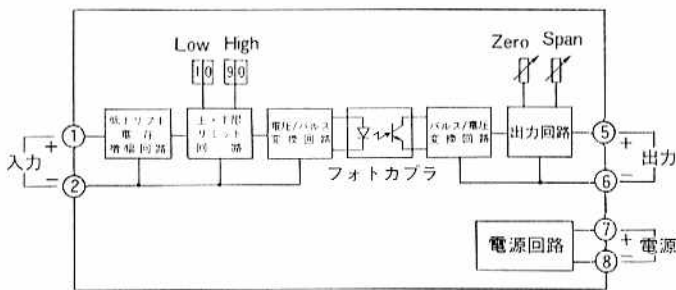
SAS形



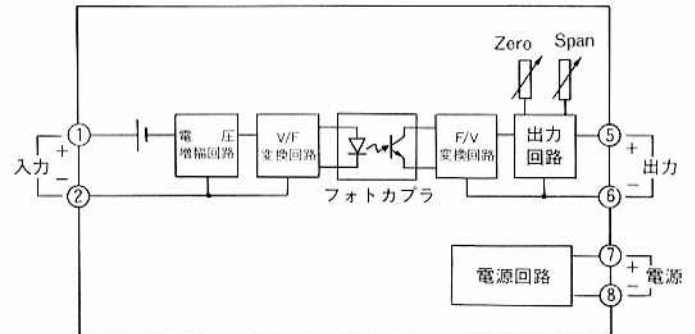
SDP形



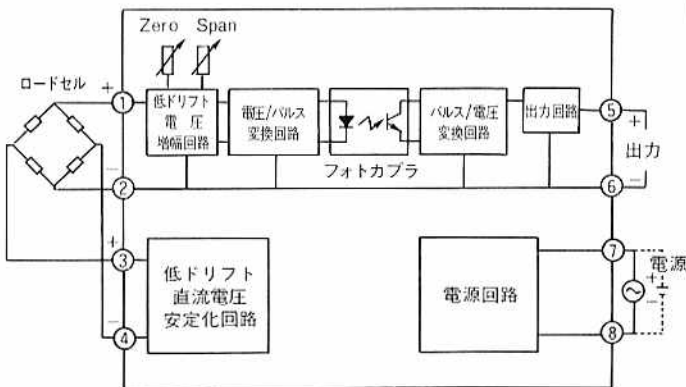
SLM形



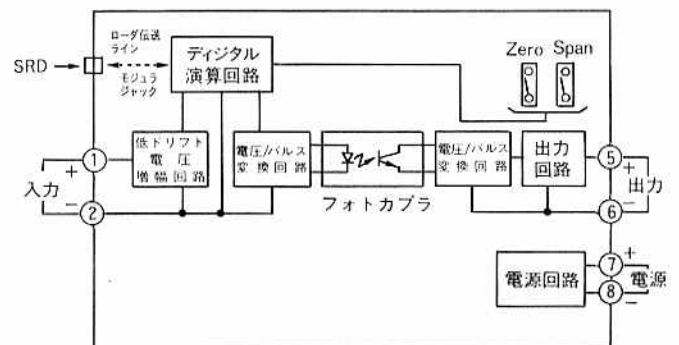
SDY形



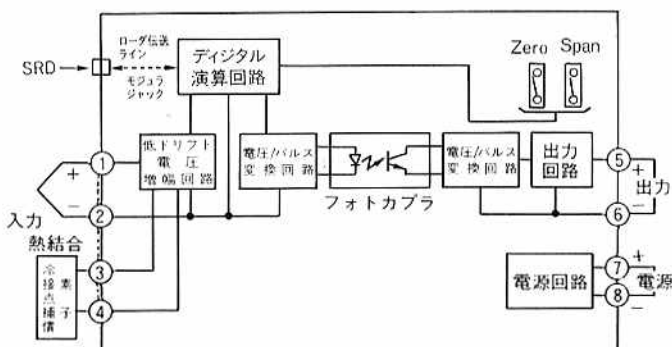
SLC形



SMD, SML, SMR形



SMT形



SMP形

