

ロードセルトランスデューサ

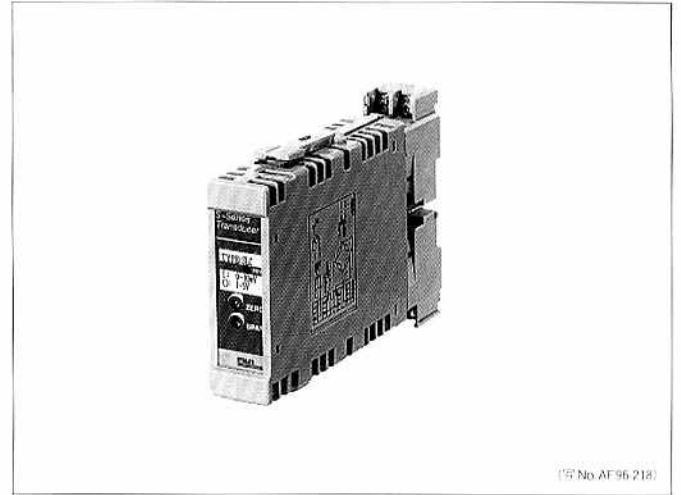
富士 SLC 形トランスデューサは、ロードセルにブリッジ電圧を供給すると共に、検出信号を計測制御機器の入力に最適な直流信号に変換します。

特長

- 補助電源は AC85～264V、DC24V 以外に DC110V を選定でき、入・出力回路を絶縁しています。

用途

- タンク・ホッパー、トラックの計量システム
- 粉粒体の定量出荷、混合制御システム



(写真 No. AF96-218)

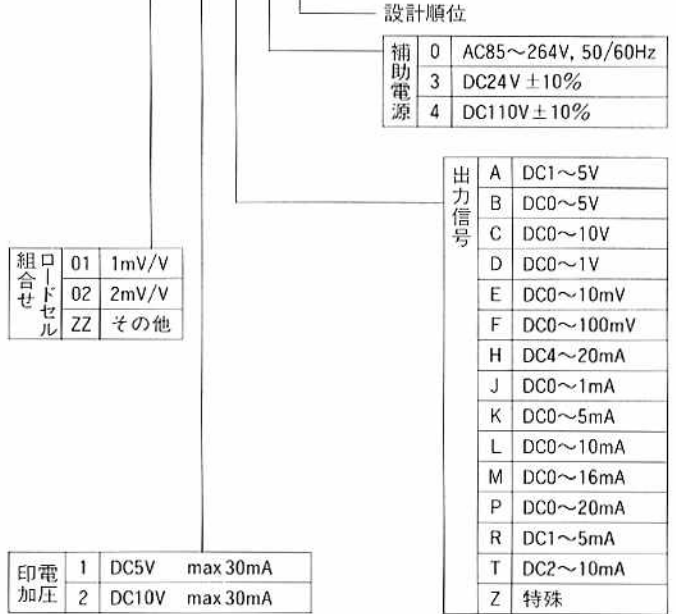
仕様

| | | |
|-------------|--------------------|---|
| 形式 | SLC | |
| 方式 | フォトカプラ絶縁 | |
| 基準精度 | ±0.25% | |
| 温度特性 | ±0.035%/°C | |
| 応答時間 | 約1.0s 以下 (0→90%) | |
| 絶縁抵抗 | 100MΩ 以上 (DC500V) | |
| 耐電圧 | AC2000V (1分間) | |
| 補助電源 | AC | AC85～264V 約4.5VA |
| | DC | DC24V ±10% (約130mA), DC110V ±10% (約45mA) |
| 使用温度範囲 | -10～+50°C | |
| 使用湿度範囲 | 90%RH 以下 (結露しないこと) | |
| 組合せロードセル | 入力信号 | ブリッジ抵抗 350Ω 定格出力電圧 0.3mV/V～2mV/V ただし、本器への入力信号が3mVFS以上になる範囲で御使用ください。 |
| | 印加電圧 (許容電流) | 10V または 5V (30mA 以下) |
| ゼロ調整範囲 | 約-50～+50% | |
| スパン調整範囲 | 約90～110% | |
| 出力信号 (負荷抵抗) | 電圧 (DC) | 0～10mV, 0～100mV, 0～1V, 0～5V (10KΩ 以上) (100KΩ 以上) (200Ω 以上) (1KΩ 以上) 0～10V, 1～5V, ±5V (2KΩ 以上) (1KΩ 以上) (5KΩ 以上) |
| | 電流 (DC) | 0～1mA, 0～5mA, 0～10mA, 0～16mA (15KΩ 以下) (3KΩ 以下) (1.5KΩ 以下) (900Ω 以下) 0～20mA, 1～5mA, 2～10mA, 4～20mA (750Ω 以下) (3KΩ 以下) (1.5KΩ 以下) (750Ω 以下) |
| 質量 | 約200g | |

形式(商品コード)説明

(WT1LC-□□□□□2)

SLC-□□□□□2

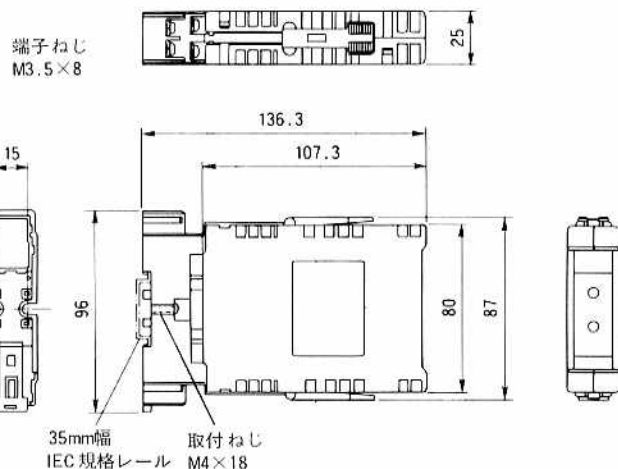


L, Sシリーズ 富士トランスデューサ

外形寸法図

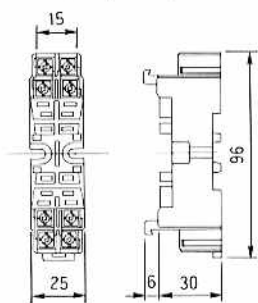
L, Sシリーズ

- ソケット取付, IECレール取付

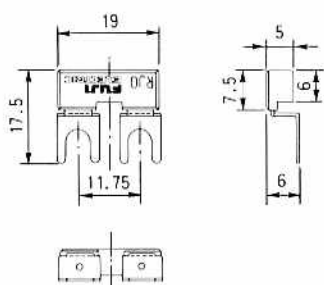


Sシリーズ部品

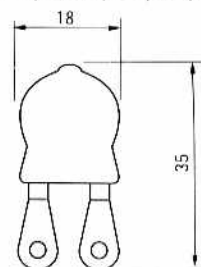
- ソケット (SK08)



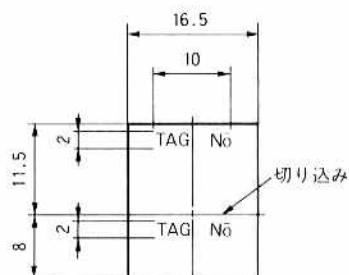
- 測温抵抗ブロック (RJC)



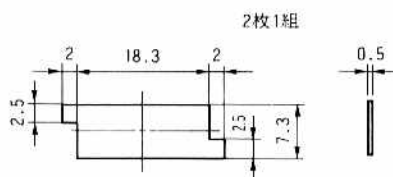
- ダイオードブロック (DID)



- タグシール (TAG)

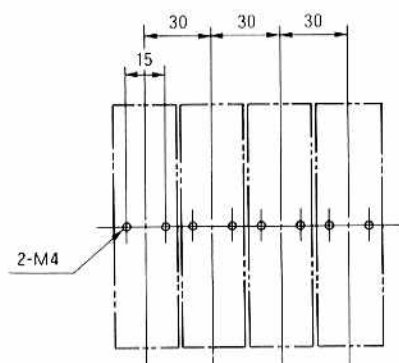


- 端子カバー (COV)



取付寸法

Sシリーズ



(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。電解コンデンサの寿命は、周囲温度によって大きく変わりますので通気性を保つために各トランスデューサ間は最低でも1mm以上空けていただくようお願いします。

取付方法

L, Sシリーズ

ソケット取付

図1の様に本体ソケットをパネルまたは壁に直接取付けます。取付寸法は、取付寸法図をご参照ください。

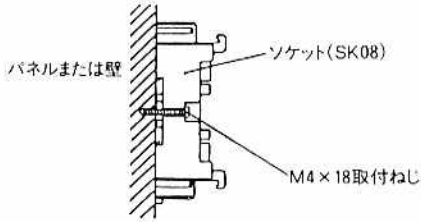


図1

IECレール取付

ソケットを取付ける場合、図2の様にソケット底部にあるIECレール用溝の上部にレールをはめ込み、下部のスライダーにて固定します。本体の取付けは、図3の様にまっすぐに差し込みます。上下のフックが完全に噛み合うまで押し込んでください。

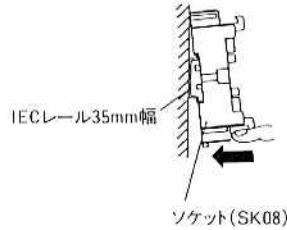


図2

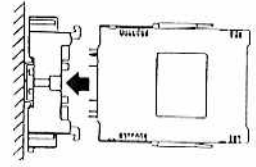


図3

取はずし方法

ソケットをはずす場合は図4の様にスライダの角穴に(-)ドライバーを差し込み矢印の方向に引きながらソケット下部を手前に引いてください。

(注意) 本体を取りはずす場合は、図5の様に本体上下のフックを同時に広げたまま、まっすぐ手前に引き抜いてください。フックを十分に広げないまま引き抜こうとすると、ソケットを破損する事がありますのでご注意ください。

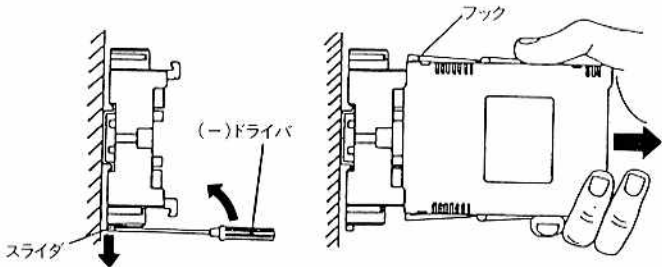
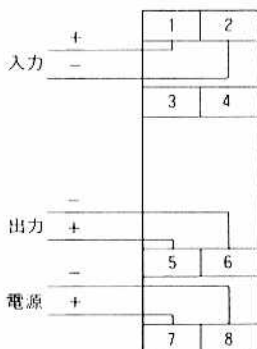


図4

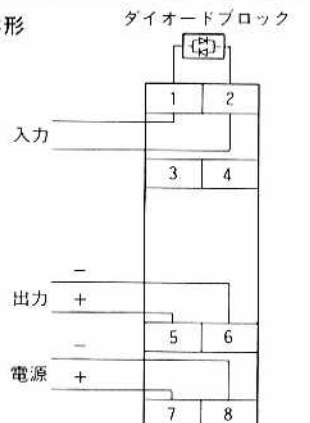
図5

外部接続図

LDC形

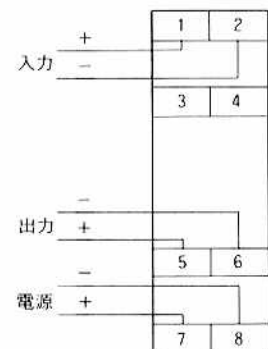


SAC, LAC形



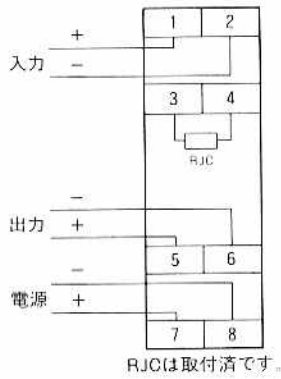
ダイオードブロックはSAC, LACの電流入力のみを取付済です。

SDC, SRV, STG形 SMD, SML, SMR形

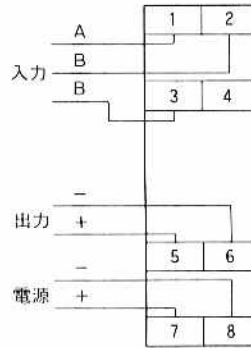


L, Sシリーズ 富士トランスデューサ

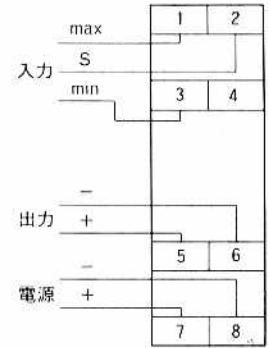
STC, SMT形



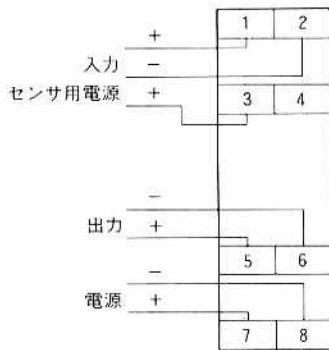
SMP形



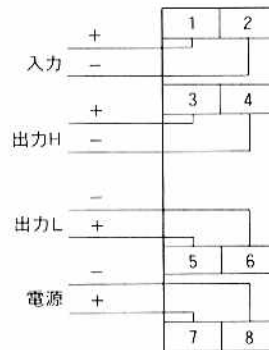
SPM形



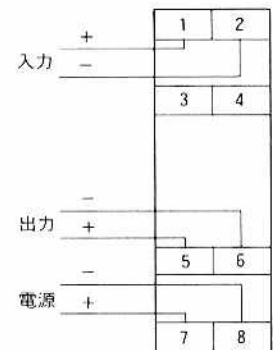
SSP形



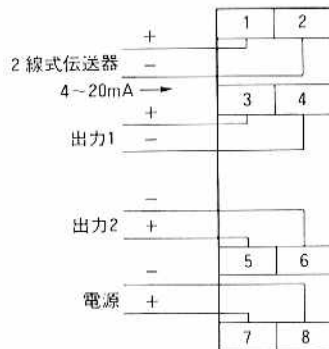
SAS形



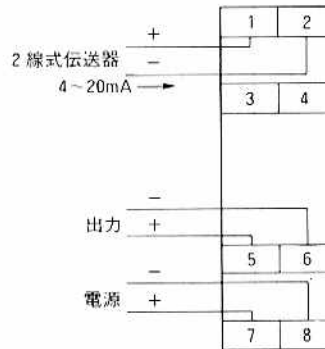
SHS, SDP, SLM形



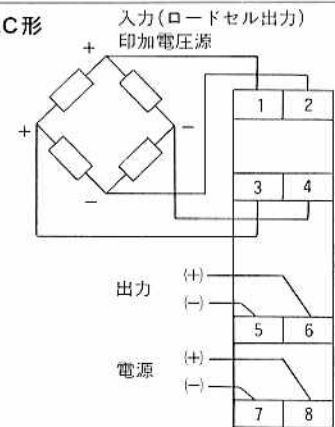
SDB形



SDY形

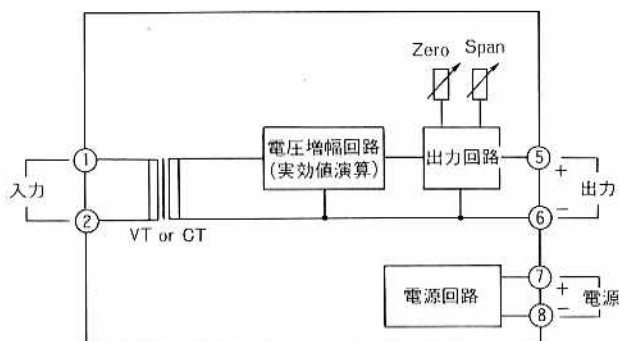


SLC形

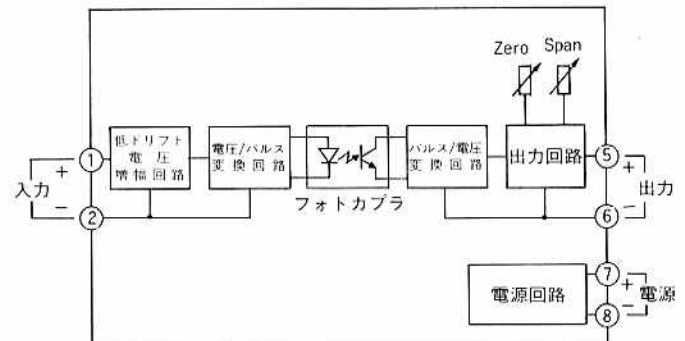


ブロック図

SAC, LAC形

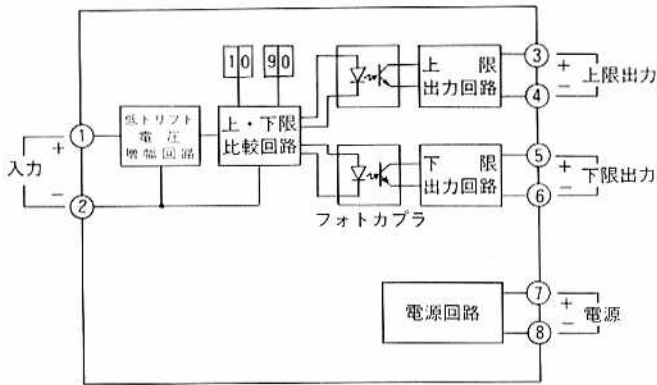


SDC, LDC, SRV, SHS形

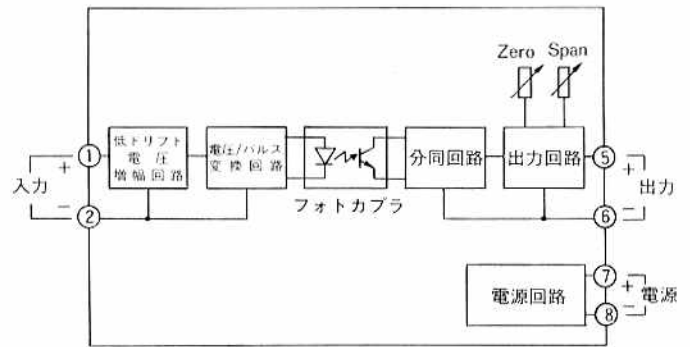


L, Sシリーズ 富士トランスデューサ

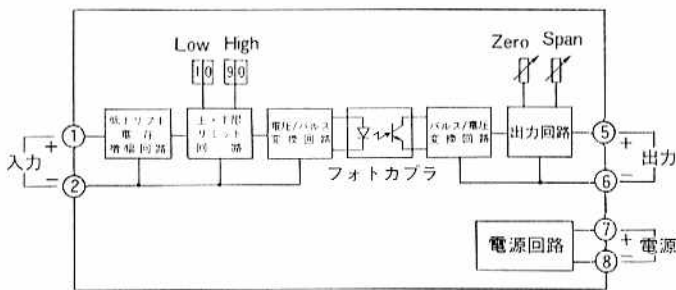
SAS形



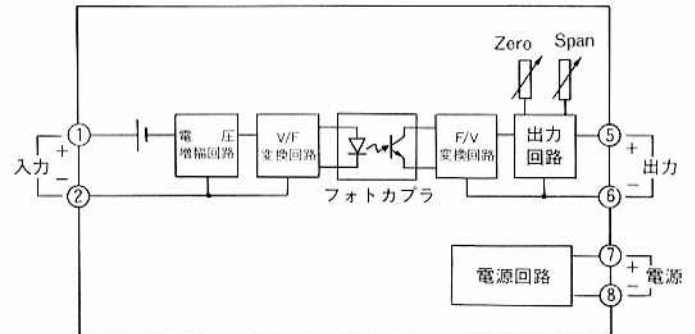
SDP形



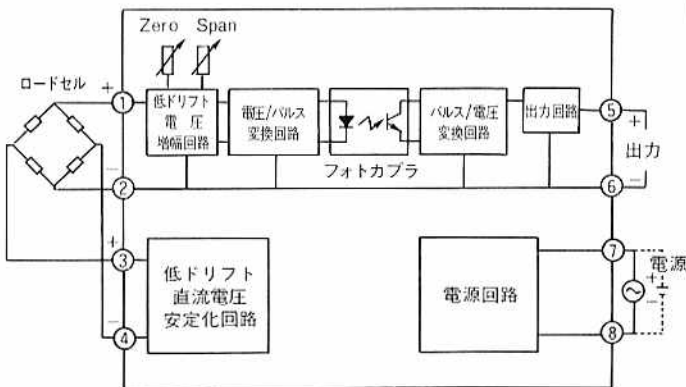
SLM形



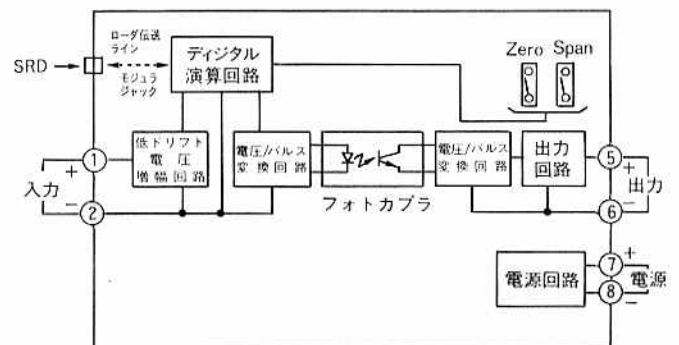
SDY形



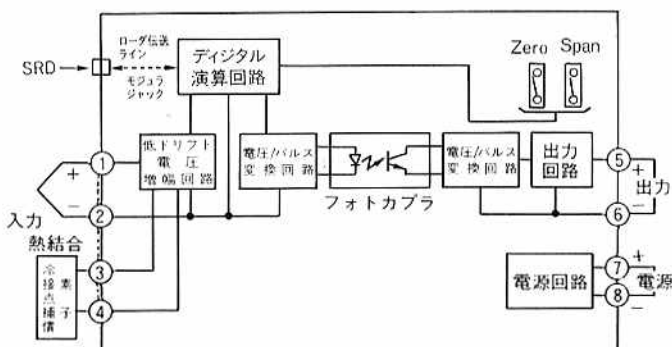
SLC形



SMD, SML, SMR形



SMT形



SMP形

