

Tリンク・Tリンクミニトランスデューサ

トランスデューサ用Tリンクユニット

SMF形トランスデューサは直流電圧、電流信号を富士電機独自のネットワークシステム、TリンクおよびTリンクミニ伝送に対応させるものです。

SDC形トランスデューサのTリンク・Tリンクミニ対応品に比べ、入・出力信号を限定することにより、大幅なコストダウンが可能になりました。

特長

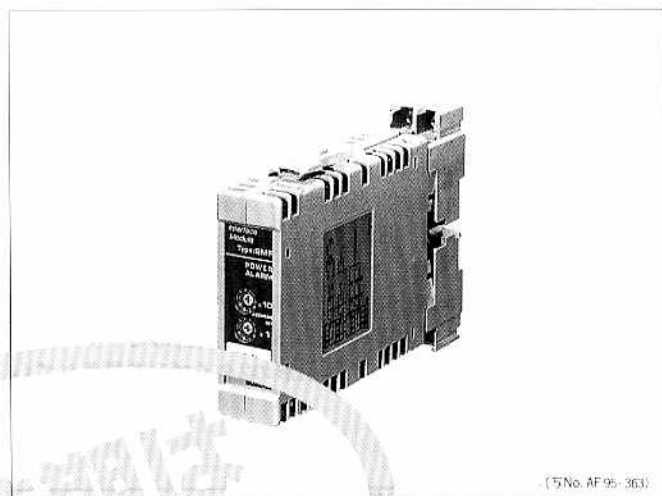
- 補助電源は、AC85～264V、DC24Vを選定でき、入・出力回路と絶縁しています。
- 難燃性ケースを採用しています。
- ソケットは直接取付、IECレール取付兼用です。

仕様

直流入力・出力仕様

形式	SMF	
絶縁方式	フォトカプラ絶縁	
基準精度	±0.2%	
温度特性	±0.015%/C	
応答時間	直流入力形	0.2s以下(±10%)
	直流出力形	0.05s以下(±10%)
絶縁抵抗	100MΩ以上(DC500V)	
耐電圧	直流入力形	入力-伝送 AC500V(1分間)
	入力-電源	AC1500V(1分間)
	伝送-電源	AC1500V(1分間)
	直流出力形	伝送-出力 AC500V(1分間)
	出力-電源	AC1500V(1分間)
	伝送-電源	AC1500V(1分間)
周囲温度、湿度	-10℃～+50℃, 90%RH以下(結露しないこと)	
補助電源	DC	24V±10% 消費電流 約150mA
	AC	85～264V 50/60Hz 消費電力 約4VA
直流入力形	入力信号 (入力インピーダンス)	DC1～5V(1MΩ以上), DC0～5V(1MΩ以上)
	デジタル出力値 (データフォーマット)	DC0～10V(1MΩ以上), DC4～20mA(250Ω) 0～4000 ₍₁₀₎ (無符号16ビットバイナリ)
直流出力形	デジタル入力値 (データフォーマット)	0～4000 ₍₁₀₎ (無符号16ビットバイナリ)
	出力信号 (負荷抵抗)	DC1～5V(5kΩ以上), DC0～5V(5kΩ以上) DC0～10V(10kΩ以上)
分解能	12ビット	
占有ワード数	1ワード	
質量	約200g	

(備考) デジタル入力、出力値は16ビット2進値を10進値に換算した値で示しています。



(写真: AF 95-363)

形式(商品コード)説明

直流入力
※
(WT7M□□□□□1)

SMF□□□□□1

※商品コード

1	Tリンク
3	Tリンクミニ

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V ±10%

伝送方式	TL	Tリンク
	TM	Tリンクミニ

入力信号	13	DC0～5V
	14	DC0～10V
	15	DC1～5V
	16	DC4～20mA

直流出力
※
(WT7M□□□□□1)

SMF□□□□□1

※商品コード

2	Tリンク
4	Tリンクミニ

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V ±10%

出力信号	AA	DC1～5V
	AB	DC0～5V
	AC	DC0～10V

伝送方式	TL	Tリンク
	TM	Tリンクミニ

(備考) SMF形は入力および出力信号が限定になっています。上記以外の入力・出力信号の場合はSDC、Tリンク用トランスデューサをご使用ください。

Tリンク・Tリンクミニトランスデューサ

Tリンク用トランスデューサ

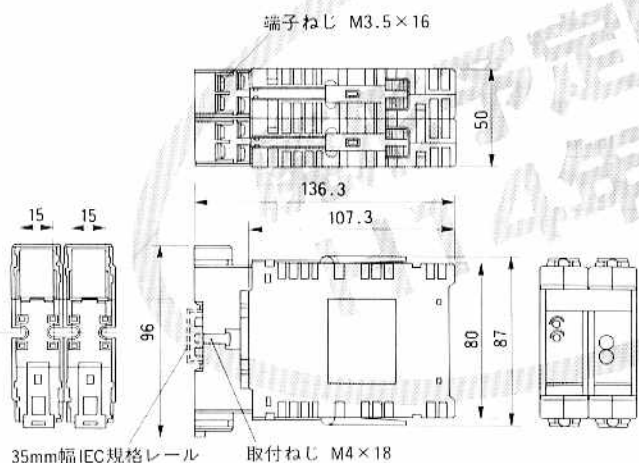
Tリンク仕様

伝送方式	半二重通信, シリアル伝送		
伝送速度	500Kbps		
伝送路形態	マルチドロップ		
伝送距離	最大1000m		
伝送路 (ケーブル)	ツイストペアケーブル		
	CPEV-SB $\phi 0.9 \times 1$ 対 (古河電工製) 最長1000m	KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m	
	KPEV-SB $0.5\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m	KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m	
接続局数	マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台	最大35台	

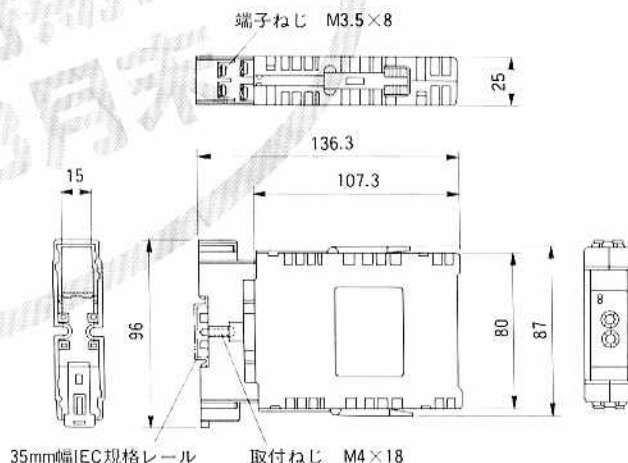
Tリンクミニ仕様

伝送方式	半二重通信, シリアル伝送		
伝送速度	500Kbps		
伝送路形態	マルチドロップ		
伝送距離	最大100m		
伝送路 (ケーブル)	ツイストペアケーブル		
	CPEV-SB $\phi 0.9 \times 1$ 対	KPEV-SB $0.5\text{mm}^2 \times 1$ 対	(古河電工製)
	KPEV-SB $0.75\text{mm}^2 \times 1$ 対	KPEV-SB $1.25\text{mm}^2 \times 1$ 対	
接続局数	基本ユニット1台 Tリンクミニトランスデューサ	最大10台	

外形寸法図



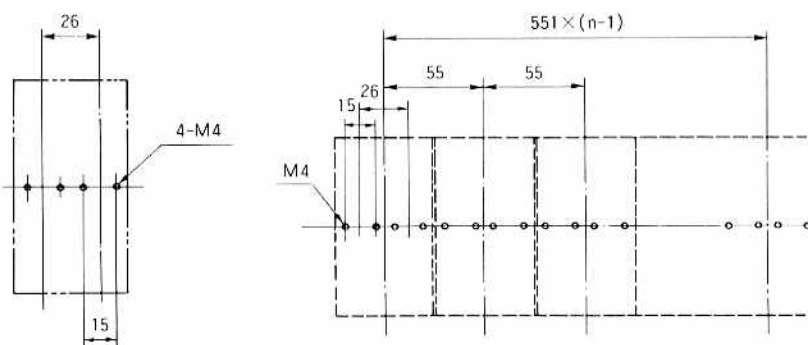
SMF形外形寸法図



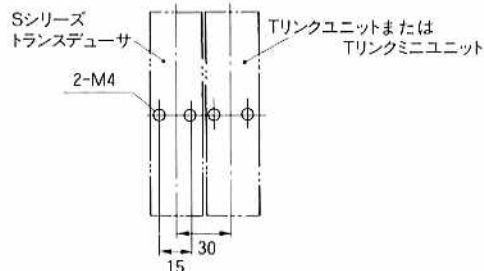
取付寸法

1台取付

n台取付



SMF形取付け寸法

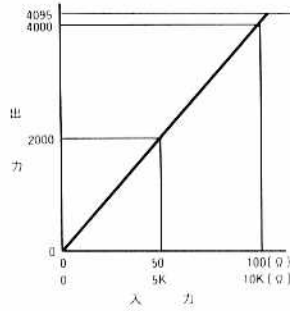


(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

Tリンク・Tリンクミニトランスデューサ

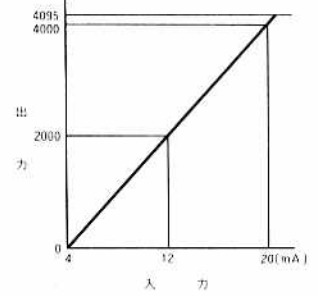
SPM-□□X, SPM-□□Y

入力	出力 (デジタル出力値)
100Ω～ 10kΩ指定	0～4000



SDY-□□X, SDY-□□Y

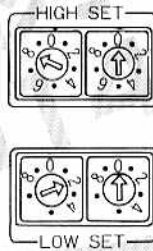
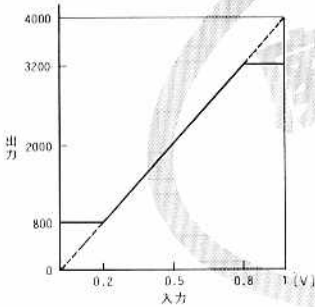
入力	出力 (デジタル出力値)
4～20mA	0～4000



SLM-□□X, SLM-□□Y

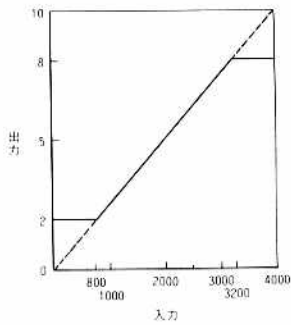
(例1) 入力信号DC0-1V L設定20%
出力信号Tリンク0-4000 H設定80%

上・下限設定用ロータリースイッチ
設定例：
上限80%，下限20%



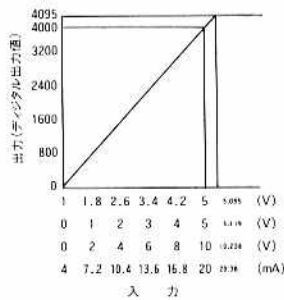
SLM-0X, SLM-0Y

(例2) 入力信号Tリンク0-4000 L設定20%
出力信号DC0-10V H設定80%



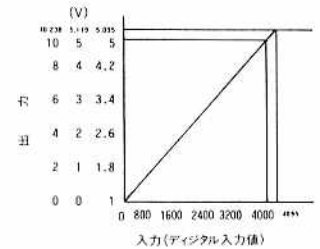
SMF直流入力

入力	出力 (デジタル出力値)
1～5V 0～5V 0～10V 4～20mA	0～4000



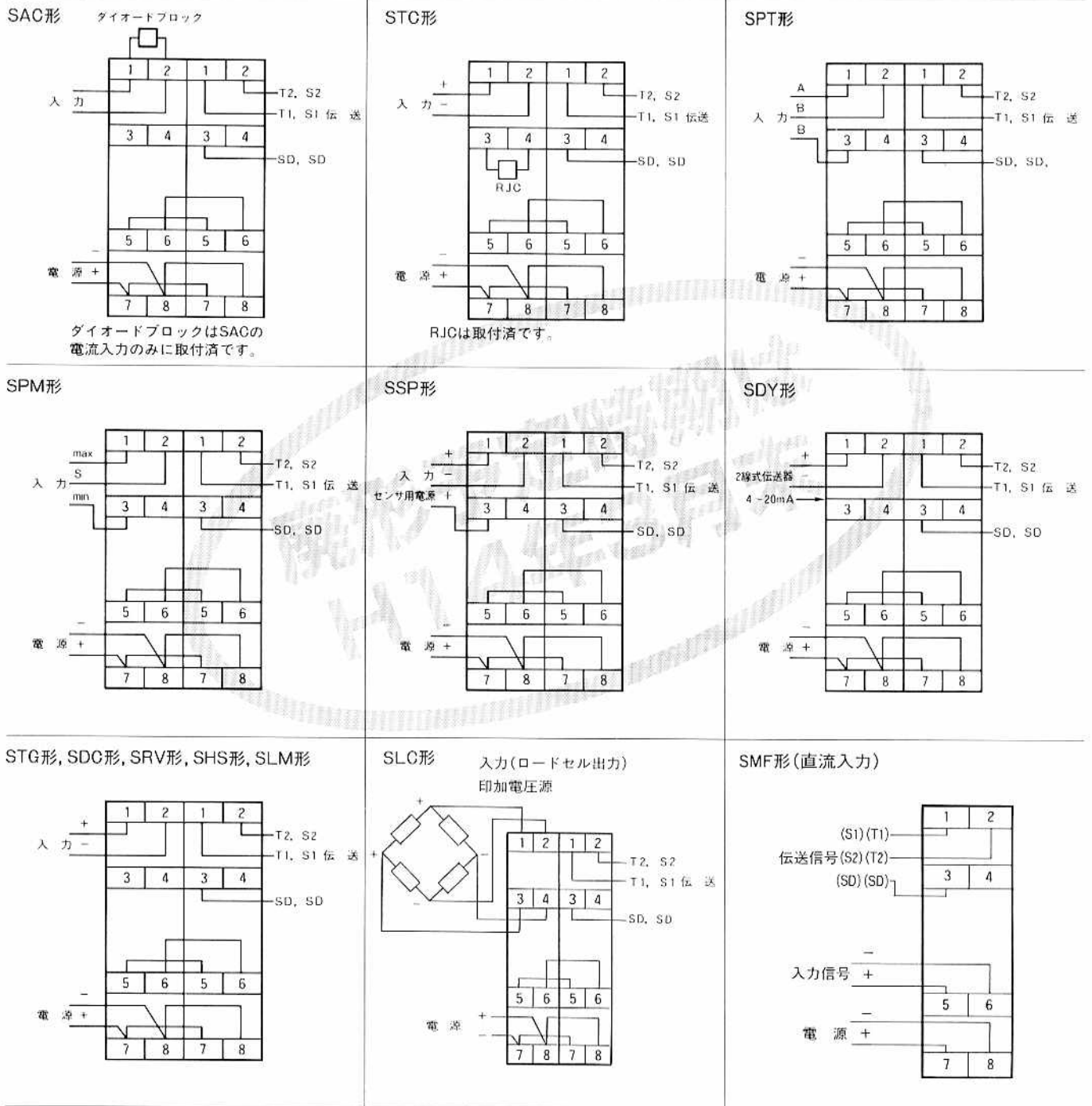
SMF直流出力

入力 (デジタル入力値)	出力
0～4000	1～5V 0～5V 0～10V



Tリンク・Tリンクミニトランスデューサ

外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)



外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

