

リバーストランスデューサ

富士Sシリーズリバーストランスデューサは、入力信号と出力信号を逆の関係にするとともに入・出力絶縁を行います。

■特長

- 補助電源はAC85～264V, DC24Vを選定でき、入・出力回路と絶縁しています。

■用途

- 制御動作を逆にする。
- 逆関係のアナログ信号を正常化する。
- フェイルセーフ回路、出力回路の減算回路を構成する。

■仕様

形式	SRV	
絶縁方式	フォトカプラ絶縁	
基準精度	±0.1%	
温度特性	±0.15%/10°C	
応答時間	0.5s以下(0→90%)	
絶縁抵抗	100MΩ以上(DC500V)	
耐電圧	入力-出力	AC2000V(1分間)
	入力-電源	AC2000V(1分間)
	出力-電源	AC2000V(1分間)
周囲温度・湿度	-10°C～+50°C, 90%RH以下(結露しないこと)	
補助電源	DC	24V ±10%(約100mA) 110V±10%(約30mA)
	AC	85～264V(約4VA)
ゼロ調整範囲	約-5～+5%	
スパン調整範囲	約95～105%	
入力信号 (入力インピーダンス)	電圧(DC)	0～10mV, 0～100mV, 0～1V, 0～5V, (1MΩ以上) (1MΩ以上) (1MΩ以上) (1MΩ以上)
	電流(DC)	4～20mA, 10～50mA, 0～20mA (250Ω) (100Ω) (250Ω)
出力信号 (負荷抵抗)	電圧(DC)	10～0mV, 100～0mV, 1～0V, 5～0V, (10kΩ以上) (100kΩ以上) (200Ω以上) (1kΩ以上)
	電流(DC)	10～0V, 5～1V (2kΩ以上) (1kΩ以上)
	電圧(DC)	1～0mA, 5～0mA, 10～0mA, 16～0mA, (15kΩ以下) (3kΩ以下) (1.5kΩ以下) (900Ω以下)
	電流(DC)	20～0mA, 5～1mA, 10～2mA, 20～4mA (750Ω以下) (3kΩ以下) (1.5kΩ以下) (750Ω以下)
質量	約180g	



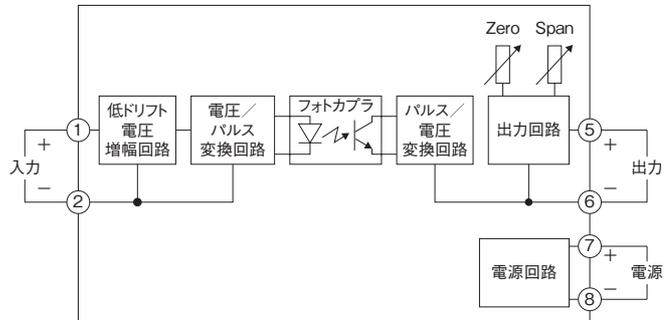
■形式(=商品コード)説明

設計順位	
10	DC0～10mV
11	DC0～100mV
12	DC0～1V
13	DC0～5V
14	DC0～10V
15	DC1～5V
16	DC4～20mA
17	DC10～50mA
22	DC0～20mA
ZZ	特殊

補助電源	
0	AC85～264V, 50/60Hz
3	DC24V±10%

出力信号	
A	DC5～1V
B	DC5～0V
C	DC10～0V
D	DC1～0V
E	DC10～0mV
F	DC100～0mV
H	DC20～4mA
J	DC1～0mA
K	DC5～0mA
L	DC10～0mA
M	DC16～0mA
P	DC20～0mA
R	DC5～1mA
T	DC10～2mA
Z	特殊

■ブロック図



■製作可能範囲

- 入力
0～10mV以上…0～10V以下
0～1mA以上…0～50mA以下
- 出力
10～0mV以上…10～0V以下
1～0mA以上…20～0mA以下