

# A / Dトランスデューサ

## ■特長

- 直流入力信号をBCD信号に高速変換
- スケーリング機能搭載
- 入力・出力・電源の3ポート絶縁
- IEC35mmレールにワンタッチ取付け
- 押締端子台採用で接続時間を短縮

## ■仕様・性能

### ●入力信号仕様 入力A

コードNo	入力	入力抵抗	スケーリング範囲	最大許容入力
14	DC0~10V	1MΩ以上	オフセット: ±500 フルスケール: 100~1999	±250V
15	DC1~5V			
16	DC4~20mA	51Ω	スパン範囲: 2000カウント	±50mA

### 入力B

コードNo	入力	入力抵抗	可変範囲	最大許容入力
G	DC0~±2V	100MΩ	ゼロ : ±2.5%	±250V

ご注意: 入力AとBは絶縁されていない為, 入力Aを直流電流で使用される場合, 入力Bとの併用はできません。

### ●一般仕様

- 動作方式: 2重積分方式
- 入力回路: シングルエンデッド形
- 入力バイアス電流: 2nA (TYP)
- サンプリング速度: 12.5回/秒 (50Hz), 15回/秒 (60Hz)
- 許容差: ±0.3% of F.S
- 温度特性: ±0.2%F.S/°C
- 応答時間: 0→90%: 160ms以下 (50Hz), 134ms以下 (60Hz)
- ノイズ除去比: NMR 40dB TYP (50Hz/60Hz)
- 耐電圧: 入力-出力-電源各間 AC 2000V 1分間
- 絶縁抵抗: 入力-出力-電源各間 100MΩ以上 (DC 500V)
- 電源電圧: DC 24V±10% 55mA (TYP)
- 質量: 約133g
- 動作周囲温度: -5~50°C
- 動作周囲湿度: 35~90% RH (結露なきこと)
- 保管湿度範囲: -10°C~70°C, 60% RH以下 (結露なきこと)
- 付属品: 取扱説明書, 端子カバー, 脱着式6Pコネクタ, 圧接ソケット (MIL規格準拠品)

### ●BCD出力信号仕様

#### オープンコレクタ出力

- データ出力: 負論理 論理 "1" の時トランジスタ "ON"
- 極性信号 [POL]: プラスデータの時トランジスタ "ON"
- オーバー信号 [OVER]: 出力データ範囲外の時トランジスタ "ON"
- 印字指令信号 [PC]: 出力データ確定毎に約10msの間トランジスタ "ON"

(NPN型): 電圧 MAX: 30V, 電流 MAX: 15mA,  
出力飽和電圧 15mAの時1.2V以下

#### TTL出力

- データ出力: トライステートパラレルBCD正論理ラッチ出力
- 極性信号 [POL]: プラスデータの時 "1" レベル
- オーバー信号 [OVER]: 出力データ範囲外の時 "1" レベル
- 印字指令信号 [PC]: 出力データ確定毎に約10msの間 "1" レベル
- 出力: 各信号ともTTLレベル ファンアウト: 2.5V  
CMOSコンパチブル

※負論理の場合上記の各データ出力は "0" レベルとなります。



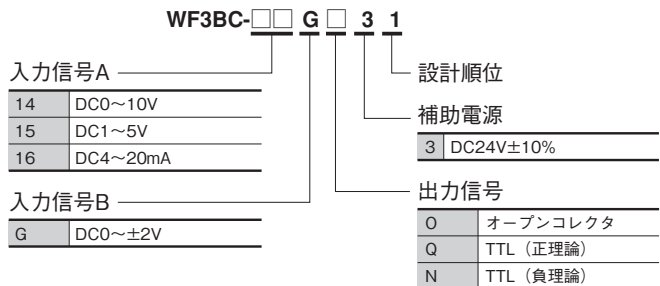
### ●各出力のENABLE/DISABLE

入力切替端子で選択されたチャンネル (A or B) のデータが出力されます。入力チャンネルA, Bのいずれも選択していない場合, オープンコレクタ出力の各データ及び印字指令信号出力トランジスタが, "OFF"の状態[DISABLE]となります。また, TTL出力の場合は各データ出力及び印字指令信号はハイインピーダンス状態[DISABLE]となります。

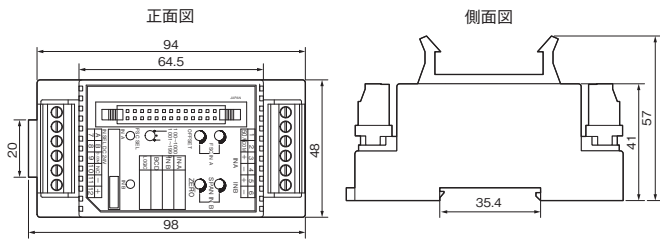
## ■希望小売価格

形式 (=商品コード)	希望小売価格 [円] (税抜き)
WF3BC-□□G□31	27,000

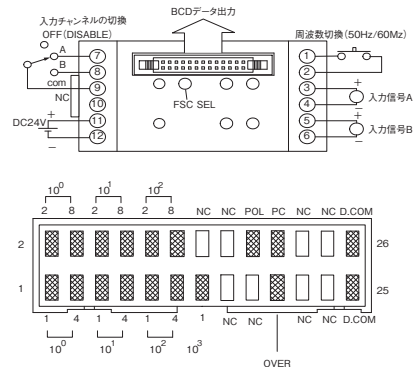
## ■形式 (=商品コード) 説明



## ■外形寸法図 (単位: mm)



## ■ブロック図



WF3BCシリーズ