

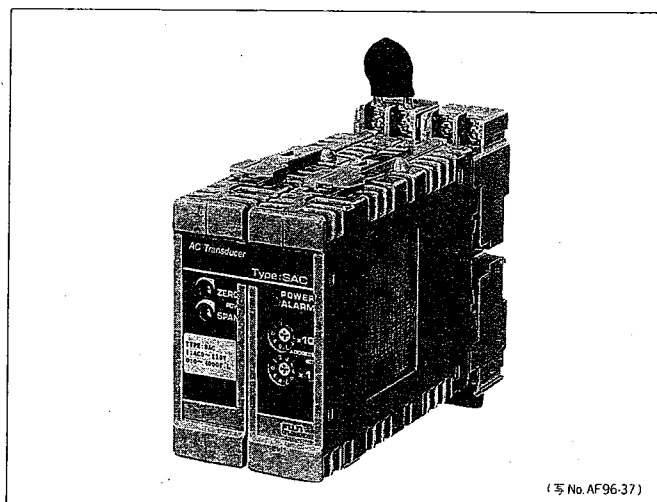
Tリンク・Tリンクミニトランスデューサ

交流電圧・電流Tリンク用トランスデューサ

SAC・Tリンク用トランスデューサは、入力した交流の電圧・電流信号を富士電機独自のネットワークシステム、Tリンク・Tリンクミニ伝送に対応させるものです。

特長

- 補助電源はAC85～264V, DC24Vを選定でき、入・出力回路と絶縁しています。
- ソケット、プラグ部はAu接触による高信頼性設計です。
- IECレール取付兼用です。
- 入力・出力間に変成器により絶縁しています。
- ケース類は難燃性樹脂を使用しています。
- 伝送器側⑤—⑥端子間より0～10V(標準品の場合)の直流信号を出力できます。



(写No.AF96-37)

仕様

形式	SAC-□□X, SAC-□□Y	
方式	実効値	
基準精度	±0.5%	
温度特性	±0.02%/°C	
応答時間	0.7s以下(±10%)	
絶縁抵抗	100MΩ以上(DC500V)	
耐電圧	入力—伝送	AC2000V(1分間)
	入力—電源	AC2000V(1分間)
	伝送—電源	AC2000V(1分間)
補助電源	DC	24V±10% 消費電流 約250mA
	AC	85～264V, 50/60Hz 消費電力 約7VA
周囲温度・湿度	-10°C～+50°C, 90%RH以下(結露しないこと)	
入力信号 (AC)	電流	0～1A, 0～5A(約1VA)
	電圧	0～110V, 0～150V, 0～300V(約0.5VA)
デジタル出力値 (データフォーマット)	0～4000 ₍₁₀₎ (無符号16ビットバイナリ)	
分解能	12ビット	
占有ワード数	1ワード	
ゼロ調整範囲	約-5～+5%	
スパン調整範囲	約95～105%	
質量	約400g	

- (備考) 1. デジタル出力値は、16ビット2進値を10進値に換算した値で示しています。
 2. 共通仕様・Tリンク, Tリンクミニ仕様, 外形寸法図は51ページに掲載してあります。
 3. 入力—出力の関係図, 外部接続図は、52～54ページに掲載してあります。
 4. 電流入力の場合は、入力端子にダイオードブロックが接続されています。
 5. SAC・Tリンク用トランスデューサを5台以上お使いになれる場合、ラック収納形トランスデューサ形式WH2形を選定された方が低コストになります。
 ご検討ください。

形式(商品コード)説明

(WT7AC-□□□□2)

SAC-□□□□2

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V±10%

伝送方式	X	Tリンク
	Y	Tリンクミニ

商品コード

入力信号	01	AC0～1A
	05	AC0～5A
	11	AC0～110V
	15	AC0～150V
	30	AC0～300V
	ZZ	特殊

Tリンク・Tリンクミニトランスデューサ

Tリンク用トランスデューサ

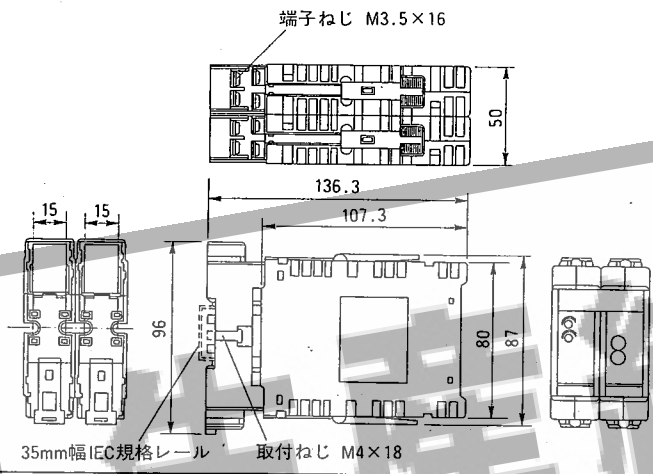
Tリンク仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大1000m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m	
接続局数	マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台	最大35台

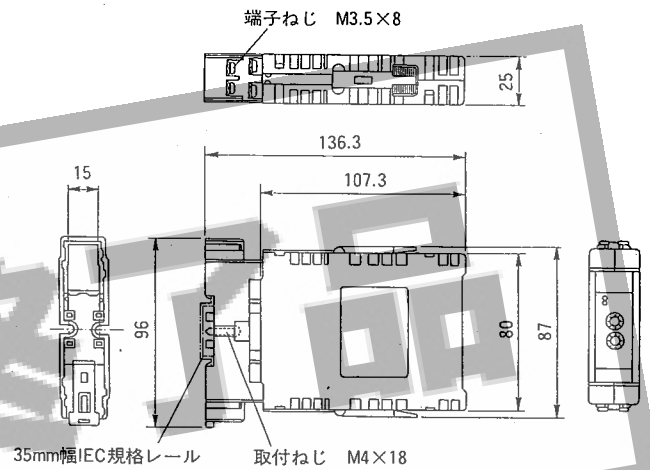
Tリンクミニ仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大100m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) KPEV-SB $1.25\text{mm}^2 \times 1$ 対	
接続局数	基本ユニット1台 Tリンクミニトランスデューサ	最大10台

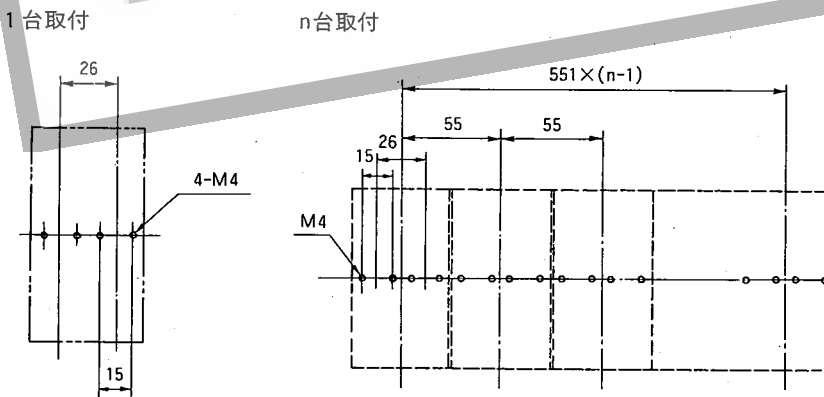
外形寸法図



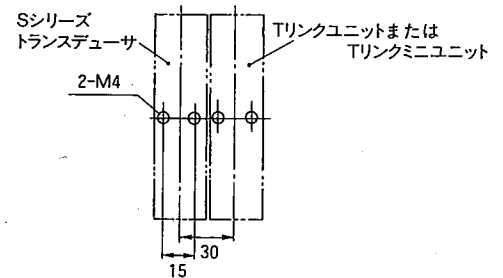
SMF形外形寸法図



取付寸法



SMF形取付け寸法



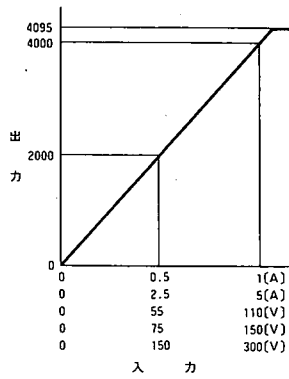
(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。
電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

Tリンク・Tリンクミニトランスデューサ

入力出力関係

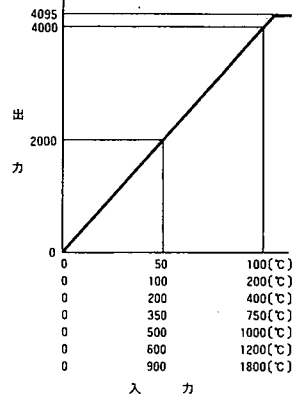
SAC-□□X, SAC-□□Y

入力	出力 (デジタル 出力値)
0~1A	0~4000
0~5A	
0~110V	
0~150V	
0~300V	



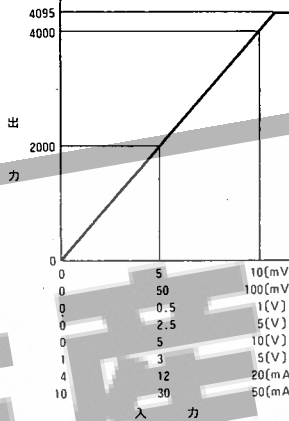
STC-□□□X, STC-□□□Y

入力	出力 (デジタル 出力値)
0~100°C	0~4000
0~200°C	
0~400°C	
0~750°C	
0~1000°C	
0~1200°C	
0~1800°C	



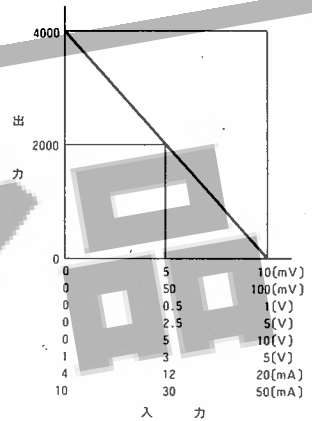
SDC-□□X, SDC-□□Y
SHS-□□X, SHS-□□Y

入力	出力 (デジタル 出力値)
0~10mV	0~4000
0~100mV	
0~1V	
0~5V	
0~10V	
1~5V	
4~20mA	
10~50mA	



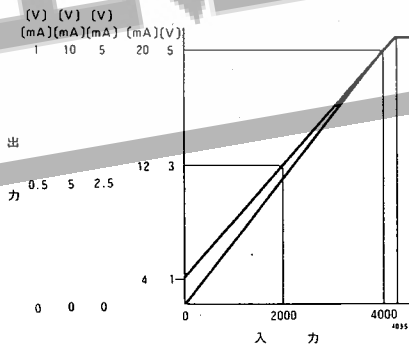
SRV-□□X, SRV-□□Y

入力	出力 (デジタル 出力値)
0~10mV	4000~0
0~100mV	
0~1V	
0~5V	
0~10V	
1~5V	
4~20mA	
10~50mA	



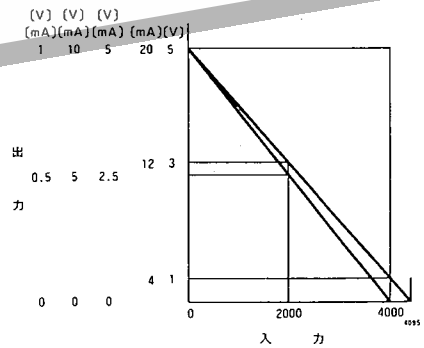
SDC-0X, SDC-0Y
SHS-0X, SHS-0Y

入力 (デジタル 入力値)	出力 (V) (V) (V) (mA) (mA) (mA) (mA) (V)
0~4000	0~5V
	0~10V
	0~1V
	0~1mA
	0~5mA
	0~10mA
	1~5V
	4~20mA



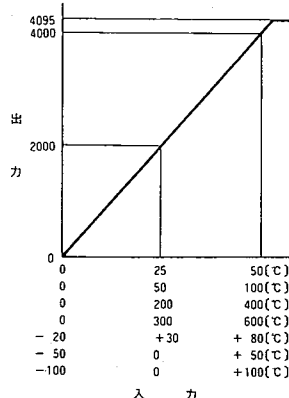
SRV-0X, SRV-0Y

入力 (デジタル 入力値)	出力 (V) (V) (V) (mA) (mA) (mA) (mA) (V)
0~4000	5~0V
	10~0V
	1~0V
	1~0mA
	5~0mA
	10~0mA
	5~1V
	20~4mA



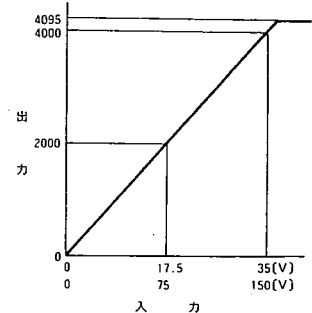
SPT-□□□X, SPT-□□□Y

入力	出力 (デジタル 出力値)
0~50°C	0~4000
0~100°C	
0~400°C	
0~600°C	
-20~+80°C	
-50~+50°C	
-100~+100°C	



STG-□□X, STG-□□Y

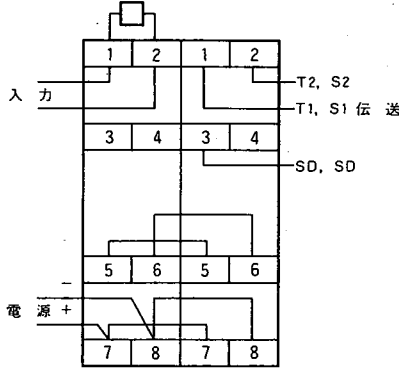
入力	出力 (デジタル 出力値)
AC 0~35V	0~4000
AC 0~150V	
DC 0~35V	



Tリンク・Tリンクミニトランスデューサ

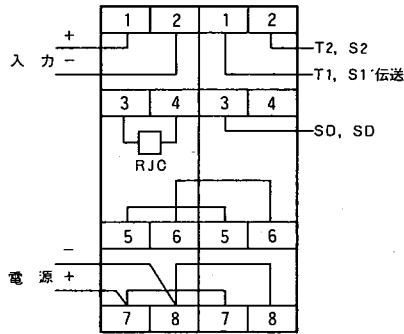
外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)

SAC形 ダイオードブロック



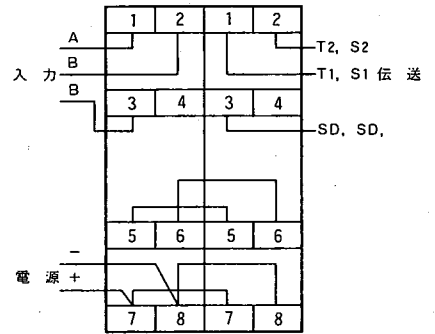
ダイオードブロックはSACの電流入力のみを取付済です。

STC形

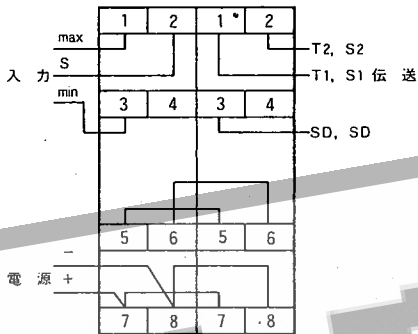


RJCは取付済です。

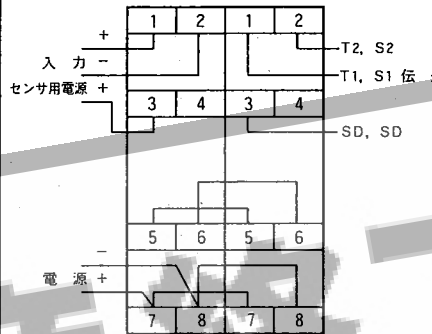
SPT形



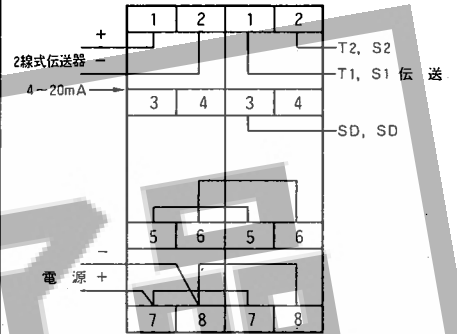
SPM形



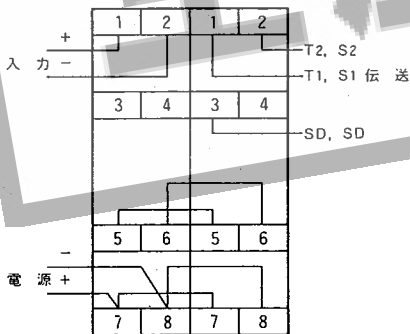
SSP形



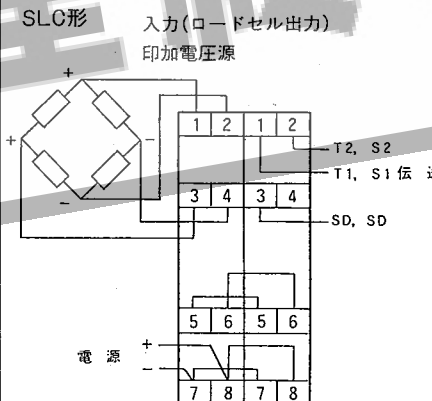
SDY形



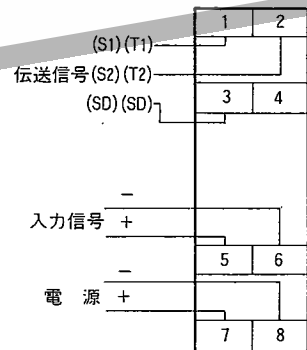
STG形, SDC形, SRV形, SHS形, SLM形



SLC形

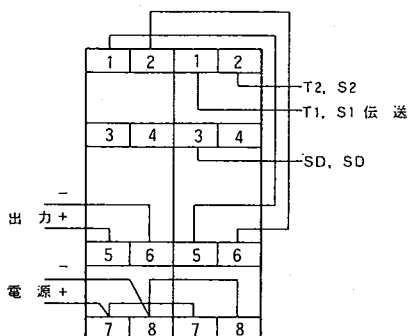


SMF形(直流入力)

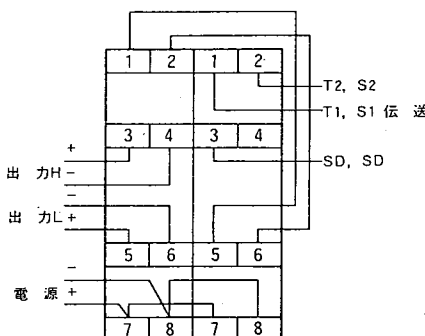


外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

SHS形, SDC形, SRV形, SDP形, SLM形



SAS形



SMF形(直流出力)

