

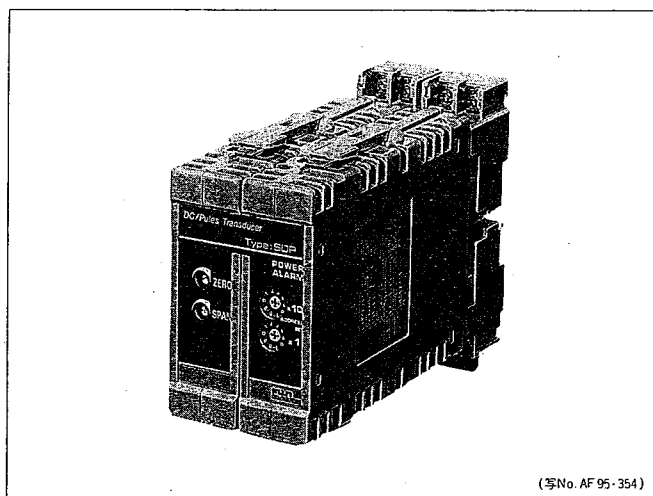
Tリンク・Tリンクミニトランスデューサ

直流/パルスTリンク用トランスデューサ

SDP・Tリンク用トランスデューサは、TリンクまたはTリンクミニのデジタル信号を入力し、これと比例した周波数のパルスを出力します。

特長

- 補助電源はAC85～264V、DC24Vを選定でき、入・出力回路を絶縁しています。
- ソケット、プラグ部はAu接触による高信頼性設計です。
- IECレール取付兼用です。
- ケース類は、難燃性樹脂を使用しています。
- 伝送器側⑤—⑥端子間より、0—10V（標準品の場合）の直流信号を出力できます。



(写No. AF 95-354)

仕様

形式	SDP-0X, SDP-0Y	
絶縁方式	フォトカプラ絶縁	
基準精度	±0.2%	
温度特性	±0.02%/°C	
応答時間	約3s(±10%)	
絶縁抵抗	100MΩ以上(DC500V)	
耐電圧	伝送—出力	AC1000V(1分間)
	伝送—電源	AC1500V(1分間)
	出力—電源	AC1500V(1分間)
補助電源	DC	24V±10% 消費電流 約250mA
	AC	85～264V, 50/60Hz 消費電力 約7VA
周囲温度・湿度	-10°C～+50°C, 90%RH以下(結露しないこと)	
デジタル入力値 (データフォーマット)	0～4000 ₁₀ (無符号16ビットバイナリ)	
分解能	12ビット	
占有ワード数	1ワード	
出力信号 (出力周波数0.01～10kHzご指定ください)	オープンコレクタ信号	DC30V, 100mA以下 ON電圧, 0.5V以下
	電圧パルス信号	5V—負荷抵抗1kΩ以上 12V—負荷抵抗2kΩ以上
ゼロ調整範囲	約-3～+3%	
スパン調整範囲	約97～103%	
質量	約400g	

形式(商品コード)説明

(WT7DP—□□□□1)

SDP—□□□□1

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V±10%

出力信号	A	オープンコレクタ信号
	B	5V電圧パルス信号
	C	12V電圧パルス信号

出力周波数(0.01Hz～10kHz)を必ずご指定ください。

伝送方式	0X	Tリンク
	0Y	Tリンクミニ

- (備考) 1. デジタル入力値は、16ビット2進値を10進値に換算した値で示しています。
2. 共通仕様・Tリンク、Tリンクミニ仕様、外形寸法図は51ページに掲載してあります。
3. 外部接続図は54ページに掲載してあります。
4. SDP形Tリンクトランスデューサを5台以上お使いになられる場合、ラック収納形トランスデューサ形式WH2形を選定された方が低コストになります。ご検討ください。

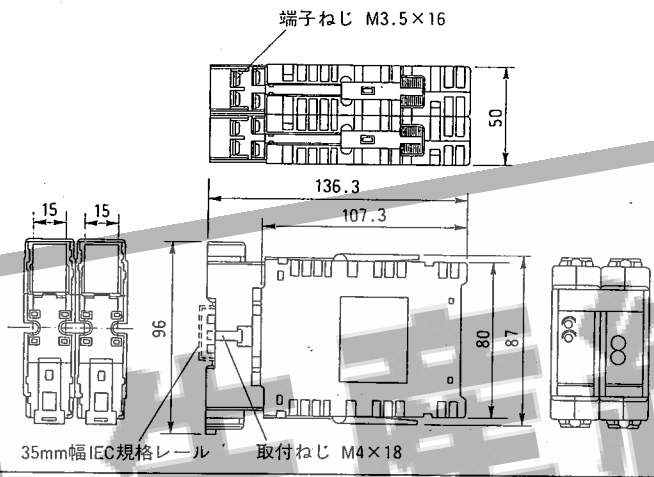
Tリンク・Tリンクミニトランスデューサ

Tリンク用トランスデューサ

Tリンク仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大1000m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m	
接続局数	マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台	最大35台

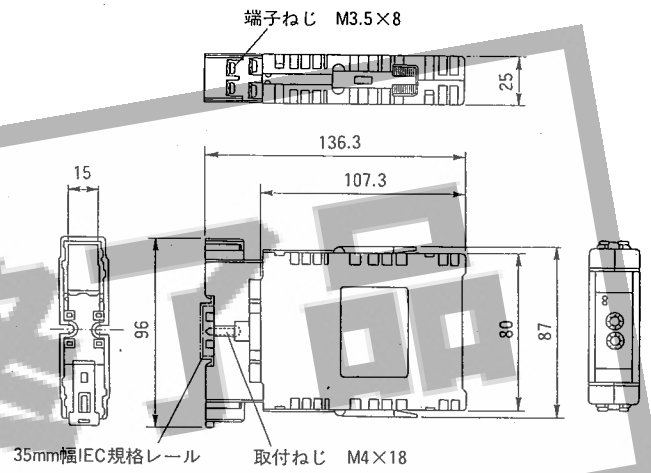
外形寸法図



Tリンクミニ仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大100m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) KPEV-SB $1.25\text{mm}^2 \times 1$ 対	
接続局数	基本ユニット1台 Tリンクミニトランスデューサ	最大10台

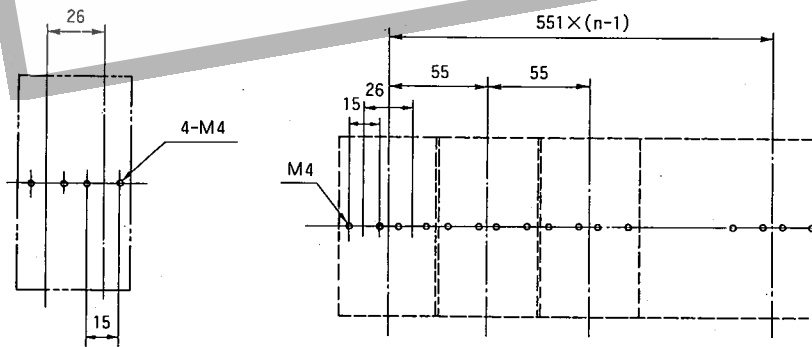
SMF形外形寸法図



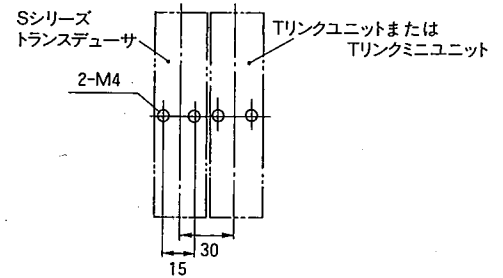
取付寸法

1台取付

n台取付



SMF形取付け寸法

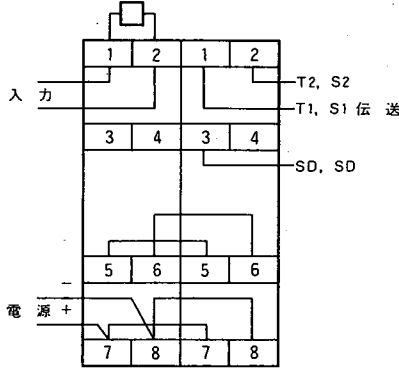


(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。
電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

Tリンク・Tリンクミニトランスデューサ

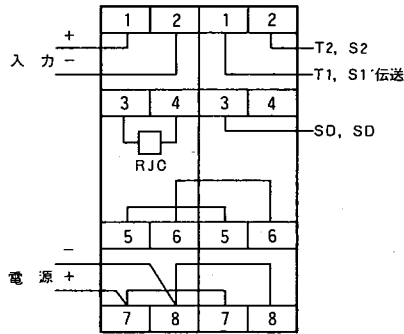
外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)

SAC形 ダイオードブロック



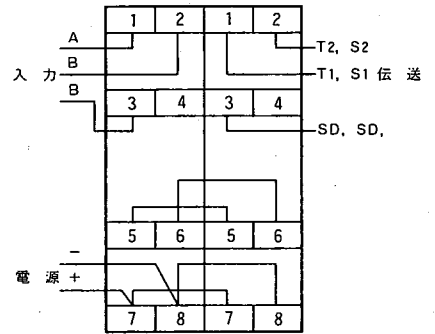
ダイオードブロックはSACの電流入力のみを取付済です。

STC形

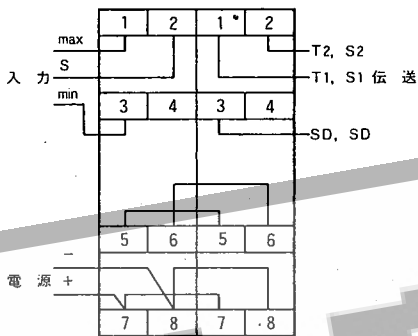


RJCは取付済です。

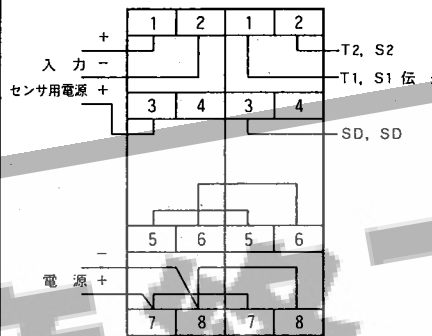
SPT形



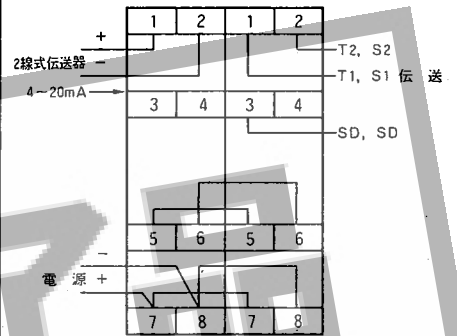
SPM形



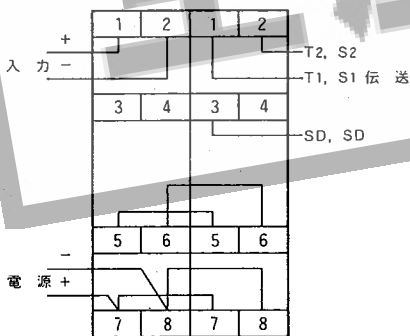
SSP形



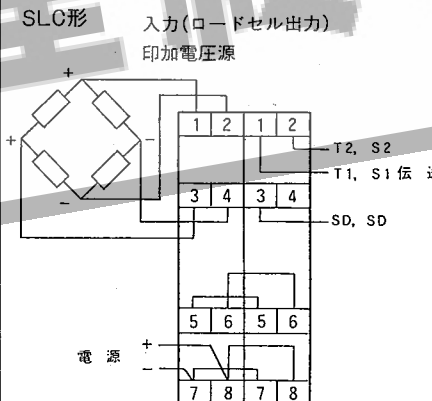
SDY形



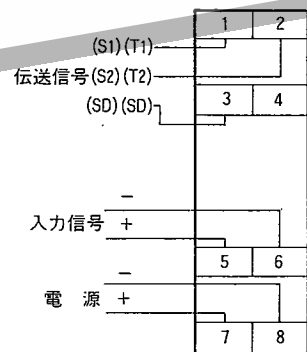
STG形, SDC形, SRV形, SHS形, SLM形



SLC形

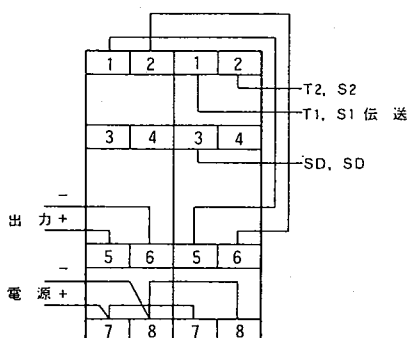


SMF形(直流入力)

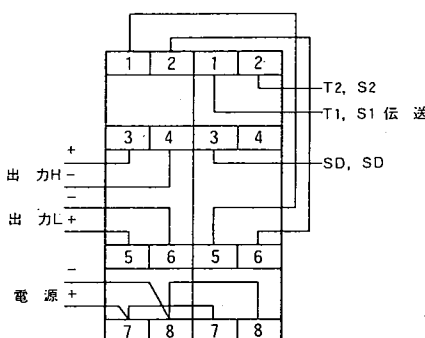


外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

SHS形, SDC形, SRV形, SDP形, SLM形



SAS形



SMF形(直流出力)

