

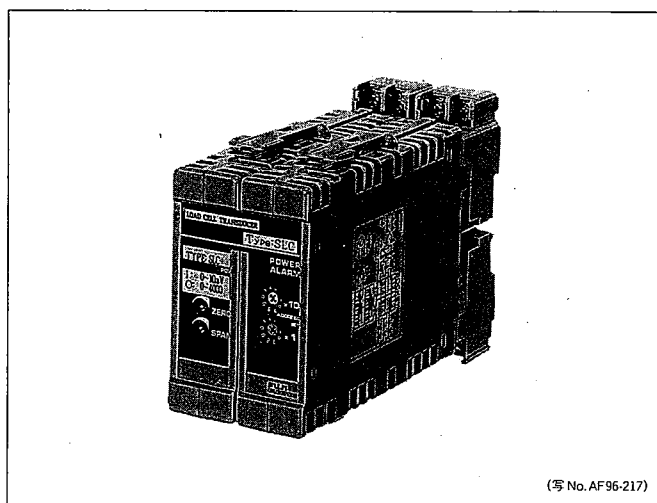
Tリンク・Tリンクミニトランスデューサ

ロードセルTリンク用トランスデューサ

SLC Tリンク用トランスデューサは、ロードセルにブリッジ電圧を供給すると共に検出信号を富士電機独自のネットワークシステムTリンク、Tリンクミニ伝送に対応させるものです。

特長

- 補助電源はAC85～264V、DC24Vを選定でき、入・出力回路を絶縁しています。
- ソケット、プラグ部はAu接触による高信頼性設計です。
- IECレール取付兼用です。
- ケース類は、難燃性樹脂を使用しています。
- 短絡保護機能付です。
- 伝送器側⑤-⑥端子間より0-10V（標準品の場合）の直流信号を出力できます。



(写 No. AF96-217)

仕様

形式	SLC-□□X, SLC-□□Y	
方式	フォトカプラ絶縁	
基準精度	±0.35%	
温度特性	±0.045%/℃	
応答時間	約1.0s以下 (0→90%)	
絶縁抵抗	100MΩ以上 (DC500V)	
耐電圧	AC2000V (1分間)	
補助電源	AC	AC85～264V 約9VA
	DC	DC24V±10% (約250mA), DC110V±10% (約90mA)
使用温度範囲	-10～+50℃	
使用湿度範囲	90%RH以下 (結露しないこと)	
組合せロードセル	入力信号	ブリッジ抵抗 350Ω 定格出力電圧 0.3mV/V～2mV/V ただし、本器への入力信号が3mVFS以上になる範囲で御使用ください。
	印加電圧 (許容電流)	10Vまたは5V (30mA以下)
※1 デジタル出力値 (データフォーマット)	0～4000 ₍₁₀₎ (無負号16ビットバイナリ)	
分解能	12ビット	
占有ワード数	1ワード	
ゼロ調整範囲	約-50～+50%	
スパン調整範囲	約90～110%	
質量	約380g	

※1 デジタル出力値は16ビット2進値を10進値に換算した値で示しています。

(注) 本トランスデューサのデータ形式は符号なし16ビットバイナリ(2進)です。Tリンクカプセルは符号付BCDのため、両機種をそのまま置換えをする場合は、一部プログラムの変更が必要となります。(2進/BCD変換, BCD/2進変換命令等)

形式(商品コード)説明

(WT7LC-□□□□□□1)

SLC-□□□□□1

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V ±10%
	4	DC110V ±10%

伝送方式	X	Tリンク
	Y	Tリンクミニ

印電加圧	1	DC5V max 30mA
	2	DC10V max 30mA

組合せロードセル	01	1mV/V
	02	2mV/V
	ZZ	その他

商品コード

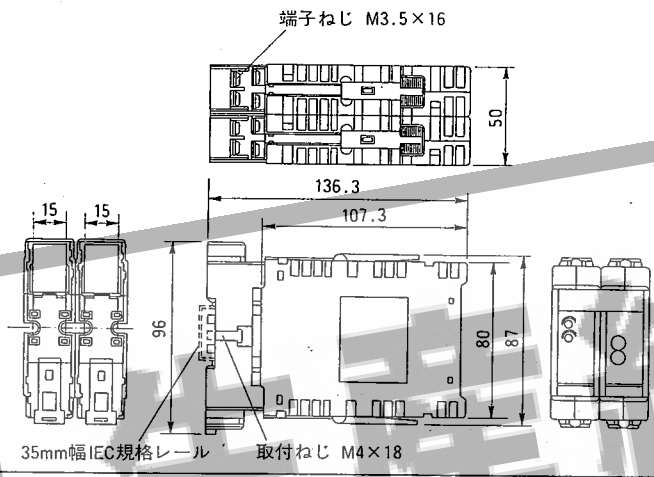
Tリンク・Tリンクミニトランスデューサ

Tリンク用トランスデューサ

Tリンク仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大1000m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m	
接続局数	マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台	最大35台

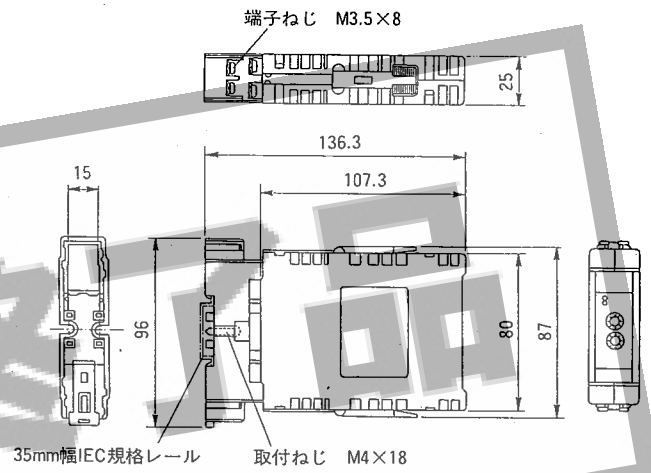
外形寸法図



Tリンクミニ仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大100m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.5\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.75\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m	
接続局数	基本ユニット1台 Tリンクミニトランスデューサ	最大10台

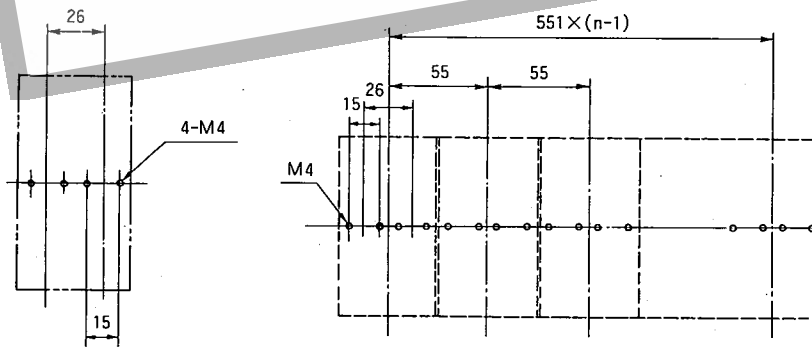
SMF形外形寸法図



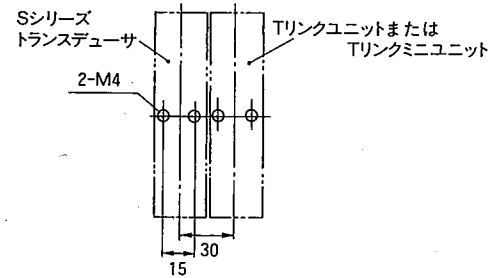
取付寸法

1台取付

n台取付



SMF形取付け寸法

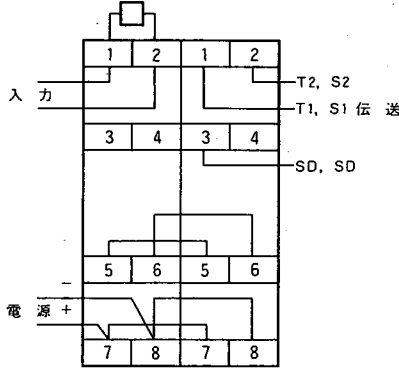


(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。
電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

Tリンク・Tリンクミニトランスデューサ

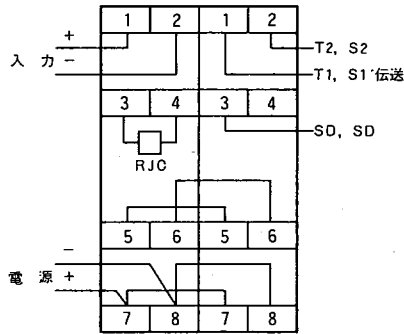
外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)

SAC形 ダイオードブロック



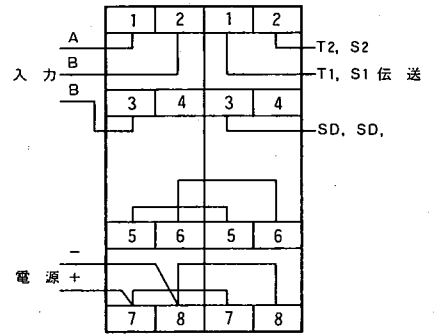
ダイオードブロックはSACの電流入力のみを取付済です。

STC形

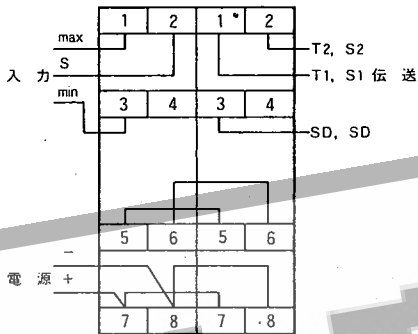


RJCは取付済です。

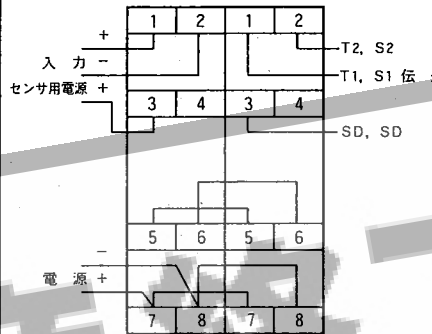
SPT形



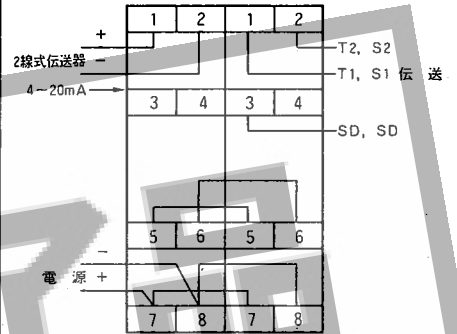
SPM形



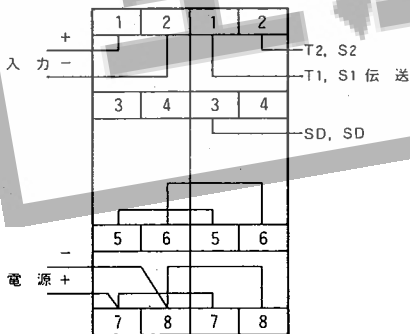
SSP形



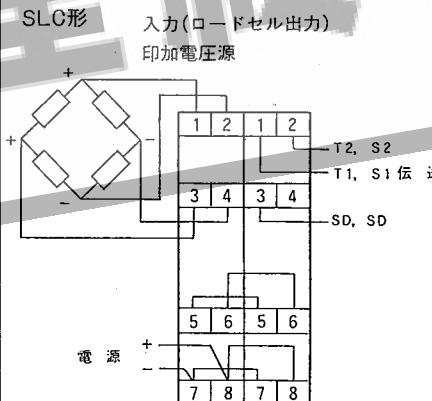
SDY形



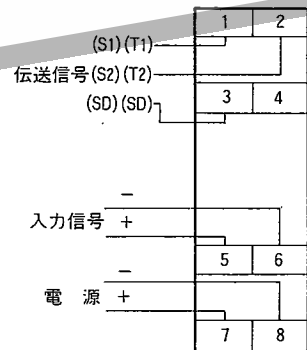
STG形, SDC形, SRV形, SHS形, SLM形



SLC形

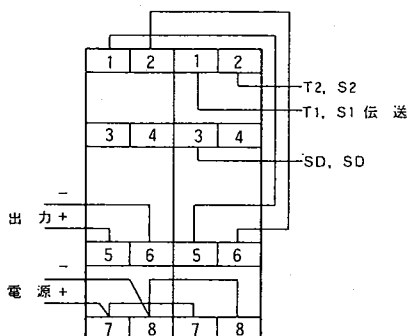


SMF形(直流入力)

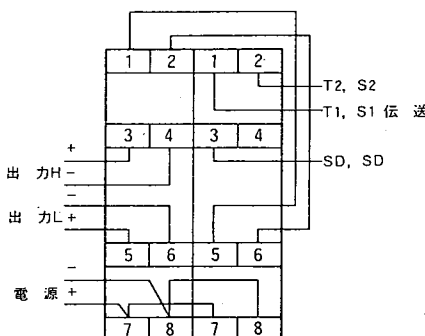


外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

SHS形, SDC形, SRV形, SDP形, SLM形



SAS形



SMF形(直流出力)

