

# Tリンク・Tリンクミニトランスデューサ

## リミッタTリンク用トランスデューサ

SLM・Tリンク用トランスデューサ直流入力形は、上限および下限設定された直流電圧・電流信号を入力し、TリンクまたはTリンクミニの伝送信号に変換します。直流出力形は、Tリンクデジタル信号を入力し、直流電圧・電流信号に変換するとともに上・下限の出力設定をします。

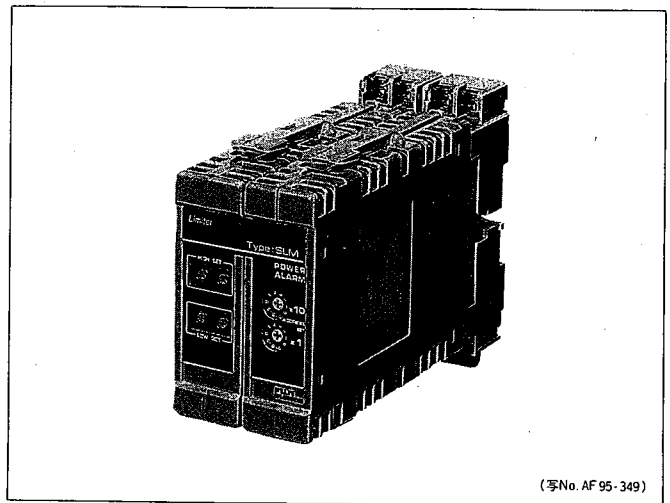
### 特長

- 補助電源はAC85～264V、DC24Vを選定でき、入・出力回路と絶縁しています。
- ソケット、プラグ部はAu接触による高信頼性設計です。
- IECレール取付兼用です。
- ケース類は、難燃性樹脂を使用しています。
- 直流入力形・出力形共、伝送器側⑤—⑥端子間より0～10V（標準品の場合）の設定された範囲内で直流信号を出力できます。

### 仕様

形式	SLM-□□X, SLM-□□Y, SLM-0X, SLM-0Y		
絶縁方式	フォトカプラ絶縁		
基準精度	±0.6%		
温度特性	±0.02%/°C		
応答時間	直流入力形	0.7s以下(±10%)	
	直流出力形	1s以下(±10%)	
絶縁抵抗	100MΩ以上(DC500V)		
最小設定分解能	1%		
設定範囲	上限	0～99%	
	下限	0～99%	
ただし、L側<H側とする。			
耐電圧 (直流入力形) (直流出力形)	入力-伝送	AC1000V(1分間)	
	入力-電源	AC1500V(1分間)	
	伝送-電源	AC1500V(1分間)	
補助電源	DC	DC24V±10% 消費電流 約250mA	
	AC	AC85～264V, 50/60Hz 消費電力 約7VA	
周囲温度・湿度	-10°C～+50°C, 90%RH以下(結露しないこと)		
直流入力形	入力信号(DC) (入力インピーダンス)	0～10mV, 0～100mV, 0～1V, 0～5V (1MΩ以上)(1MΩ以上)(1MΩ以上)(1MΩ以上)	
	デジタル出力値 (データフォーマット)	0～4000 <sub>(10)</sub> (無符号16ビットバイナリ)	
直流出力形	デジタル入力値 (データフォーマット)	0～4000 <sub>(10)</sub> (無符号16ビットバイナリ)	
	出力信号 (負荷抵抗)	電圧 (DC)	0～10mV, 0～100mV, 0～1V, 0～5V (10kΩ以上)(100kΩ以上)(1kΩ以上)(5kΩ以上)
		電流 (DC)	0～1mA, 0～5mA, 0～10mA, 0～16mA (15kΩ以下)(3kΩ以下)(1.5kΩ以下)(900Ω以下)
	電圧 (DC)	0～10V, 1～5V (10kΩ以上)(5kΩ以上)	
電流 (DC)	0～20mA, 1～5mA, 2～10mA, 4～20mA (750Ω以下)(3kΩ以下)(1.5kΩ以下)(750Ω以下)		
分解能	12ビット		
占有ワード数	1ワード		
質量	約380g		

- (備考) 1. デジタル入力・出力値は、16ビット2進値を10進値に換算した値で示しています。  
2. 共通仕様・Tリンク、Tリンクミニ仕様、外形寸法図は51ページに掲載してあります。  
3. 入力-出力の関係図、外部接続図は、52～54ページに掲載してあります。



(写真No. AF95-349)

### 形式(商品コード)説明

直流入力

(WT7L1-□□□□□1)

SLM-□□□□1

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V±10%

伝送方式	X	Tリンク
	Y	Tリンクミニ

商品コード

入力信号	10	DC0～10mV
	11	DC0～100mV
	12	DC0～1V
	13	DC0～5V
	14	DC0～10V
	15	DC1～5V
	16	DC4～20mA
	17	DC10～50mA
	ZZ	特殊

直流出力

(WT7L2-□□□□□1)

SLM-□□□□1

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V±10%

伝送方式	0X	Tリンク
	0Y	Tリンクミニ

出力信号	A	DC1～5V
	B	DC0～5V
	C	DC0～10V
	D	DC0～1V
	E	DC0～10mV
	F	DC0～100mV
	H	DC4～20mA
	J	DC0～1mA
	K	DC0～5mA
	L	DC0～10mA
	M	DC0～16mA
	P	DC0～20mA
	R	DC1～5mA
	T	DC2～10mA
	Z	特殊

# Tリンク・Tリンクミニトランスデューサ

## Tリンク用トランスデューサ

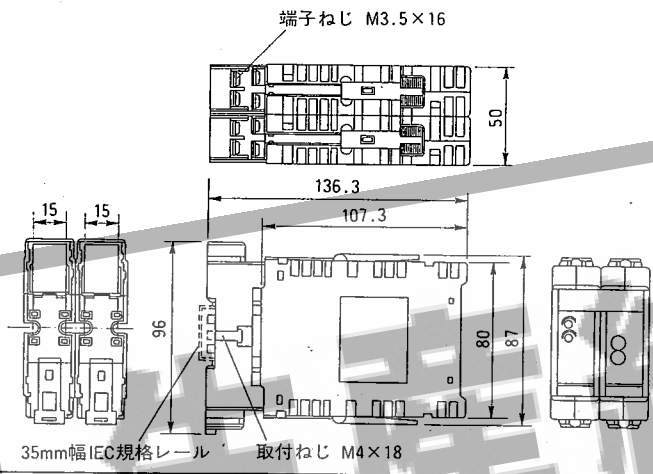
### Tリンク仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大1000m	
伝送路 (ケーブル)	ツイストペアケーブル	
	OPEV-SB $\phi 0.9 \times 1$ 対 (古河電工製) 最長1000m	KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m
	KPEV-SB $0.5\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m	KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m
接続局数	マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台	最大35台

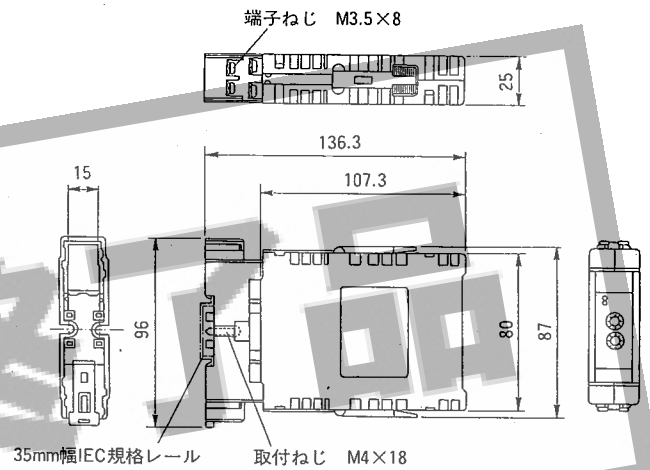
### Tリンクミニ仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大100m	
伝送路 (ケーブル)	ツイストペアケーブル	
	OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対	(古河電工製)
接続局数	基本ユニット1台 Tリンクミニトランスデューサ	最大10台

### 外形寸法図



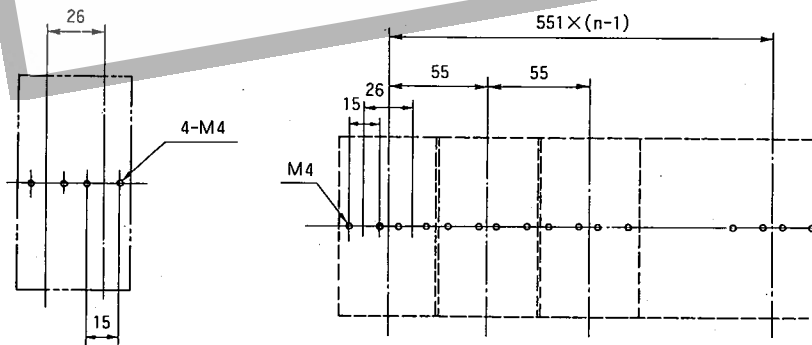
### SMF形外形寸法図



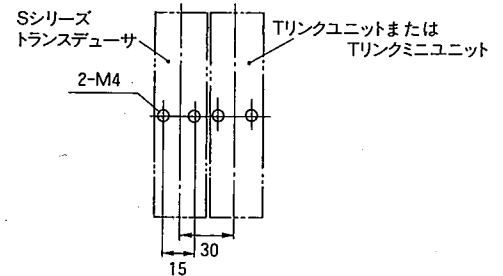
### 取付寸法

1台取付

n台取付



### SMF形取付け寸法

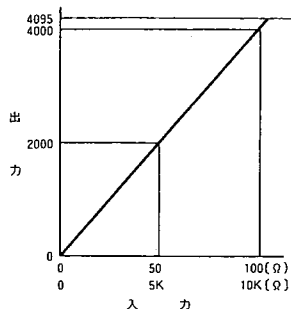


(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。  
電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

# Tリンク・Tリンクミニトランスデューサ

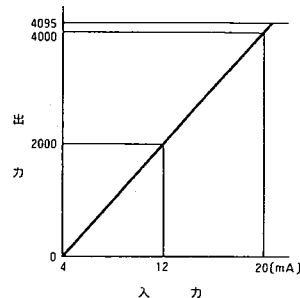
## SPM-□□X, SPM-□□Y

入力	出力 (デジタル出力値)
100Ω～ 10kΩ指定	0～4000



## SDY-□□X, SDY-□□Y

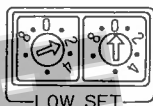
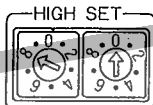
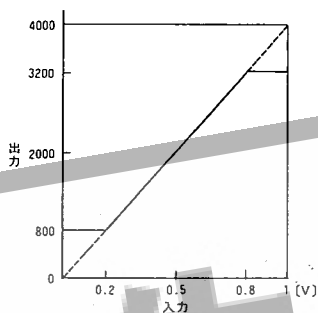
入力	出力 (デジタル出力値)
4～20mA	0～4000



## SLM-□□X, SLM-□□Y

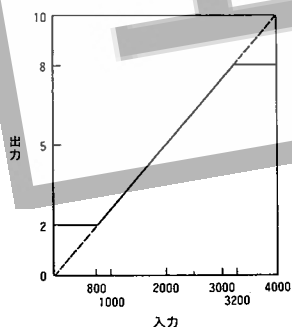
(例1) 入力信号DC0-1V L設定20%  
出力信号Tリンク0-4000 H設定80%

上・下限設定用ロータリースイッチ  
設定例：  
上限80%，下限20%



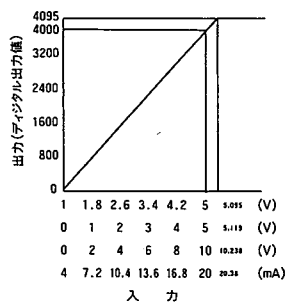
## SLM-0X, SLM-0Y

(例2) 入力信号Tリンク0-4000 L設定20%  
出力信号DC0-10V H設定80%



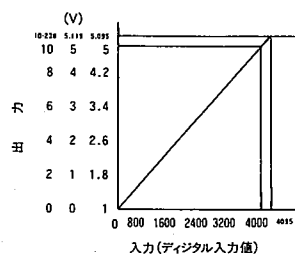
## SMF直流入力

入力	出力 (デジタル出力値)
1～5V 0～5V 0～10V 4～20mA	0～4000



## SMF直流出力

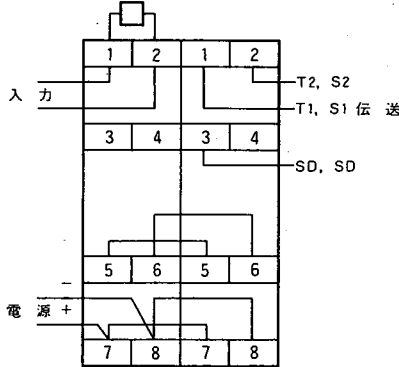
入力 (デジタル入力値)	出力
0～4000	1～5V 0～5V 0～10V



# Tリンク・Tリンクミニトランスデューサ

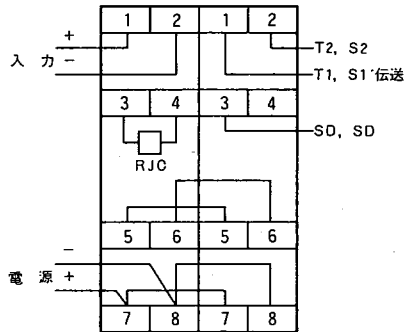
## 外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)

SAC形 ダイオードブロック



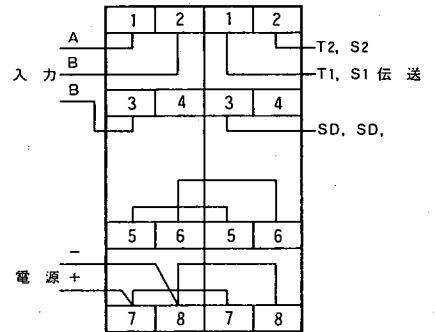
ダイオードブロックはSACの電流入力のみを取付済です。

STC形

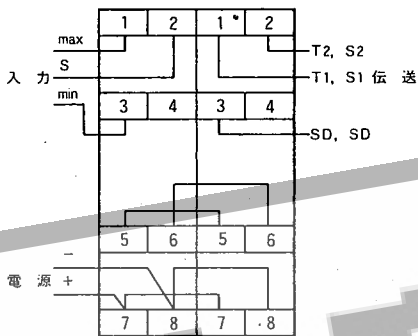


RJCは取付済です。

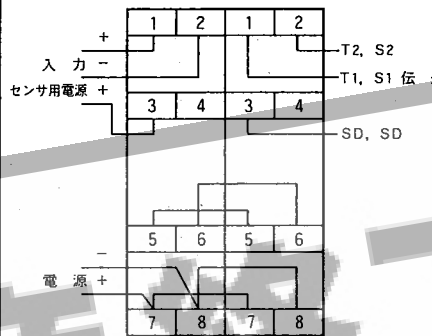
SPT形



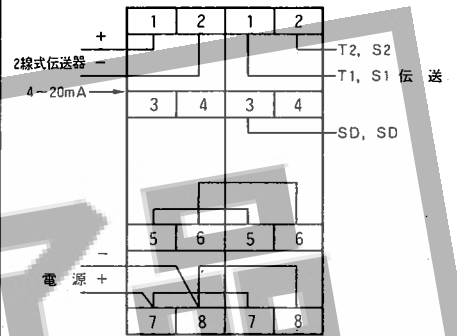
SPM形



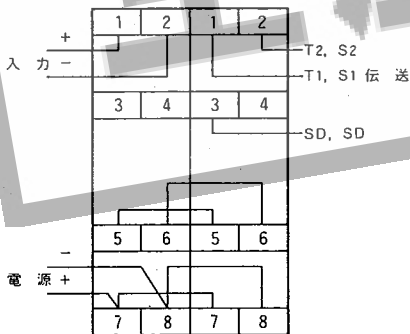
SSP形



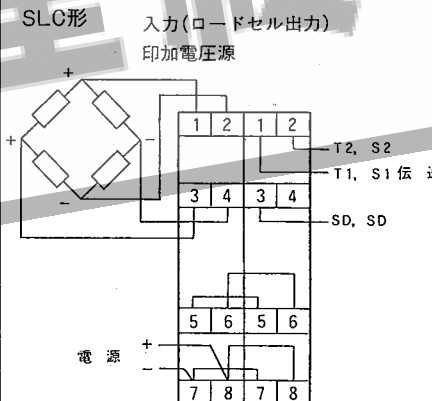
SDY形



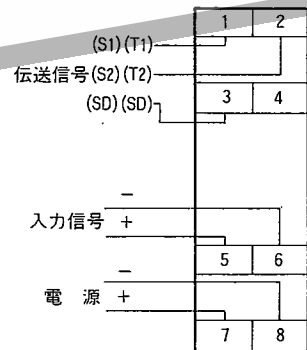
STG形, SDC形, SRV形, SHS形, SLM形



SLC形

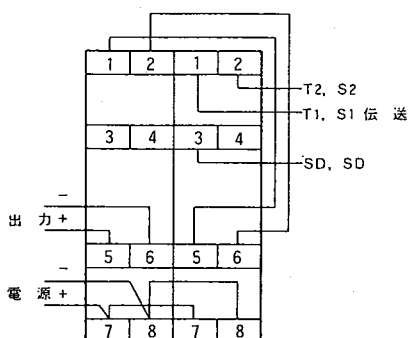


SMF形(直流入力)

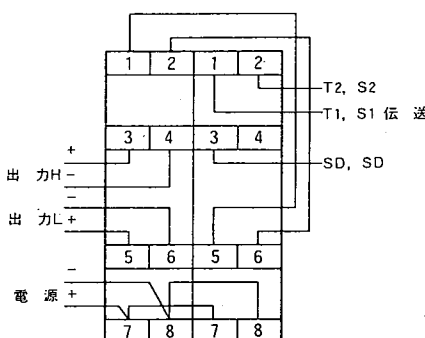


## 外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

SHS形, SDC形, SRV形, SDP形, SLM形



SAS形



SMF形(直流出力)

