

Tリンク・Tリンクミニトランスデューサ

リバースTリンク用トランスデューサ

SRV・Tリンク用トランスデューサは、入力信号と出力信号を逆の関係にして、Tリンク・Tリンクミニ伝送に対応させるものです。

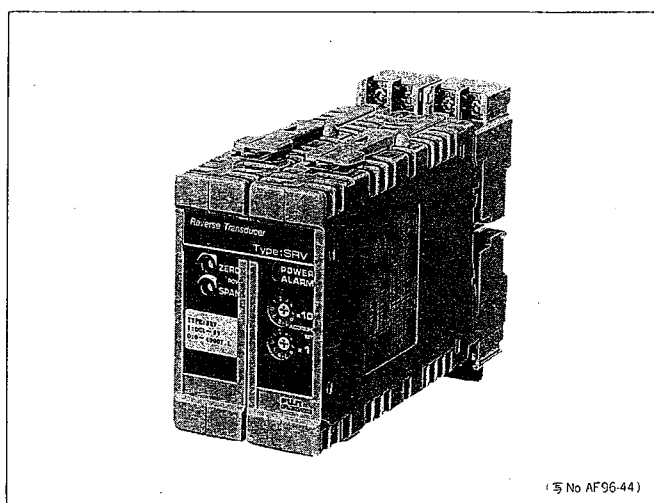
特長

- 補助電源はAC85～264V、DC24Vを選定でき、入・出力回路と絶縁しています。
- ソケット、プラグ部はAu接触による高信頼性設計です。
- IECレール取付兼用です。
- ケース類は、難燃性樹脂を使用しています。
- 直流入力形・出力形共、伝送器側⑤—⑥端子間より0—10V（標準品の場合）の直流信号を出力できます。

仕様

| | | |
|---------------|----------------------------------|---------------------------------------|
| 形式 | SRV-□□X, SRV-□□Y, SRV-0X, SRV-0Y | |
| 絶縁方式 | フォトカプラ絶縁 | |
| 基準精度 | ±0.2% | |
| 温度特性 | ±0.02%/°C | |
| 応答時間 | 直流入力形 | 0.7s以下(±10%) |
| | 直流出力形 | 1s以下(±10%) |
| 絶縁抵抗 | 100MΩ以上(DC500V) | |
| 耐電圧 | 入力—伝送 | AC2000V(1分間) |
| | (直流入力形) 入力—電源 | AC2000V(1分間) |
| (直流出力形) 伝送—電源 | AC2000V(1分間) | |
| | 補助電源 | DC DC24V±10% 消費電流 約250mA |
| 補助電源 | AC | AC85～264V, 50/60Hz 消費電力 約7VA |
| | 周囲温度・湿度 | -10°C～+50°C, 90%RH以下(結露しないこと) |
| 直流入力形 | 入力信号(DC) | 0—10mV, 0—100mV, 0—1V, 0—5V |
| | (入力インピーダンス) | (1MΩ以上)(1MΩ以上)(1MΩ以上)(1MΩ以上) |
| 直流出力形 | 出力信号 | 0—10V, 1—5V, 4—20mA, 10—50mA |
| | (負荷抵抗) | (1MΩ以上)(1MΩ以上)(250Ω)(100Ω) |
| 直流出力形 | デジタル出力値 | 4000—0 ₍₁₀₎ (無符号16ビットバイナリ) |
| | (データフォーマット) | |
| 直流出力形 | デジタル入力値 | 0—4000 ₍₁₀₎ (無符号16ビットバイナリ) |
| | (データフォーマット) | |
| 直流出力形 | 出力信号 | 10—0mV, 100—0mV, 1—0V, 5—0V |
| | (負荷抵抗) | (10kΩ以上)(100kΩ以上)(1kΩ以上)(5kΩ以上) |
| 直流出力形 | 電流 | 10—0V, 5—1V |
| | (DC) | (10kΩ以上)(5kΩ以上) |
| 直流出力形 | 電流 | 1—0mA, 5—0mA, 10—0mA, 16—0mA |
| | (DC) | (15kΩ以下)(3kΩ以下)(1.5kΩ以下)(900Ω以下) |
| 直流出力形 | 電流 | 20—0mA, 5—1mA, 10—2mA, 20—4mA |
| | (DC) | (750Ω以下)(3kΩ以下)(1.5kΩ以下)(750Ω以下) |
| 分解能 | 12ビット | |
| 占有ワード数 | 1ワード | |
| ゼロ調整範囲 | 約-5～+5% | |
| スパン調整範囲 | 約95～105% | |
| 質量 | 約380g | |

- (備考) 1. デジタル入力・出力値は、16ビット2進値を10進値に換算した値で示しています。
 2. 共通仕様・Tリンク、Tリンクミニ仕様、外形寸法図は51ページに掲載してあります。
 3. 入力—出力の関係図、外部接続図は、52～54ページに掲載してあります。
 4. SRV形Tリンクトランスデューサを11台以上お使いになられる場合、ラック収納形トランスデューサ形式WH2形を選定された方が低コストになります。
 ご検討ください。



(写 No AF96-44)

形式(商品コード)説明

直流入力

(WT7R1—□□□□□2)

SRV—□□□□□2

設計順位

| | | |
|------|---|--------------------|
| 補助電源 | 0 | AC85～264V, 50/60Hz |
| | 3 | DC24V±10% |

| | | |
|------|---|--------|
| 伝送方式 | X | Tリンク |
| | Y | Tリンクミニ |

商品コード

| | | |
|------|----|-----------|
| 入力信号 | 10 | DC0～10mV |
| | 11 | DC0～100mV |
| | 12 | DC0～1V |
| | 13 | DC0～5V |
| | 14 | DC0～10V |
| | 15 | DC1～5V |
| | 16 | DC4～20mA |
| | 17 | DC10～50mA |
| | ZZ | 特殊 |

直流出力

(WT7R2—□□□□□2)

SRV—□□□□□2

設計順位

| | | |
|------|---|--------------------|
| 補助電源 | 0 | AC85～264V, 50/60Hz |
| | 3 | DC24V±10% |

| | | |
|------|----|--------|
| 伝送方式 | 0X | Tリンク |
| | 0Y | Tリンクミニ |

| | | |
|------|---|-----------|
| 出力信号 | A | DC5～1V |
| | B | DC5～0V |
| | C | DC10～0V |
| | D | DC1～0V |
| | E | DC10～0mV |
| | F | DC100～0mV |
| | H | DC20～4mA |
| | J | DC1～0mA |
| | K | DC5～0mA |
| | L | DC10～0mA |
| | M | DC16～0mA |
| | P | DC20～0mA |
| | R | DC5～1mA |
| | T | DC10～2mA |
| | Z | 特殊 |

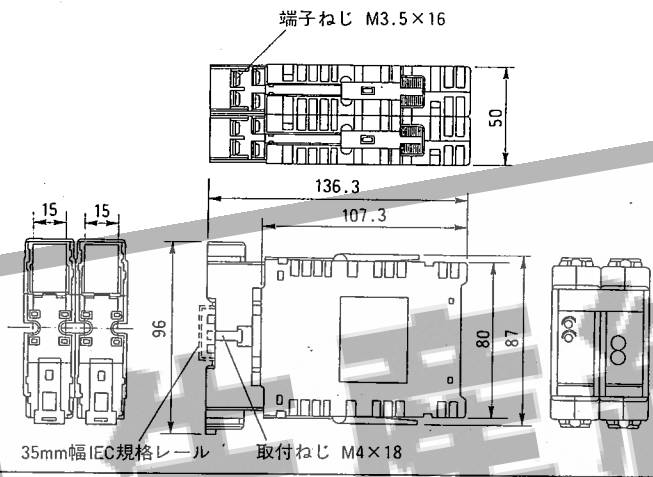
Tリンク・Tリンクミニトランスデューサ

Tリンク用トランスデューサ

Tリンク仕様

| | | |
|---------------|--|-------|
| 伝送方式 | 半二重通信, シリアル伝送 | |
| 伝送速度 | 500Kbps | |
| 伝送路形態 | マルチドロップ | |
| 伝送距離 | 最大1000m | |
| 伝送路 (ケーブル) | ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m | |
| 接続局数 | マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台 | 最大35台 |

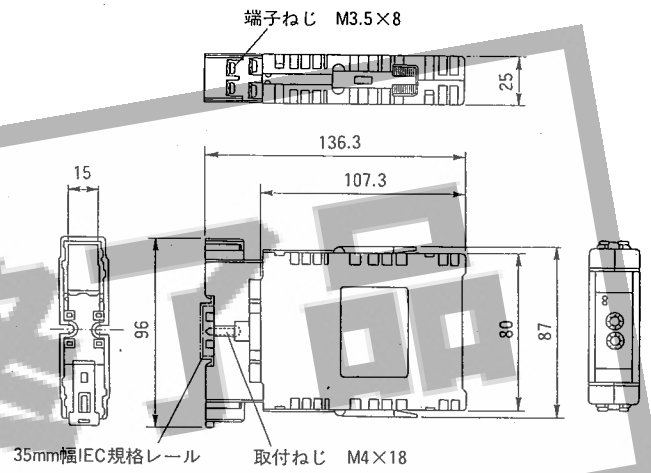
外形寸法図



Tリンクミニ仕様

| | | |
|---------------|--|-------|
| 伝送方式 | 半二重通信, シリアル伝送 | |
| 伝送速度 | 500Kbps | |
| 伝送路形態 | マルチドロップ | |
| 伝送距離 | 最大100m | |
| 伝送路 (ケーブル) | ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.5\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.75\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m | |
| 接続局数 | 基本ユニット1台 Tリンクミニトランスデューサ | 最大10台 |

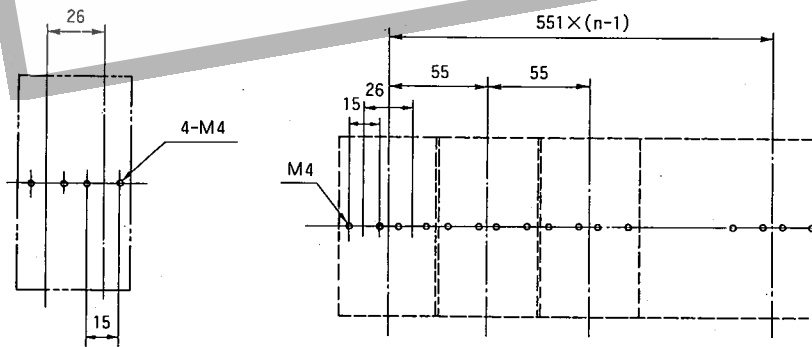
SMF形外形寸法図



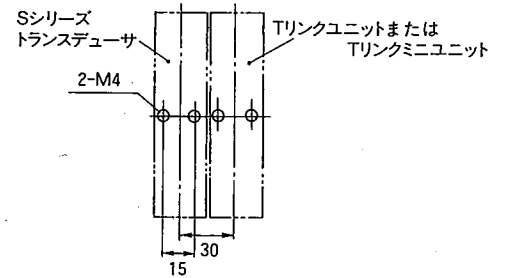
取付寸法

1台取付

n台取付



SMF形取付け寸法



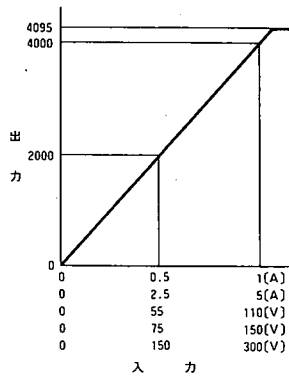
(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。
電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

Tリンク・Tリンクミニトランスデューサ

入力-出力関係

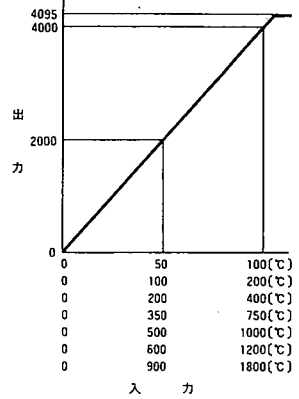
SAC-□□X, SAC-□□Y

| 入力 | 出力 (デジタル 出力値) |
|--------|---------------------|
| 0~1A | 0~4000 |
| 0~5A | |
| 0~110V | |
| 0~150V | |
| 0~300V | |



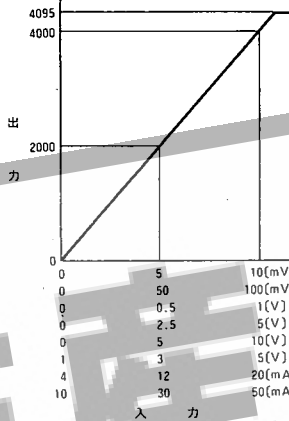
STC-□□□X, STC-□□□Y

| 入力 | 出力 (デジタル 出力値) |
|----------|---------------------|
| 0~100°C | 0~4000 |
| 0~200°C | |
| 0~400°C | |
| 0~750°C | |
| 0~1000°C | |
| 0~1200°C | |
| 0~1800°C | |



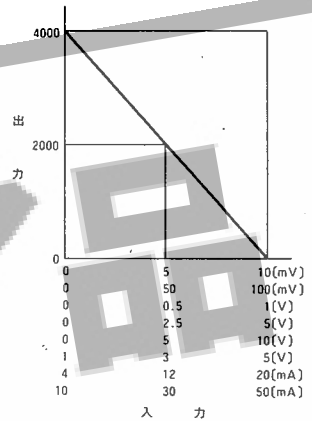
SDC-□□X, SDC-□□Y
SHS-□□X, SHS-□□Y

| 入力 | 出力 (デジタル 出力値) |
|---------|---------------------|
| 0~10mV | 0~4000 |
| 0~100mV | |
| 0~1V | |
| 0~5V | |
| 0~10V | |
| 1~5V | |
| 4~20mA | |
| 10~50mA | |



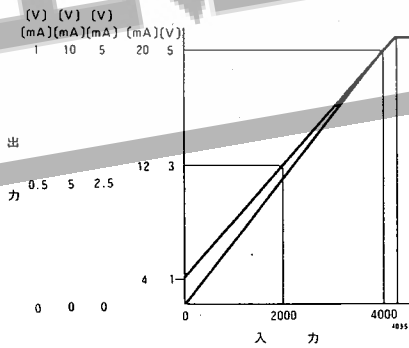
SRV-□□X, SRV-□□Y

| 入力 | 出力 (デジタル 出力値) |
|---------|---------------------|
| 0~10mV | 4000~0 |
| 0~100mV | |
| 0~1V | |
| 0~5V | |
| 0~10V | |
| 1~5V | |
| 4~20mA | |
| 10~50mA | |



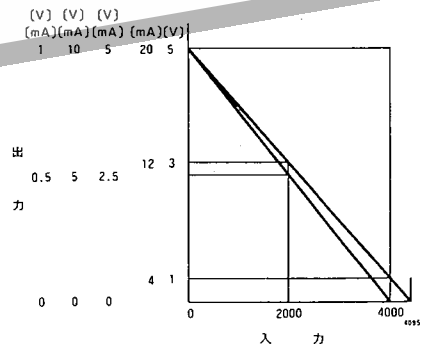
SDC-0X, SDC-0Y
SHS-0X, SHS-0Y

| 入力 (デジタル 入力値) | 出力 (V) (V) (V) (mA) (mA) (mA) (mA) (V) |
|---------------------|--|
| 0~4000 | 0~5V |
| | 0~10V |
| | 0~1V |
| | 0~1mA |
| | 0~5mA |
| | 0~10mA |
| | 1~5V |
| | 4~20mA |



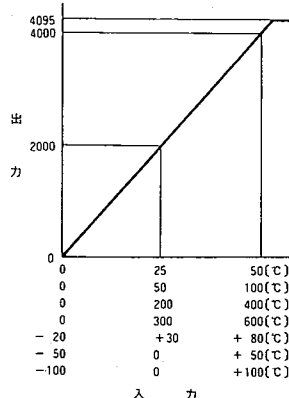
SRV-0X, SRV-0Y

| 入力 (デジタル 入力値) | 出力 (V) (V) (V) (mA) (mA) (mA) (mA) (V) |
|---------------------|--|
| 0~4000 | 5~0V |
| | 10~0V |
| | 1~0V |
| | 1~0mA |
| | 5~0mA |
| | 10~0mA |
| | 5~1V |
| | 20~4mA |



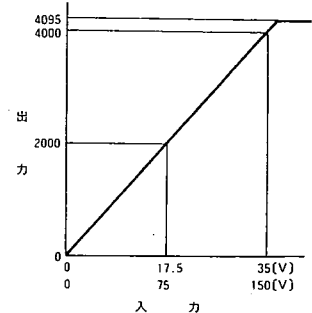
SPT-□□□X, SPT-□□□Y

| 入力 | 出力 (デジタル 出力値) |
|-------------|---------------------|
| 0~50°C | 0~4000 |
| 0~100°C | |
| 0~400°C | |
| 0~600°C | |
| -20~+80°C | |
| -50~+50°C | |
| -100~+100°C | |



STG-□□X, STG-□□Y

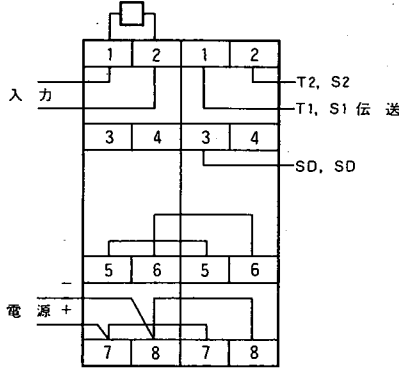
| 入力 | 出力 (デジタル 出力値) |
|-----------|---------------------|
| AC 0~35V | 0~4000 |
| AC 0~150V | |
| DC 0~35V | |



Tリンク・Tリンクミニトランスデューサ

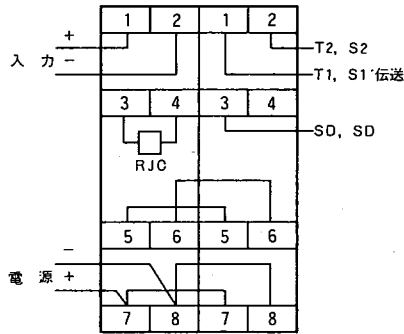
外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)

SAC形 ダイオードブロック



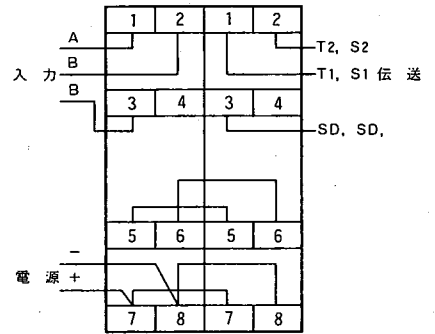
ダイオードブロックはSACの電流入力のみを取付済です。

STC形

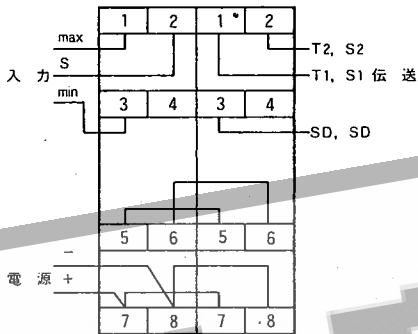


RJCは取付済です。

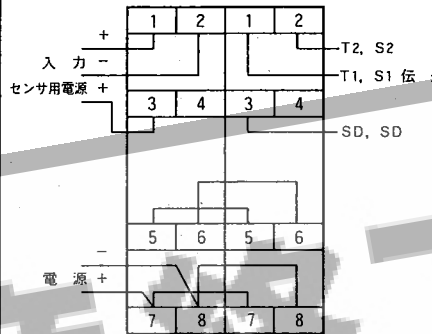
SPT形



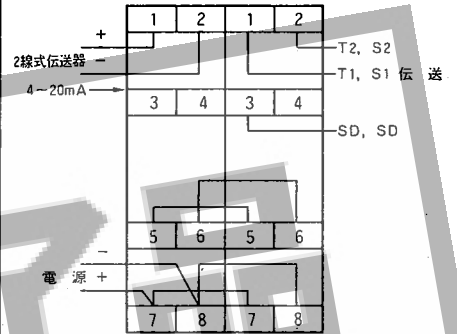
SPM形



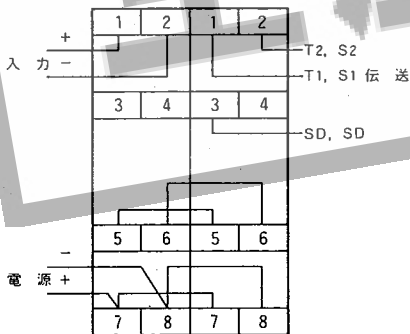
SSP形



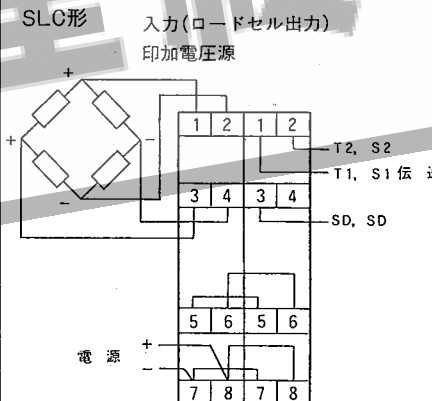
SDY形



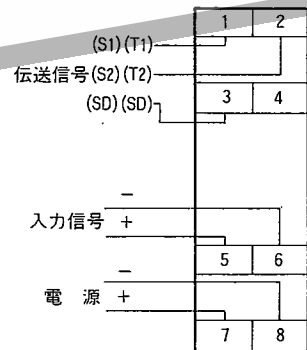
STG形, SDC形, SRV形, SHS形, SLM形



SLC形

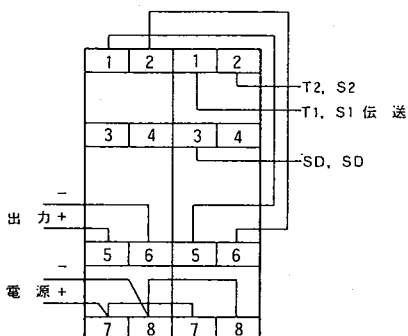


SMF形(直流入力)

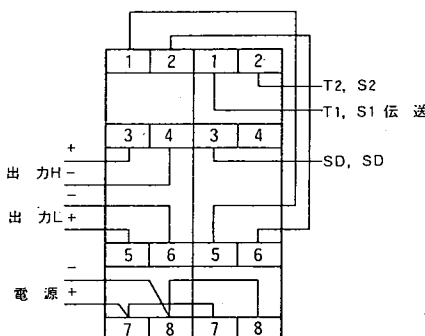


外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

SHS形, SDC形, SRV形, SDP形, SLM形



SAS形



SMF形(直流出力)

