

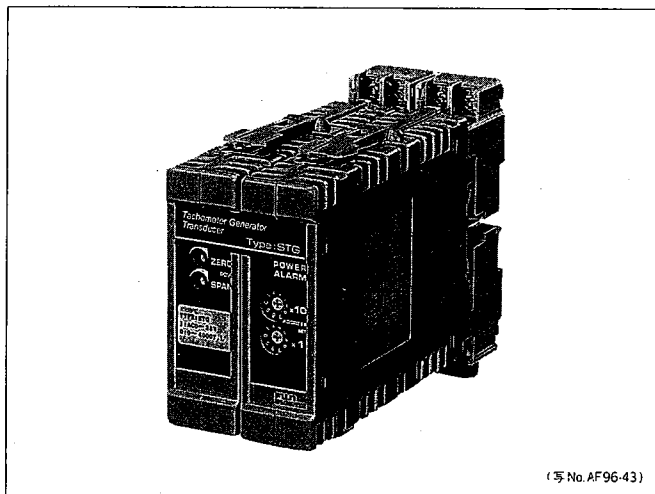
Tリンク・Tリンクミニトランスデューサ

タコゼネTリンク用トランスデューサ

STG・Tリンクトランスデューサは入力した回転速度検出用タコゼネレータの電圧信号を富士電機独自のネットワークシステム、Tリンク・Tリンクミニ伝送に対応させるものです。

特長

- 補助電源はAC85～264V, DC24Vを選定でき、入・出力回路と絶縁しています。
- ソケット、プラグ部はAu接触による高信頼性設計です。
- IECレール取付兼用です。
- ケース類は難燃性樹脂を使用しています。
- 伝送器側⑤-⑥端子間より0～10V (標準品の場合) の直流信号を出力できます。



(写真 No. AF96-43)

仕様

形式	STG-□□X, STG-□□Y				
方式	AC	実効値			
絶縁方式	DC	フォトカプラ絶縁			
基準精度	±0.5%				
温度特性	±0.02%/°C				
応答時間	0.7s以下(±10%)				
絶縁抵抗	100MΩ以上(DC500V)				
耐電圧 (1分間)	入力-伝送	AC入力用	AC2000V	DC入力用	AC2000V
	入力-電源		AC2000V		AC2000V
	伝送-電源		AC2000V		AC2000V
補助電源	DC	24V±10% 消費電流 約250mA			
	AC	85～264V, 50/60Hz 消費電力 約7VA			
周囲温度・湿度	-10°C～+50°C, 90%RH以下(結露しないこと)				
入力信号 (入力インピーダンス)	AC	0～35V(周波数100～1kHzまで)			
	DC	0～150Vの指定電圧(周波数100～1kHzまで)			
デジタル出力値 (データフォーマット)	DC 0～35V(1MΩ以上)の指定電圧				
デジタル出力値 (データフォーマット)	0～4000 ₍₁₀₎ (無符号16ビットバイナリ)				
分解能	12ビット				
占有ワード数	1ワード				
ゼロ調整範囲	約-5～+5%				
スパン調整範囲	約95～105%				
質量	約400g				

形式(商品コード)説明

(WT7TG-□□□□□2)

STG-□□□□2

設計順位

補助電源	0	AC85～264V, 50/60Hz
	3	DC24V±10%

伝送方式	X	Tリンク
	Y	Tリンクミニ

商品コード

入力信号	01	AC0～35V
	02	AC0～150V の指定電圧
	03	DC0～35V の指定電圧
	ZZ	特殊

(注1) ご注文時には形式の他に入力信号の交流電圧値(実効値)と最大周波数または直流電圧値を必ずご指定ください。

(例: AC0～35V, 500Hzまたは, DC0～25V)

(注2) 入力AC0～35V以外の電圧は形式が02となります。

(例: AC0～30V, 形式: 02)

(注3) 入力AC仕様の場合, 入力最大周波数30Hz以下の品は製作不可能です。

- (備考) 1. デジタル出力値は16ビット2進値を10進値に換算した値で示しています。
2. 共通仕様・Tリンク, Tリンクミニ仕様, 外形寸法図は51ページに掲載してあります。
3. 入力-出力の関係図, 外部接続図は52～54ページに掲載してあります。
4. STG形Tリンクトランスデューサを11台以上お使いになられる場合, ラック収納形トランスデューサ形式WH2形を選定された方が低コストになります。ご検討ください。

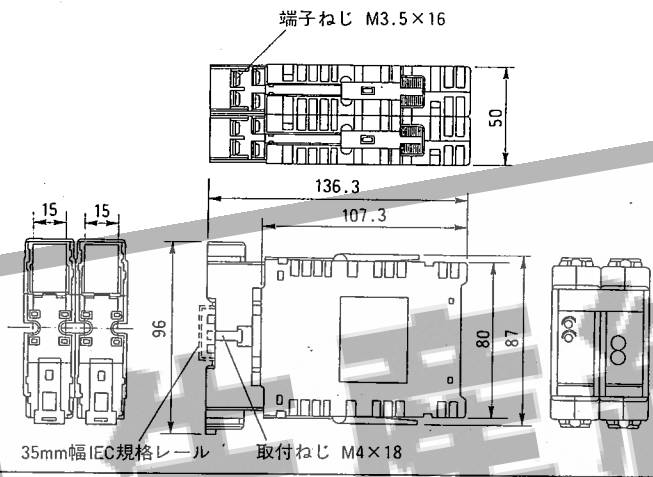
Tリンク・Tリンクミニトランスデューサ

Tリンク用トランスデューサ

Tリンク仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大1000m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.75\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.5\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m	
接続局数	マスタプロセッサ 1台 プログラムローダ 2台 Tリンクトランスデューサ32台	最大35台

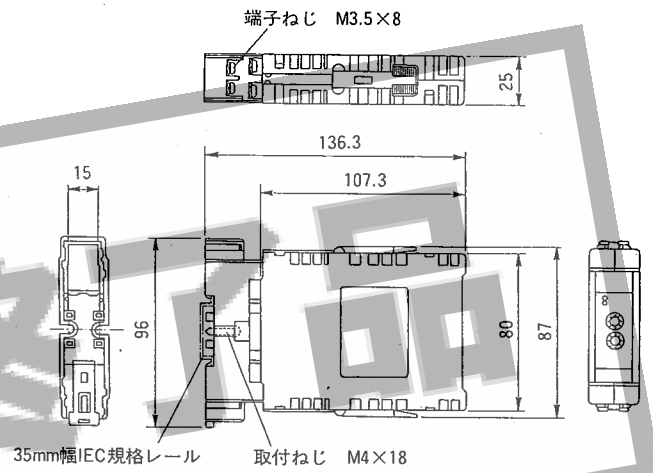
外形寸法図



Tリンクミニ仕様

伝送方式	半二重通信, シリアル伝送	
伝送速度	500Kbps	
伝送路形態	マルチドロップ	
伝送距離	最大100m	
伝送路 (ケーブル)	ツイストペアケーブル OPEV-SB $\phi 0.9 \times 1$ 対 KPEV-SB $0.5\text{mm}^2 \times 1$ 対 (古河電工製) 最長1000m (古河電工製) 最長 700m KPEV-SB $0.75\text{mm}^2 \times 1$ 対 KPEV-SB $1.25\text{mm}^2 \times 1$ 対 (古河電工製) 最長 700m (古河電工製) 最長1000m	
接続局数	基本ユニット1台 Tリンクミニトランスデューサ	最大10台

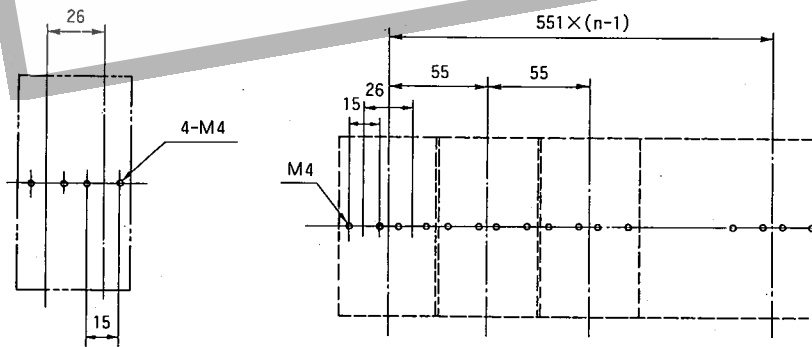
SMF形外形寸法図



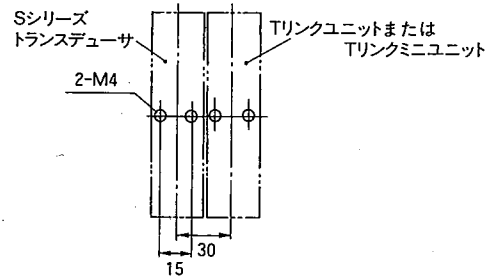
取付寸法

1台取付

n台取付



SMF形取付け寸法



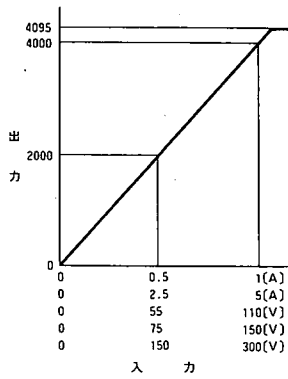
(注意) トランスデューサの寿命は、内部回路に使用している電解コンデンサの寿命に左右されます。
電解コンデンサの寿命は、周囲温度によって大きく変わりますので、通気性を保つために各トランスデューサ間は、最低でも1mm以上空けていただくようにお願いします。

Tリンク・Tリンクミニトランスデューサ

入力出力関係

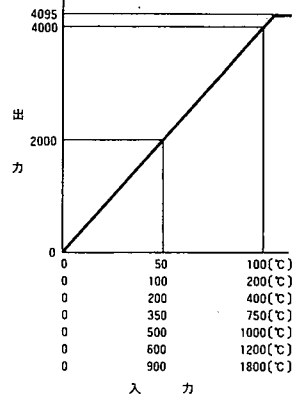
SAC-□□X, SAC-□□Y

入力	出力 (デジタル 出力値)
0~1A	0~4000
0~5A	
0~110V	
0~150V	
0~300V	



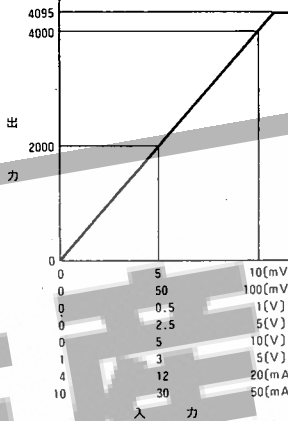
STC-□□□X, STC-□□□Y

入力	出力 (デジタル 出力値)
0~100°C	0~4000
0~200°C	
0~400°C	
0~750°C	
0~1000°C	
0~1200°C	
0~1800°C	



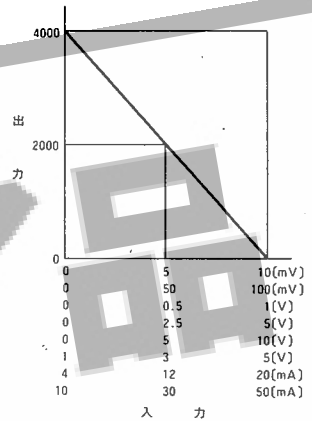
SDC-□□X, SDC-□□Y
SHS-□□X, SHS-□□Y

入力	出力 (デジタル 出力値)
0~10mV	0~4000
0~100mV	
0~1V	
0~5V	
0~10V	
1~5V	
4~20mA	
10~50mA	



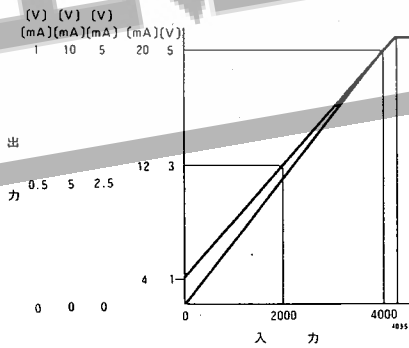
SRV-□□X, SRV-□□Y

入力	出力 (デジタル 出力値)
0~10mV	4000~0
0~100mV	
0~1V	
0~5V	
0~10V	
1~5V	
4~20mA	
10~50mA	



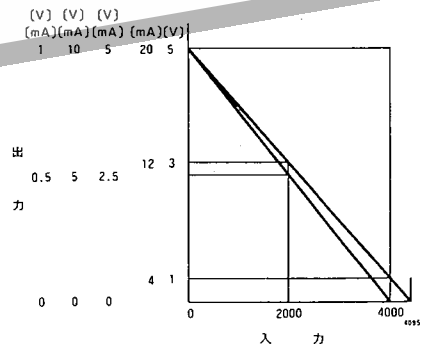
SDC-0X, SDC-0Y
SHS-0X, SHS-0Y

入力 (デジタル 入力値)	出力 (V) (V) (V) (mA) (mA) (mA) (mA) (V)
0~4000	0~5V
	0~10V
	0~1V
	0~1mA
	0~5mA
	0~10mA
	1~5V
	4~20mA



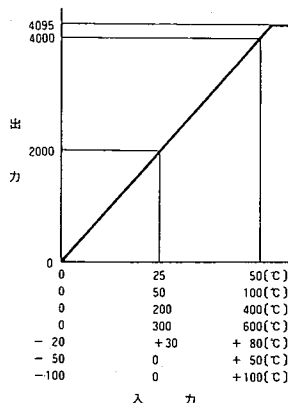
SRV-0X, SRV-0Y

入力 (デジタル 入力値)	出力 (V) (V) (V) (mA) (mA) (mA) (mA) (V)
0~4000	5~0V
	10~0V
	1~0V
	1~0mA
	5~0mA
	10~0mA
	5~1V
	20~4mA



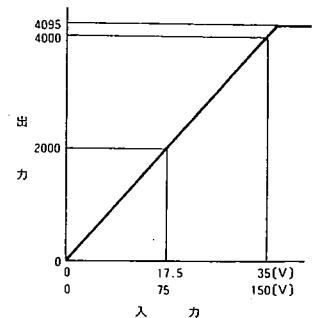
SPT-□□□X, SPT-□□□Y

入力	出力 (デジタル 出力値)
0~50°C	0~4000
0~100°C	
0~400°C	
0~600°C	
-20~+80°C	
-50~+50°C	
-100~+100°C	



STG-□□X, STG-□□Y

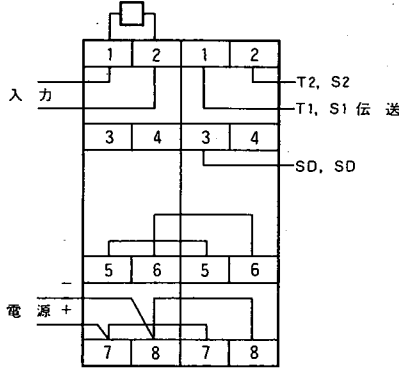
入力	出力 (デジタル 出力値)
AC 0~35V	0~4000
AC 0~150V	
DC 0~35V	



Tリンク・Tリンクミニトランスデューサ

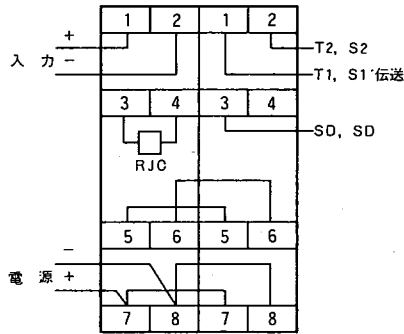
外部接続図(アナログ入力, Tリンク・Tリンクミニ出力)

SAC形 ダイオードブロック



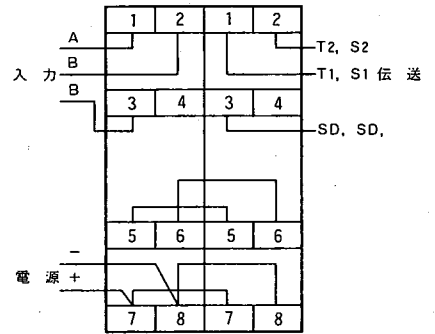
ダイオードブロックはSACの電流入力のみを取付済です。

STC形

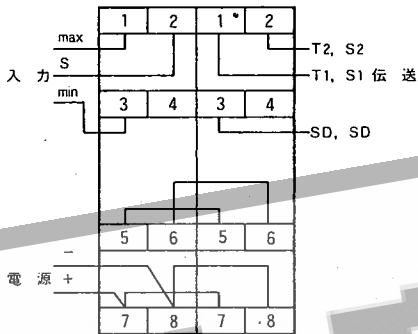


RJCは取付済です。

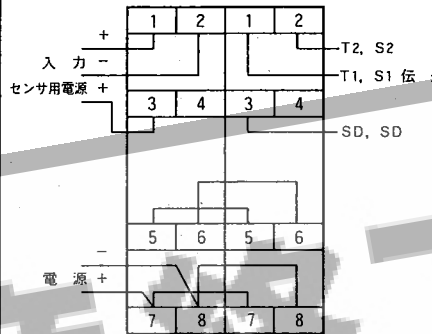
SPT形



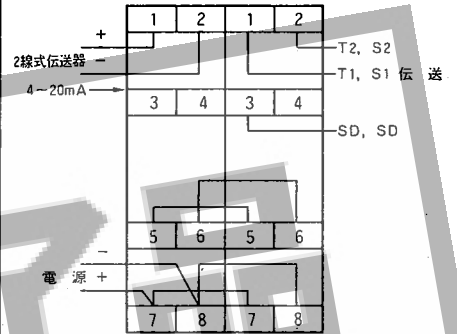
SPM形



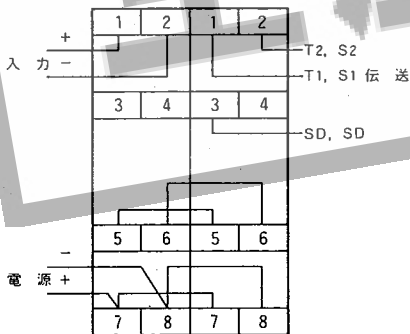
SSP形



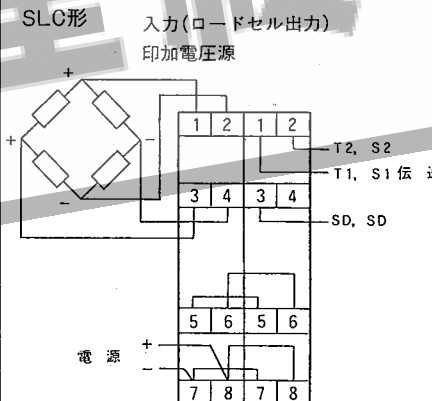
SDY形



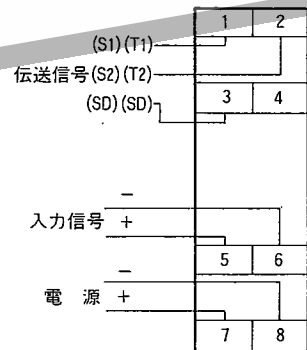
STG形, SDC形, SRV形, SHS形, SLM形



SLC形

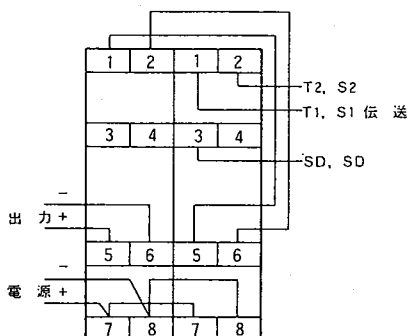


SMF形(直流入力)

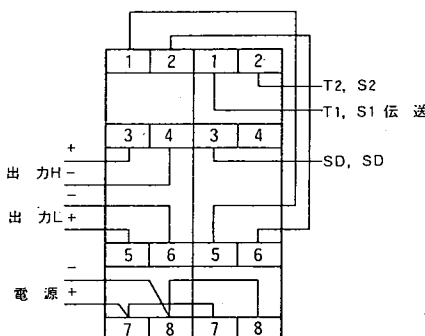


外部接続図(Tリンク・Tリンクミニ入力, アナログ出力)

SHS形, SDC形, SRV形, SDP形, SLM形



SAS形



SMF形(直流出力)

